

# العالجات الرقيقة بسهولة

ملخص شامل

وزاريات

ملول اسئلة الفصول

تعريف وزارية

فراغات وزارية



لسنا الوحيدون لكننا الافضل



شكرا لاختياركم منصة وزارهجي

الاشخاص الذين عملو على هذا الملخص

تأليف

تنسيق

جلب المعلومات

كتابة

الهندس : احمد خيرى عبدالرزاق



تم استخدام بعض المعلومات من الاساتذة الكرام

الاستاذ : ياس الخفاجي



يكنك متابعة الاستاذ ياس  
الخفاجي من خلال هذا الباركود

# الفصل الأول

## العلاج الرقمي والحاسب الرقمي



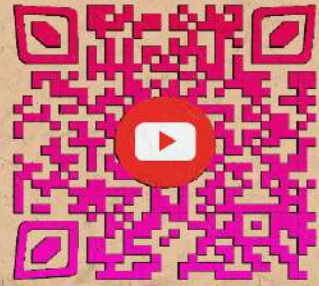
# تعريف الفصل الأول

- 1- **المعالج الدقيق** : عبارة عن شريحة او رقاقة من السليكون مغلقة وموصلة باللوحة الام بطريقة خاصة تقوم باستقبال البيانات من اجزاء الحاسوب الاخرى ومعالجتها ثم ارسال النتائج الى الاجزاء الاخرى لاجراها او تخزينها. **وزاري**
- 2- **الذاكرة الرئيسية العشوائية RAM** : عبارة عن شريحة او رقاقة تقوم بتخزين البيانات او البرامج المراد تنفيذها او معالجتها عشوائيا بنحو مؤقت **وزاري**
- 3- **الذاكرة الثانوية** : وحدة تخزين مساعدة دائمة التخزين تستعمل لخرن البرنامج والبيانات بنحو دائم لحين الحاجة اليها. حيث تستمر بالاحتفاظ بالبيانات والبرامج حتى في حاله اغلاق الحاسوب
- 4- **وحدة الحساب والمنطق** : هي احدى المكونات الرئيسية لوحدة المعالجة المركزية وهذه الوحدة مسؤوله عن كل العمليات الحسابية والمنطقية التي يقوم بها المعالج الدقيق **وزاري**
- 5- **المركم (A)** : مجموعة خاليا ثنائية تسمى بالمسجل وتستعمل عادة للاحتفاظ مؤقتا بنتائج العمليات المنفذة لحين نقلها للذاكرة او الوحدات الاخرى **وزاري**
- 6- **سجل الحالة (سجل الاعلام) (SR)** : يطلق عليه اسم سجل الاعلام يحتوي ع عدد من البتات وكل واحدة منها تعد علما Flag تعكس او تدل ع حاله معينه من نتيجة العملية الحسابية او المنطقية التي تم تنفيذها **وزاري**
- 7- **وحدة الاعداد الصحيحة** : تقوم بمعالجة العمليات الحسابية التي تتكون من اعداد صحيحة لا تحتوي على فاصلة عشرية. وتستعمل في البرامج الثنائية الابعاد مثل وورد وبور بوينت **وزاري**
- 8- **وحدة الفاصلة العائمة** : تقوم بمعالجة العمليات الحسابية التي تحتوي على فاصلة عشرية. وتستعمل في البرامج التي تعتمد على الفاصلة العشرية كالالعاب وبرامج التصميم الهندسي اوتوكاد. **وزاري**
- 9- **وحدة السيطرة المنطقية** : وحدة الكترونية مؤلفة من مجموعة من الدوائر التي تتحكم بجميع العمليات المنفذة تشرف على تسلسل التعليمات وتبادل المعلومات بين وحدة الحساب والمنطق و الذاكرة الرئيسية. **وزاري**
- 10- **سجل الامر (التعليمة)** : وهو احد سجلات المعالج الدقيق نخرن فيه نواتج التعليمة التي سيقوم المعالج بتنفيذها ويكون طول هذا السجل بطول التعليمة. **وزاري**
- 11- **مفكك شفرة الامر (التعليمة)** : عبارة عن دائرة خاصة مهمتها ترجمة التعليمة التي تم جلبها الى لمعالج عن طريق سجل التعليمة ثم تفسيرها.
- 12- **دائرة تنفيذ الامر (التعليمة)** : هي الوحدة المسؤولة عن تنفيذ الامر بعد أن تم تشفيره وإعطاء الإشارات اللازمة الى كافة الوحدات لأكمال عملية تنفيذ التعليمة.
- 13- **السجلات** عبارة ذاكرة سريعة جدا ضمن المعالج الدقيق تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الاخرى وخرننها بصورة مؤقتة. **وزاري**
- 14- **عداد البرامج (PC)** : وهو نوع من السجلات له وظيفة محددة وهي تحديد عنوان التعليمة التالية الجاهزة للتنفيذ **وزاري**
- 15- **المخطط المعماري** : عبارة عن وسيلة توضيحية تفسر كيفية عمل المعالج الدقيق وارتباطاته بالنواقل وتظهر أنواع السجلات وكيفية ارتباطها مع الأجزاء الأخرى داخل المعالج الدقيق.
- 16- **سجل عنوان الذاكرة (MAR)** : وهي عبارة عن سجلات تحتوي على العنوان الذي يرغب المعالج الدقيق بالوصول اليه بهدف القراءة او الكتابة.

تابع قناة التليكرام



تابع قناة اليوتيوب



# تعاليل الفصل الأول

- 1- لماذا يسمى سجل التراكم بهذا الاسم. **وزاري**
- ج- لتراكم نواتج العمليات فيه.
- 2- قد تحتوي بعض المعالجات على أكثر من مركم واحد.
- ج- لزيادة سرعة تنفيذ التعليمات داخل المعالج.
- 3- يوجد سجلين على مدخلي وحدة الحساب والمنطق يسمى احدهما بالمركم او المجمع والاخر بالسجل المساعد
- ج- تخرن فيها القيم الواجب اجراء العمليات عليها ضمن تلك الوحدة.
- 4- تعد السجلات اسرع وحدة في جهاز الحاسوب على الإطلاق. **وزاري**
- ج- انها توجد ع شريحة المعالج نفسها وبذلك فأن تبادل البيانات بسرعتة
- 5- تسمية سجل البيانات المؤقتة بهذا الاسم.
- ج- لأنه يقوم بخزن البيانات مؤقتا قبل الدخول الى وحدة الحساب والمنطق وذلك لعدم وجود سجلات داخل هذه الوحدة
- 6- يطلق على سجل الحالة CR باسم سجل للعلم.
- ج- لأنه يحتوي على عدد من البتات وكل بت منها تعد علما.
- 7- تستعمل سجلت عامة الاغراض لتخزين النتائج المرحلية
- ج- وذلك لغرض زيادة سرعة تنفيذ العمليات الحسابية والمنطقية

## وظائف الفصل الأول

- 1- وظيفة المركم **وزاري**
- ج- تخزين نتائج العمليات الحسابية والمنطقية.
- 2- وظيفة السجلات **وزاري**
- ج- تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية وخزنها بصورة مؤقتة
- 3- وظيفة عداد التراجم **وزاري**
- ج- تحديد عنوان التعليمة التالية الجاهزة للتنفيذ
- 4- وظيفة سجل التعليمة **وزاري**
- ج- يخزن التعليمة التي يقوم المعالج بتنفيذها ويكون طول هذا السجل بطول التعليمة
- 5- وظيفة المعالج الدقيق **وزاري**
- اجراء العمليات الحسابية والمنطقية
- تنفيذ البرامج المخزونة في الذاكرة
- 6- وظيفة وحدة السيطرة المنطقية **وزاري**
- قراءة تعليمات البرامج المخزنة في الذاكرة وتفسيرها
- توجيه العمليات داخل المعالج الدقيق
- التحكم في تدفق التعليمات والعمليات
- 7- وظيفة وحدة الحساب والمنطق **وزاري**
- ج- وهي الوحدة المسؤولة عن جميع العمليات الحسابية والمنطقية التي يتم تنفيذها بواسطة المعالج الدقيق
- 8- وظيفة وحدة الاعداد الصحيحة **وزاري**
- ج- تستخدم لمعالجة العمليات التي لا تحتوي على فارزة عشرية. وتستعمل في برامج الثنائية الابعاد مثل **ورد و بوربوينت**
- 9- وظيفة وحدة الفاصلة العائمة **وزاري**
- ج- تستخدم لمعالجة العمليات التي تحتوي على فارزة عشرية. وتستعمل في برامج ثلاثية الابعاد مثل الألعاب وبرامج التصميم الهندسي اوتوكاد
- 10- وظيفة مفكك شفرة الامر
- ج- ترجمة التعليمة التي تم جلبها الى المعالج عن طريق سجل التعليمة وثم تفسيرها



تابع قناة التليكرام

ج- تستعمل لتخزين النتائج المرورية لحين الحاجة اليها دون الرجوع الى الذاكرة وذلك لزيادة سرعة التنفيذ للعمليات الحسابية

ج- يستعمل لتخزين البيانات بشكل مؤقت قبل دخولها الى وحدة الحسابي والمنطق وذلك لعدم وجود سجلات داخل هذه الوحدة

## جميع فراغات الفصل الاول

- ١- يتكون المعالج الدقيق من وحدتين رئيسيتين هما **وحدة الحساب والمنطق** و **وحدة السيطرة والمنطقية** بلاضافة الى عدد من **السجلات و العدادات** التي تساعد في **خزن البيانات داخل المعالج بنحو مؤقت**.
- ٢- تربط بل معالج الدقيق العديد من **النواقل** التي تسهم في **نقل البيانات والوامر من المعالج اليه**.
- ٣- يكون عمل المعالج هوة معالجة **البيانات**.
- ٤- **الوظيفتين الاساسيتين في المعالج هي تنفيذ البرامج المخزونة في الذاكرة الرئيسية و اجراء العمليات الحسابية والمنطقية**.
- ٥- ان عملية السيطرة على العمليات التسلسلية لعمليات المعالجة التي يقوم بها المعالج تتم عن طريق **وحدة السيطرة المنطقية الموجودة داخل المعالج**.
- ٦- يتم انتقال البيانات بين الذاكرة ووحدة المعالجة المركزية عبر مجموعة من **نواقل البيانات والعناوين ونواقل ويتم انتقال** إشارات التحكم او القراءة **عبر نواقل التحكم**.
- ٧- **فطبغ نسخة او قراءتها من محتوى معين من البيانات مخزون في الذاكرة** يتطلب جلب هذه البيانات المخزونة ونقلها الى **المسجلات المناسبة في وحدة المعالجة المركزية عبر نواقل البيانات**.
- ٨- ان وحدة المعالجة المركزية تعمل على استخلاص البيانات او الايعازات البرامج وقراءتها من الذاكرة **بارسال إشارة قراءة من وحدة التحكم عبر نواقل التحكم**.
- ٩- عبارة عن شريحة او رقاقة تقوم بتخزين البيانات او البرامج المراد تنفيذها او معالجتها عشوائيا بنحو **مؤقت**.
- ١٠- **الذاكرة الثانوية** وحدة تخزين **مساعدة دائمة** التخزين تستعمل لخرن البرنامج والبيانات بنحو **دائم**. حيث تستمر بلاحتفاظ بل بيانات والبرامج حتى في حالة **اغلاق الحاسوب**.
- ١١- **وحدة الحساب والمنطق ALU** هي احدى المخونات الرئيسية لوحدة المعالجة المركزية وهذه الوحدة مسؤوله عن تنفيذ كل **العمليات الحسابية والمنطقية** التي يقوم بها **المعالج الدقيق**.
- ١٢- تتألف وحدة الحساب والمنطق من مجموعة من **الدوائر المنطقية**.
- ١٣- **دائرة الجامع التام ( جمع ٣ خانات ثنائية )**
- ١٤- **دائرة الجامع النصفى (جمع خانتين ثنائيتين)**
- ١٥- **دائرة العكس ( للحصول على المعكمل الواحد او الاثنين للرقم الثنائي )**
- ١٦- دائرة المرخم مجموعة خلايا ثنائية تسمى **بالمسجل** وتستعمل عادة **للاحتفاظ مؤقتا بنتائج العمليات المنفذة** لحين نقلها **للذاكره او الوحدات الأخرى**
- ١٧- **الوحدتين التي تتكون منها وحدة الحساب والمنطق وحدة الاعداد الصحيحة و وحدة الفاصلة العائمة**
- ١٨- **وحدة الاعداد الصحيحة** تقوم بمعالجة **العمليات الحسابية** التي تتكون من اعداد صحيحة لا تحتوي على فاصلة عشرية.
- ١٩- **وحدة الفاصلة العائمة** تقوم بمعالجة **العمليات الحسابية** التي تحتوي على فاصلة عشرية.
- ٢٠- تتكون **وحدة الحساب والمنطق** من وحدة الاعداد الصحيحة و وحدة الفاصلة العائمة
- ٢١- **وحدة الاعداد الصحيحة** تقوم بمعالجة العمليات الحسابية التي تتكون من اعداد صحيحة لاتحتوي ع فاصله عشرية
- ٢٢- **وحدة الاعداد الصحيحة** -تستعمل في التطبيقات البرمجية الثنائية مثل وورد وبور بوينت
- ٢٣- **وحدة الفاصله العائمة** تقوم بمعالجة العمليات الحسابية التي تحتوي ع الفاصله عشرية
- ٢٤- **وحدة الفاصله العائمة** تستعمل في البرامج التي تعتمد ع الفاصله كالألعاب وبرامج التصميم الهندسي اوتوكاد
- ٢٥- **تتصنف عمليات الحساب والمنطق على العمليات ذات المعامل الواحد والعمليات ذات المعاملين**.
- ٢٦- يوجد سجلين على مدخلي وحدة الحساب والمنطق يسمى احدهما **بالمركم او المجمع** والآخر **بالسجل المساعد**
- ٢٧- **العمليات ذات المعامل الواحد وتشمل تصفير و المعكوس و الحركة و الزيادة والطرح**
- ٢٨- **العمليات ذات المعاملين ومن أهمها الجمع و الطرح والمقارنة و OR و AND**



- ٢٩- وحدة السيطرة المنطقية هي وحدة إلكترونية مولفة من مجموعة من الدوائر التي تتحكم بجميع العمليات المنفذة وتشرف على تسلسل تنفيذ التعليمات وتبادل المعلومات بين وحدة الحساب والمنطق والذاكرة الرئيسية.
- ٣٠- تتكون وحدة السيطرة المنطقية من ١ - سجل الامر (التعليمية) و ٢- مفكك شفرة الامر (التعليمية) ٣- دائرة تنفيذ الامر.
- ٣١- السجلات عبارة ذاكرة سريعة جدا ضمن المعالج الدقيق تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الأخرى و تخزينها بصورة مؤقتة.
- ٣٢- تعد السجلات اسرع وحدة في جهاز الحاسوب على الإطلاق
- ٣٣- المرخم هو أكثر سجلات المعالج عمال اذ تخزن فيه نواتج العمليات الحسابية والمنطقية.
- ٣٤- يسمى بسجل التراكم لتراكم نواتج العمليات فيه
- ٣٥- ان عدد الخانات الموجودة في المرخم دائما تساوي عدد خطوط ناقل البيانات
- ٣٦- عداد البرامج PC وهو نوع من السجلات له وظيفة محددة وهي تحديد عنوان التعليمية التالية للجهاز للتنفيذ
- ٣٧- قد تحتوي بعض المعالجات على أكثر مركز واحد لزيادة سرعة تنفيذ التعليمات داخل المعالج
- ٣٨- عداد البرامج يسمى أحيانا بمؤشر التعليمية
- ٣٩- سجل التعليمية IR هو احد السجلات التابعة للمعالج الدقيق وتخزن فيه التعليمية التي يقوم المعالج بتنفيذها حاليا
- ٤٠- سجل التعليمية يكون طول هذا السجل بطول التعليمية
- ٤١- سجل الاعلام يحتوي على عدد من البتات وكل بت واحدة منها تعد علما
- ٤٢- أنواع سجل الاعلام هي علم الصفر و علم الإشارة و علم الحمل
- ٤٣- سجل البيانات المؤقتة هو احد السجلات الخاصة بالمعالج الدقيق ويقوم بخزن البيانات مؤقتا قبل الدخول الى وحدة الحساب والمنطق
- ٤٤- أنواع السجلات سجل عنوان الذاكرة و سجل البيانات المؤقتة و سجلات عامة الأغراض و سجل الحالة وسجل الاعلام و سجل التعليمية و عداد البرامج و المرخم.
- ٤٥- مفكك شفرة التعليمية مهمتها ترجمة التعليمية التي تم جلبها الى المعالج عن طريق سجل التعليمية ثم تفسيرها
- ٤٦- السجلات تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الأخرى و تخزينها بصورة مؤقتة
- ٤٧- سجل البيانات المؤقتة ويقوم بخزن البيانات مؤقتا قبل الدخول الى وحدة الحساب والمنطق وذلك لعدم وجود سجلات داخل هذه الوحدة
- ٤٨- وجود سجل المؤشرات (الحالة) التي توضع فيه مؤشرات تصف خرج وحدة الحساب والمنطق.
- ٤٩- يطلق على سجل الحالة اسم سجل الاعلام
- ٥٠- سمى عداد البرامج في بعض الحواسيب بـ مؤشر التعليمية.
- ٥١- يتكون المعالج الدقيق بمختلف انواعه من وحدتين هما وحدة الحساب والمنطق و وحدة السيطرة المنطقية.
- ٥٢- تحتوي وحدة الحساب والمنطق على وحدتين خاصة بل اعداد هما وحدة الاعداد الصحيحة و وحدة الفاصلة العائمة.
- ٥٣- وحدة الحساب والمنطق مسؤولة عن تنفيذ العمليات الحسابية والمنطقية التي يقوم بها المعالج الدقيق.
- ٥٤- من اعلام سجل الحالة هو علم الصفر (ZF) وعلم الحمل (SF) وعلم الإشارة (CF)
- ٥٥- وحدة الفاصلة العائمة تقوم بمعالجة العمليات الحسابية التي تحتوي على الفاصلة العشرية.
- ٥٦- السجلات عبارة عن ذاكرة سريعة جدا ضمن المعالج الدقيق تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الأخرى و تخزينها بصورة مؤقتة.
- ٥٧- المرخم هو أكثر السجلات عملا, حيث تخزن فيه نواتج العمليات الحسابية والمنطقية.



# جميع اسئلة الفصل الأول

س ١ - ما المقصود بالمعالج الدقيق ؟ **وزاري**

ج- عبارة عن شريحة او رقاقة من السليكون مغلقة وموصلة باللوحة الام بطريقة خاصة تقوم باستقبال البيانات من اجزاء الحاسوب الاخرى ومعالجتها ثم ارسال النتائج الى الاجزاء الاخرى لاجراها او تخزينها.

س ٢ - ما هي وظائف المعالج الدقيق ؟ **وزاري**

- ١- تنفيذ البرامج المخزونة في الذاكرة الرئيسية
- ٢- اجراء العمليات الحسابية والمنطقية.

س ٣ - ما هي المراحل التسلسلية التي يقوم بها المعالج الدقيق ؟ **وزاري**

- ١- قراءة وجلب البيانات من ذاكرة البرنامج الرئيسية.
- ٢- تفسير البيانات.
- ٣- عملية التنفيذ والاطهار.
- ٤- كتابة النتائج في الذاكرة او ابقائها مرحليا في وحدة المعالجة المركزية.

س ٤ - تتكون وحدة الحساب والمنطق من مجموعة من الدوائر المنطقية عددها مع الشرح. **وزاري**

- ١- **دائر الجامع التام** : (جمع ٣ خانات ثنائية) و **دائرة الجامع النصفى** (جمع خانتين ثنائيتين)
- ٢- **دائرة العكس** (للحصول على المكمل الواحد او الاثنى للرقم الثنائي)
- ٣- **دائرة المركم** : مجموعة من الخلايا الثنائية تسمى بالمسجل وتستعمل عادة للاحتفاظ مؤقتا بنتائج العمليات المنفذة لحين نقلها للذاكرة او الوحدات الأخرى.
- ٤- **سجل الحالة** : وتبين حالة العملية المنفذة اذ تختص كل خلية لمراقبة حالة معينة.

س ٥ - وضح عمل المعالج والخطوات اللازمة لتنفيذ الامر.

ج- يكون عمل المعالج هو معالجة البيانات الداخلة له عن طريق اجراء **العمليات الحسابية والمنطقية** وإصدار الأوامر والايجازات الضرورية والمطلوبة لجميع الوحدات والاجزاء الأخرى في الحاسوب.

**+ الوظيفتين مال معالج... موجودة بالصفحة السابقة**

**+ المراحل التسلسلية التي يسويها المعالج... موجودة بالصفحة السابقة**

س ٦ - اشرح العلاقة بين وحدة المعالج المركزية والذاكرة. **وزاري**

ج- يتم انتقال البيانات بين الذاكرة ووحدة المعالجة المركزية عبر مجموعة من **نواقل البيانات والعناوين**.

فطبع نسخة او قراءتها من محتوى معين من البيانات مخزون في **الذاكرة** يتطلب جلب هذه البيانات المخزونه ونقلها الى المسجلات المناسبة في **وحدة المعالجة المركزية** عبر نواقل البيانات

ان وحدة المعالجة المركزية تقدر ع استخلاص البيانات او الايجازات البرامج وقراءتها من الذاكرة **بارسال اشارة قراءة** من وحدة **التحكم** عبر **نواقل التحكم** تشمل ارسال عنوان خلية الذاكرة المطلوبه عبر ناقل العنوان من وحدة المعالجة المركزية الى الذاكرة.

س ٧ - ماهي الودعتين التي تتكون منها وحدة الحساب والمنطق. **وزاري**

١- **وحدة الاعداد الصحيحة**

ج- تقوم بمعالجة العمليات التي تتكون من اعداد صحيحة لا تحتوي على فاصلة عشرية. وتستعمل في التطبيقات الثنائية الابعاد مثل وورد وبوربوينت.

٢- **وحدة الفاصلة العائمة.**

ج- تقوم بمعالجة العمليات الحسابية التي تحتوي على الفاصله عشرية. وتستعمل في البرامج التي تعتمد على الفاصله كالالعاب وبرامج التصميم الهندسي اوتوكاد



## س ٨ - ماهو مبدأ عمل وحدة الحساب والمنطق.

ج- يوجد سجلين على مدخلي وحدة الحساب والمنطق يسمى احدهما **بالمركم** او **المجمع** والاخر بالسجل **المساعد** تخزن فيهما القيم الواجب إجراء العمليات ضمن تلك الوحدة. وان خرج الوحدة يمكن ان يعود ويخزن في المراكم او يوضع على ناقل البيانات. \*وجود سجل المؤشرات (الحالة) الذي توضع فيه مؤشرات تصف خرج وحدة الحساب والمنطق.

مثال - عند جمع قيمتين يوضع في احد المواقع سجل الحالة قيمه تدل على كون الناتج صفرا وفي موقع آخر للدلالة على اشارة الناتج اي كونه سالبا او موجبا.

## وزاري

## س ٩ - ماهي مكونات وحدة السيطرة المنطقية اذكرها مع الشرح.

- ١- **سجل الامر (التعليمية)** : وهو احد سجلات المعالج الدقيق نخزن فيه التعليمه التي سيقوم المعالج بتنفيذها ويكون طول هذا السجل بطول التعليمه.
- ٢- **مفكك شفرة الامر (التعليمية)**: عبارة عن دائرة خاصة مهمتها ترجمة التعليمه التي تم جلبها الى لمعالج عن طريق سجل التعليمه ثم تفسيرها.
- ٣- **دائرة تنفيذ الامر (التعليمية)**: هي الوحدة المسؤولة عن تنفيذ الامر بعد أن تم تشفيره وإعطاء الإشارات اللازمة الى كافة الوحدات لكامل عملية تنفيذ التعليمه.

## وزاري

## س ١٠ - ماهي تصنيفات عمليات وحدة الحساب والمنطق.

تتقسم الى قسمين :

### ■ عمليات ذات المعامل الواحد

- ١- **تصغير** محتوى المسجل.
- ٢- **إيجاد المعكوس** لمحتوى المركم.
- ٣- **حركة** المحتوى المسجل يمين ويسار.
- ٤- **زيادة** محتوى المسجل بمقدار واحد.
- ٥- **طرح** واحد من المحتوى.

### ■ عمليات ذات المعاملين

- ١- **الجمع** - جمع محتوى مركم مع محتوى مسجل ما.
- ٢- **الطرح** - طرح محتوى مسجل من محتوى مركم.
- ٣- **المقارنة** - تخزن نتيجة العملية الحسابية على شكل ١ او صفر في المركم.
- ٤- **OR** - اجراء عملية الجمع المنطقي بين محتوى المركم ومحتوى المسجل وتخزن في المركم.
- ٥- **AND** - اجراء عملية الضرب المنطقي بين محتوى المركم ومحتوى المسجل وتخزن في المركم.



## وزاري

## س ١١ - ماهي وظائف وحدة السيطرة المنطقية.

- ١- قراءة تعليمات البرامج الموجودة في الذاكرة الرئيسية وتفسيرها.
- ٢- توجيه العمليات داخل المعالج.
- ٣- التحكم بتدفق التعليمات والعمليات ومرورها بين الذاكرة الرئيسية ومترجمات ووحدات الدخال والإخراج واليها.

## وزاري

## س ٤ - عرف السجلات ثم عدد أنواعها حسب الوظيفة مع الشرح المبسط.

**السجلات** : عبارة ذاكرة سريعة جدا ضمن المعالج الدقيق تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الأخرى وخبزها بصورة مؤقتة.

### ١- **المركم (A) Accumulator** او **سجل (التراكم)**

ج- هو اكثر سجلات المعالج عملا اذ تخزن فيه نواتج العمليات الحسابية والمنطقية. ويسمى أيضا بسجل التراكم لتراكم نواتج العمليات فيه. وان عدد الخانات الموجودة في المركم دائما تساوي عدد خطوط ناقل البيانات. ويمكن ان تحتوي بعض المعالجات على اكثر من مركم لزيادة سرعة تنفيذ التعليمات داخل المعالج.

## ٢- عداد البرامج (PC) او (مؤشر التعليم)

ج- وهو نوع من السجلات له وظيفة محددة وهي تحديد عنوان التعليم التالية الجاهزة للتنفيذ. وعند تنفيذ التعليم تزداد قيمة هذا العداد ليؤشر الى عنوان بداية التعليم التالية. اذ توضع قيمته على ناقل العناوين لايجاد التعليم المطلوبة وجلبها. ويسمى احينا **بمؤشر التعليم**.

٣- **سجل التعليم (IR)** : هو احد السجلات التابعة للمعالج الدقيق وتخزن فيه التعليم التي يقوم المعالج بتنفيذها حاليا. ويكون طول هذا السجل بطول التعليم.

## ٤- **سجل الحالة (SR) او سجل الاعلام (FR)** وزارة

ج- يطلق عليه اسم سجل الاعلام . و يحتوي ع عدد من البتات وكل واحدة منها تعد علما Flag تعكس او تدل ع حاله معينه من نتيجة العملية الحسابية او المنطقية التي تم تنفيذها. **وأأنواع هذا السجل هي :**

❖ **علم الصفر (ZF)** : تكون هذه الخانة (1) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية تساوي صفرا وتكون (0) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية غير الصفر (موجب او سالبه)

❖ **علم الإشارة (SF)** : تكون هذه الخانة (1) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية تساوي سالبه و (0) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية موجبه وزارة

❖ **علم الحمل (CF)** : تكون هذه الخانة (1) اذا حصل **حمل** من اخر **خانه** في اي عملية جمع او حصل استلاف من اخر خانه (بت)

٥- **سجلات عامة الأغراض** : وهي عبارة عن سجلات تستعمل لتخزين النتائج المرحلية لحين الحاجة اليها دون الرجوع الى الذاكرة وذلك لزيادة سرعة التنفيذ للعمليات الحسابية . وعدد الخانات يساوي عدد خانات ناقل البيانات. وتسمى بالسجلات (B,C,D,E,H,L) ويمكن استخدامها بصورة مفردة بطول ٨ بت او مزدوجة بطول ١٦ بت (BC,DE,HL) . ويختلف عدد السجلات العامة من معالج الى آخر.

٦- **سجل البيانات المؤقتة** : هو احد السجلات الخاصة بالمعالج الدقيق ويقوم بخزن البيانات مؤقتا قبل الدخول الى وحدة الحساب والمنطق وذلك لعدم وجود سجلات داخل هذه الوحدة. يكون **عدد البتات يساوي لعدد خانات ناقل البيانات** وزارة

## ٧- **سجل عنوان الذاكرة MAR**

ج- وهي عبارة عن سجلات تحتوي على العنوان الذي يرغب المعالج الدقيق بالوصول اليه بهدف القراءة او الكتابة. **هذا تعريف**

عندما نريد كتابة معلومات في موقع محدد من الذاكرة او قراءتها منه ينتقل عنوان الموقع المحدد الى مسجل عنوان الذاكرة MAR. لينتقل منه الى مفكك ترميز (ناخب) الذي يقوم عندئذ بانتخاب خط العنوان المناسب. **(هذا الشرح في حالة طلب مبي شرح في السؤال)**

# حلول أسئلة الفصل الأول.

## س ١ - الفراغات

- ١- **خطوط النقل** تتحكم بتسير المعلومات من المعالج الدقيق واليه
- ٢- يتالف المعالج الدقيق من وحدتين أساسيتين هما **وحدة الحساب والمنطق** و **وحدة السيطرة المنطقية**
- ٣- **المسجلات** هي ذاكرة صغيرة جدا تستعمل لتخزين نتائج عمليات وحدة المعالجة المركزية مؤقتا
- ٤- **مفكك شفرة الامر (التعليم)** هو عبارة عن دائرة خاصة مهمتها فك شفرة التعليم وتحويلها الى إشارات مفهومة داخل المعالج ليتم تنفيذها
- ٥- **الذاكرة الرئيسية العشوائية RAM** عبارة عن شريحة او رقاقة تقوم بتخزين البيانات او البرامج المراد تنفيذها او معالجتها عشوائيا بنحو مؤقت
- ٦- يسمى عداد البرامج في بعض أنواع الحواسيب بـ **مؤشر التعليم**

## س ٢ - ما المقصود بل معالج الدقيق

ج- عبارة عن شريحة او رقاقه من السليكون مغلقة وموصلة باللوحه الام بطريقة خاصة تقوم باستقبال البيانات من اجزاء الحاسوب الاخرى ومعالجتها ثم ارسال النتائج الى الاجزاء الاخرى لاجراها او تخزينها.

### س ٣ - وضح عمل المعالج والخطوات اللازمة لتنفيذ الامر.

ج- يكون عمل المعالج هو معالجة البيانات الداخلة له عن طريق اجراء **العمليات الحسابية والمنطقية** وإصدار الأوامر والايجازات الضرورية والمطلوبة لجميع الوحدات والاجزاء الأخرى في الحاسوب.

#### + الوظيفتين الاساسيتين للمعالج

- ١- تنفيذ البرامج المخزونة في الذاكرة الرئيسية
- ٢- اجراء العمليات الحسابية والمنطقية.

#### + المراحل التسلسلية لعمليات المعالجة التي يقوم بها المعالج.

- ١- قراءة وجلب البيانات من ذاكرة البرنامج الرئيسية.
- ٢- تفسير البيانات.
- ٣- عملية التنفيذ والظهار.
- ٤- كتابة النتائج في الذاكرة او ابقائها مرحليا في وحدة المعالجة المركزية.



### س ٤ - اذكر أجزاء المعالج الدقيق وماهي وظيفة كل جزء.

#### ١- وحدة الحساب والمنطق ALU

ج- هي احدى المكونات الرئيسية لوحدة المعالجة المركزية وهذه الوحدة مسؤولة عن كل العمليات الحسابية والمنطقية التي يقوم بها المعالج الدقيق

#### ٢- وحدة السيطرة المنطقية CU

ج- وحدة إلكترونية مؤلفة من مجموعة من الدوائر التي تتحكم بجميع العمليات المنفذة وتشرف على تسلسل تنفيذ التعليمات وتبادل المعلومات بين وحدة الحساب والمنطق والذاكرة الرئيسية

### س ٥ - اشرح العلاقة بين وحدة المعالج المركزية والذاكرة.

ج- يتم انتقال البيانات بين الذاكرة ووحدة المعالجة المركزية عبر مجموعة من **نواقل البيانات والعناوين**.

فطبع نسخة او قراءتها من محتوى معين من البيانات مخزون في **الذاكرة** يتطلب جلب هذه البيانات المخزونه ونقلها الى المسجلات المناسبة في **وحدة المعالجة المركزية** عبر نواقل البيانات

ان وحدة المعالجة المركزية تقدر ع استخلاص البيانات او الايعازات البرامج وقراءتها من الذاكرة **بارسال إشارة قراءة** من وحدة **التحكم** عبر **نواقل التحكم** تشمل ارسال عنوان خلية الذاكرة المطلوبه عبر ناقل العنوان من وحدة المعالجة المركزية الى الذاكرة.

### س ٦ - ماهي وظائف وحدة السيطرة المنطقية.

- ١- قراءة تعليمات البرامج الموجودة في الذاكرة الرئيسية وتفسيرها.
- ٢- توجيه العمليات داخل المعالج.
- ٣- التحكم بتدفق التعليمات والعمليات ومرورها بين الذاكرة الرئيسية ومتحكمات ووحدات الادخال والإخراج واليها.

### س ٧ - ماهي مكونات وحدة السيطرة المنطقية اذكرها مع الشرح.

- ١- **سجل الامر (التعليمية)** : وهو احد سجلات المعالج الدقيق نخزن فيه التعليمية التي سيقوم المعالج بتنفيذها ويكون طول هذا السجل بطول التعليمية.
- ٢- **مفكك شفرة الامر (التعليمية)**: عبارة عن دائرة خاصة مهمتها ترجمة التعليمية التي تم جلبها الى لمعالج عن طريق سجل التعليمية ثم تفسيرها.
- ٣- **دائرة تنفيذ الامر (التعليمية)**: هي الوحدة المسؤولة عن تنفيذ الامر بعد أن تم تفسيره وإعطاء الإشارات اللازمة الى كافة الوحدات لاكمال عملية تنفيذ التعليمية.

س ٨ - وضح عمل كل من (المركم و سجل عداد البرامج و سجل التعليمية)

**المركم :-** هو اكثر المسجلات المعالج عمال اذ تخزن فيه نواتج العمليات الحسابية والمنطقية  
**مسجل عداد البرامج PC :** له وظيفة محددة وهي تحديد عنوان التعليمية التالية الجاهزة للتنفيذ  
**مسجل التعليمية IR :** تخزن فيه التعليمية التي يقوم المعالج بتنفيذها حاليا

س ٩ - ما هو سجل الحالة SR وماهي الحالات التي يسجلها.

ج- يطلق عليه اسم سجل الاعلام . و يحتوي ع عدد من البتات وكل واحدة منها تعد علما Flag تعكس او تدل ع حاله معينه من نتيجة العملية الحسابية او المنطقية التي تم تنفيذها  
الحالات المسجلة :

- ❖ **علم الصفر (ZF) :** تكون هذه الخانه (1) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية غير الصفر (موجبه او سالبه)
- ❖ **علم الإشارة (SF) :** تكون هذه الخانه (1) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية تساوي سالبه و (-) اذا كانت اخر نتيجة آخر عملية حسابية او منطقية موجبه
- ❖ **علم الحمل (CF) :** تكون هذه الخانه (1) اذا حصل **حمل** من اخر **خانه**.

س ١٠ - ماهي سجلات عامة الاغراض.

ج- وهي عبارة عن سجلات تستعمل لتخزين النتائج المرحلية لحين الحاجة اليها دون الرجوع الى الذاكرة وذلك لزيادة سرعة التنفيذ للعمليات الحسابية . وعدد الخانات يساوي عدد خانات ناقل البيانات. وتسمى بالسجلات **(B,C,D,E,H,L)** ويمكن استخدامها بصورة مفردة بطول ٨ بت او مزدوجة بطول ١٦ بت **(BC,DE,HL)** ويختلف عدد السجلات العامة من معالج الى اخر.

س ١١ - مكونات وحدة السيطرة المنطقية

- ١- **مفكك شفرة الامر.** مهمتها ترجمة التعليمية التي تم جلبها الى المعالج عن طريق سجل التعليمية ثم تفسيرها
- ٢- **السجلات.** تستعمل لتوليد نتائج عمليات وحدة المعالجة المركزية والحسابات الاخرى و خزنها بصورة مؤقتة
- ٣- **سجل البيانات المؤقتة:** يقوم بخزن البيانات مؤقتا قبل الدخول الى وحدة الحساب والمنطق وذلك لعدم وجود سجلات داخل هذه الوحدة

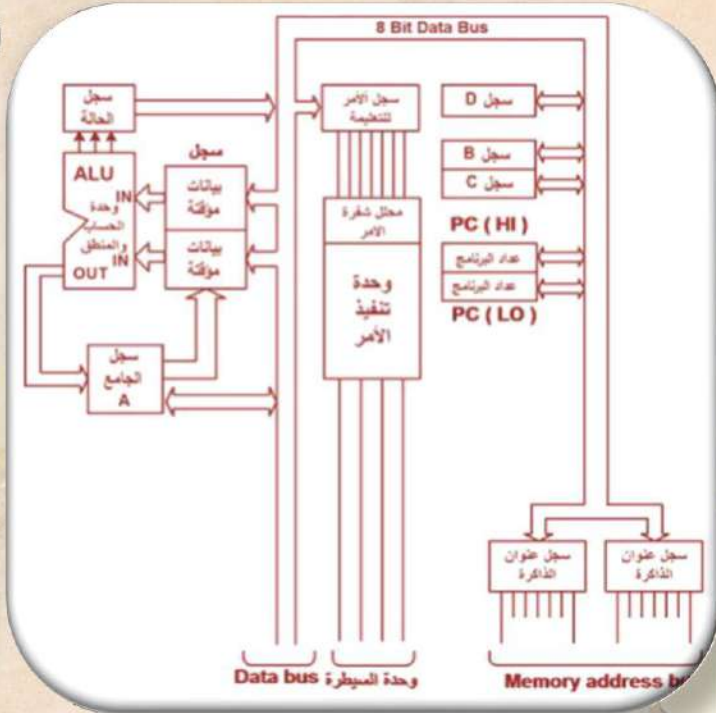
س ١٢ - عدد خمسة أنواع من السجلات مع شرح واحد منها.

- ١- **المركم (A) Accumulator** او سجل **(التراكم)**
- ٢- **عداد البرامج (PC) او (مؤشر التعليمية)**
- ٣- **سجل التعليمية (IR) :** هو احد السجلات التابعة للمعالج الحقيقي وتخزن فيه التعليمية التي يقوم المعالج بتنفيذها حاليا. ويكون طول هذا السجل بطول التعليمية.
- ٤- **سجل البيانات المؤقتة**
- ٥- **سجل عنوان الذاكرة MAR**

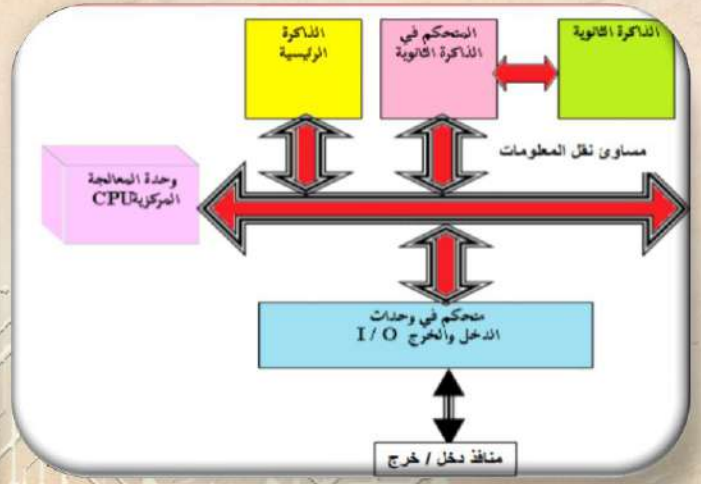
تابع قناة اليوتيوب



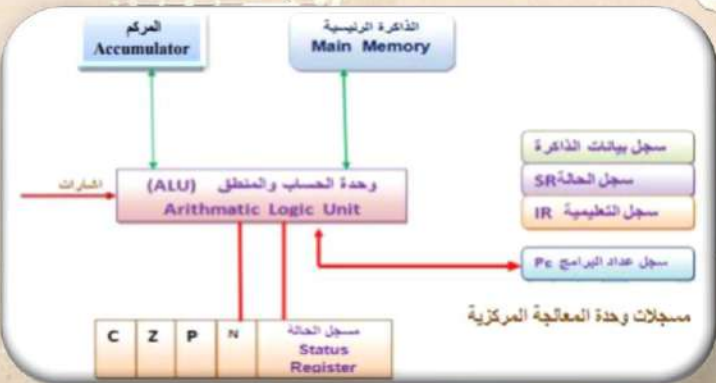
# جميع رسومات الفصل الاول



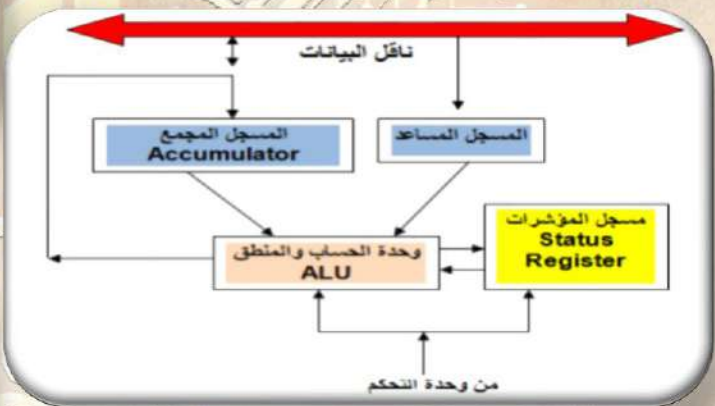
المخطط المعماري



توضيح العلاقة بين وحدة المعالجة المركزية والذاكرة



الآلية عمل سجل الحالة



عمل وحدة الحساب والمنطق في المعالج الدقيق



# الفصل الثاني

## تنفيذ التعليقات داخل الهياكل



## تعريف الفصل الثاني

- (١) **البرنامج** : هو عبارة عن مجموعة من التعليمات المتسلسلة المرتبة منطقياً مكتوبة بلغة برمجة معينة تقوم بتوجيه المعالج لأداء وظيفة ما أو عمل معين. **وزاري**
- (٢) **البرنامج (التعريف الثاني)** : هو مجموعة من الشفرات الثنائية المخزونة في الذاكرة في انتظار ان يقوم المعالج بتنفيذها. مثل التحكم في متغير معين , او التعرف على معلومة معينة من بين الكثير من المعلومات
- (٣) **التعليمية (الايجاز)** المكونة للبرنامج : فهي **الشفرات الثنائية** التي تعطى للمعالج وعلى أثرها يقوم المعالج بتنفيذ عمل معين. مثل (جمع رقمين او احضار معلومة من الذاكرة او غير ذلك من الأفعال التي يستطيع المعالج القيام بها) **وزاري**
- (٤) **لغة البرمجة** : لغة توظف لكتابة التعليمات المكونة للبرنامج الذي سيتم تنفيذه بواسطة المعالج. **وزاري**
- (٥) **لغة الالة** : هي لغة متكونة من الواحدات والاصفار التي يتم ارسالها بسهولة عبر إشارات كهربائية ليتعامل معها المعالج وهي اللغة الوحيدة التي يفهمها الحاسوب ويوظفها للاتصال بين الوحدات الداخلية المختلفة وتعد اللغة الداخلية له.
- (٦) **لغة التجميع** : هي لغة تعتمد **شفرات رمزية** سهلة التذكر بدلا من **الشفرات الرقمية** التي كانت معتمدة في لغة الالة. ومن هذه الشفرات التي كانت تعتمد هذه اللغة (mov, add) وهي تشبه لغة الالة لانها من اللغات منخفضة المستوى وهي لغة يحتاج اليها كل مبرمج محترف. **وزاري**
- (٧) **المجمع** : هو عبارة عن برنامج خاص يقوم بتحويل البرنامج المكتوب بلغة التجميع ذي الشفرات الحرفية الى برنامج بلغة الالة ذي الشفرات الثنائية.
- (٨) **الاسم الرمزي** : هو الامر الذي سيوجه إلى المعالج لاخباره عن العملية التي ستجرى على هذه **المعطيات**
- (٩) **برنامج المصدر** : هو البرنامج المكتوب بلغة **التجميع**
- (١٠) **برنامج الهدف** : هو البرنامج المكتوب بلغة **الالة**
- (١١) **مؤقت النظام** : هي ساعة خاصة توجد في كل حاسوب وظيفتها ارسال نبضات كهربائية صغيرة الى المعالج الذي بدوره يقوم بتوظيف هذه النبضات للتحكم في العمليات التي ينفذها. واذا كان المعالج هو بمنزلة القلب لجهاز الحاسوب فان الساعة هي بمنزلة جهاز تنظيم ضربات القلب. **وزاري**
- (١٢) **دورة الساعة** : هي نبضة إلكترونية واحدة من المعالج.
- (١٣) **دورة الالة** : هي المدة الزمنية المستغرقة لاي عملية قراءة او كتابة يقوم بها المعالج. **وزاري**
- (١٤) **دورة التعليمية (دورة الايجاز)** : هي المدة الزمنية التي تستغرقها **السلسلة المتكاملة** من الإجراءات او العمليات لتنفيذ تعليمية معينة وهي ليست ثابتة وانما تتغير بحسب نوع **التعليمية**.
- (١٥) **طور العنوان** : ويرمز له بل رمز  $T_0$  ويمثل بداية جلب التعليمية اذ يحتوي عداد الراجح PC على عنوان التعليمية المراد تنفيذها ووضع العنوان في مسجل عنوان الذاكرة MAR **وزاري**
- (١٦) **طور الزيادة** : يرمز له بـ  $T_1$  ويتم زيادة عداد الراجح بواحد ليكون لدينا مؤشر لموقع التعليمية التالية ويضع المعالج العنوان الموجود في مسجل MAR على **ناقل العناوين** ليتم تحديد موقع الذاكرة المطلوب ينقل محتوى ذلك العنوان عبر **ناقل البيانات** الى **مسجل الذاكرة العازلة MBR** الذي يقوم بتخزين شفرة التعليمية التي تم جلبها من الذاكرة لحين الانتهاء من تنفيذها وقبل نقلها الى مسجل التعليمية IR **وزاري**
- (١٧) **طور الذاكرة** : يرمز له بـ  $T_2$  وفي هذا الطور يتم نقل محتوى مسجل الذاكرة العازلة MBR الى مسجل التعليمية IR ليتم بعد ذلك فك شفرته وتنفيذه.
- (١٨) **مجموعة التعليمات** : هي شفرة مبنية داخل المعالج تخبره كيف ينفذ واجباته ولايمتلك مستعمل المعالج القدرة على التحكم بمجموعه التعليمات فهي مبنية داخله ولايمكنه تحديثها فالبنية الداخلية تحدد كم عدد الدورات والنبضات التي يحتاج اليها المعالج لتنفيذ تعليمه معينه **وزاري**
- (١٩) **تردد المعالج (تردد مولد النبضات)**: هو تردد الساعة التي يعمل عليها المعالج فكلما كان تردد الساعة اعلى كلما أصبح بإمكان المعالج عمل اشياء اكبر في وقت اقل وتقاس **بالميكاهيرتز** **وزاري**
- (٢٠) **سرعة الناقل** : ان الناقل السريع يضمن توصيل البيانات بالسرعة التي تجعل المعالج لا يكون الا في حالة انتظار ويعد كل من تردد الناقل وعرضه مهما
- (٢١) **الذاكرة المخبئة** : وهي ذاكرة صغيرة تشبه ذاكرة الوصول العشوائي الا انها اسرع منها واصغر وتوضع على ناقل النظام بين المعالج وذاكرة الوصول العشوائي اذ ان المعالج يطلب البيانات نفسها اكثر من مرة في اوقات متقاربة فتقوم الذاكرة المخبئة بتخزين البيانات الاكثر طلبا من المعالج مما يجعلها في متناول المعالج بسرعه حين يطلبها. **وزاري**

- ٢٢) **المبدد الحراري** : عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة، الا ان بعضها شبه دائري يخرج منها بنحو عمودي عدد كبير من الاعمدة المعدنية وفائدته لانتشار الحرارة الناتجة من المعالج بين القضبان العمودية ذات المساحة السطحية الكبيرة فتقوم بتبديد الحرارة. **وزاري**
- ٢٣) **مروحة التبريد** : عملها دفع الهواء بين الاعمدة المعدنية للمبدد الحراري بحيث يمكن تبديد قدر اكبر من الحرارة وقد تكون ملحقة بمبدد حراري وبعض المعالجات لديها مروحة داخلية في الرقاقة اذا حصل وعطلت المروحة فان المعالج يحمي نفسه بانتفاص ترده الى ٢٥ ميكا هرتز الى ان يتم استبدالها
- ٢٤) **مبرد بالتير** : جهاز على شكل شريحة مربعة الشكل يوضع على سطح المعالج ويعمل بالكهرباء ويقوم بسحب الحرارة من سطح المعالج الى السطح الاخر وتقوم بالتبريد بكفاءة عالية ولكنها غالية الثمن لهذا قل استعمالها **وزاري**
- ٢٥) **المكونات المادية** : وتشمل هذه الوسيلة على كيفية توصيل المعالج بالاطراف المحيطة به مثل الذاكرة ووحدات الادخال والايخارج واستعماله في التطبيقات المختلفة مثل دوائر التحكم
- ٢٦) **سرعة المعالج** : الزمن الذي تستغرقه النبضة الكهربائية لتقوم بالمرور دورة كاملة داخل الترانزستورات الموجودة بالمعالج بحيث يتم في هذا الزمن تنفيذ الامر الذي تلقاه المعالج وتقاس بالميكاهرتز

## تعاليل الفصل الثاني

- ١) **تسمية اللغات المنخفضة (لغة التجميع و لغة الالة) المستوى بهذا الاسم.** **وزاري**  
ج- لانها مرتبطة بالمعالج مباشرة ويستطيع المستخدمون استعمالها.
- ٢) **البرامج المكتوبة بلغة الالة تأخذ وقتا طويلا في إدخالها للذاكرة** **وزاري**  
ج- لانها تكتب بتا بعد بت.
- ٣) **علل وضع الذاكرة المخبئة داخل المعالج الدقيق.** **وزاري**  
١- السرعة  
٢- تبرز في حالة تركيب اكثر من معالج على اللوحة الام لان المعالج له الذاكرة العشوائية الخاصة به فلا تتزام المعالجات على الذاكرة المخبئة.
- ٤) **علل يصنع المبدد الحراري من الالمنيوم** **وزاري**  
ج- لانه موصل جيد للحرارة.
- ٥) **علل في المبدد الحراري يجب ان يكون مدخل الهواء ابعد من ما يمكن عن المخرج**  
ج- حتى لا يعود الهواء الساخن الخارج من المبدد للدخول مرة ثانية.
- ٦) **لا يمكن لاي مبدد حراري ان يحفظ درجة حرارة المعالج اقل من درجة حرارة علبه النظام**  
ج- هذا لان الهواء الذي يدفع بين اعمدة المبدد الحراري مأخوذ من علبه النظام نفسها.
- ٧) **أسباب ارتفاع درجة حرارة المعالج.**  
ج- بسبب وجود الاوساخ داخل المبدد الحراري مما يمنع من الهواء من المرور فيه، ويسمح بارتفاع درجة الحرارة ومن المفيد تنظيف الحاسب من الداخل.
- ٨) **تخلق الدوائر في الأجزاء المختلفة من اللوحة الام إشارات تحكم ثانوية تقوم بالعمل على نسب مختلفة لسرعة الموقت الفعلية للنظام.**  
ج- ولان معظم الأجهزة لا يمكن ان تسير بسرعة المعالج نفسها.
- ٩) **في علب النظام من نوع ATX تساعد العلبه نفسها في تبريد المعالج**  
ج- لان المعالج يقع تحت مزود الطاقة ليكون في مجرى الهواء.
- ١٠) **يقل استعمال مبرد بالتير بالحواسيب الحديثة رغم كفاءته التامة بالتبريد.**  
ج- لانها غالية الثمن وكلفتها العالية واحده من الأسباب التي قللت استعمالها.
- ١١) **برمجة الحواسيب بالنظام الثنائي مباشرة عملية شاقة يصعب على الانسان القيام بها.**  
ج- بسبب العيوب التي تتضمنه.
- ١٢) **في الوقت نفسه لابد من التنبيه الى ان سرعة المعالج ليست هي العامل الوحيد الذي يقرر سرعة الحاسوب**





ج- المهم أيضا سرعة حركة البيانات بين الأجزاء المختلفة في الحاسوب وبخاصة من والى المعالج.

**١٣) زيادة عداد البرامج PC بمقدار واحد.**  وزارة

ج- لكي يؤشر على التعليمة التالية.

**١٤) يتم وضع العنوان الموجود في سجل عنوان الذاكرة على ناقل العناوين (الى الذاكرة)**

ج- ليتم تحديد موقع الذاكرة المطلوب.

**١٥) ينتقل محتوى العنوان (من الذاكرة) عبر ناقل البيانات الى سجل الذاكرة العازلة MBR**

ج- لانه سيقوم بتخزين شفرة التعليمة التي جلبها من الذاكرة لحين الانتهاء من تنفيذها وقبل نقلها لسجل التعليمة IR

**١٦) استخدام الذاكرة المخبئة.**

ج- ان حركة البيانات المتكررة ما بين ذاكرة الوصول العشوائي (RAM) وسجلات المعالج واحدة من أكثر العمليات استهلاكاً للوقت التي يقوم المعالج بها وهذا بسبب ان سرعة هذه الذاكرة (RAM) ابطأ بكثير من سرعة المعالج، ولتحسين الأداء لجأ مصممو الحاسوب الى استعمال الذاكرة المخبئة.

## وظائف الفصل الثاني

**١- ما هي الوظيفة الرئيسية للمعالج الدقيق.**

ج- هو معالجة وتنفيذ مجموعة من التعليمات المحددة بحيث يتم تنفيذ كل تعليمة عند إعطاء الشفرة الخاصة بها.

**٢- طور العنوان**

ج- هذا الطور يمثل بداية جلب التعليمة.

**٣- طور الزيادة**

ج- في هذا الطور يتم زيادة عداد البرنامج بواحد ليكون لدينا مؤشر لموقع التعليمة التالية.

**٤- طور الذاكرة**

ج- في هذا الطور يتم نقل محتوى سجل الذاكرة العازلة (MBR) الى مسجل التعليمة (IR) ليتم بعد ذلك فك شفرته وتنفيذه.

**٥- مؤقت النظام**

ج- ارسال نبضات زهرانية صغيرة الى المعالج الذي يقوم بتوظيف هذه النبضات للتحكم في العمليات التي ينفذها.

**٦- برنامج المجمع**

ج- تحويل البرامج المكتوبة بلغة التجميع الى لغة الالة.

**٧- تعليمة النقل MOV**  وزارة

ج- تستعمل هذه التعليمة لنسخ المعطيات الموجودة في معاملة المصدر الى معاملة الهدف.

**٨- تعليمة الجمع ADD**

ج- تستعمل هذه التعليمة لجمع البيانات الموجودة في معاملة الهدف مع البيانات الموجودة في معاملة المصدر ومن ثم تخزين في معاملة الهدف.

**٩- المبرد الحراري**

ج- عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة، الا ان بعضها شبه دائري يخرج منها بنحو عمودي عدد كبير من الاعمدة المعدنية وفائدته لانتشار الحرارة الناتجة من المعالج بين القضبان العمودية ذات المساحة السطحية الكبيرة فتقوم بتبديد الحرارة.

## جميع فراغات الفصل الثاني

١- يتم تخزين الشفرة Code التي يتألف منها البرنامج واية ملفات مرتبطة على القرص الصلب وهذه الشفرة تتألف من سلسلة تعليمات تقوم باداء مهام معينه .

- ٢- عندما يتم التعرف على التعليمات وتقرير الإجراءات التي ينبغي تنفيذها عليها حينئذ سيقوم المعالج بتنفيذ تلك الإجراءات قبل الانتقال الى التعليمات التالية في الذاكرة وتسمى هذه **بدوره تنفيذ التعليمات**
- ٣- تثبيت البرمجيات على جهاز الحاسوب وعاده ما يتم عن طريق **الاقراص الليزرية CD**
- ٤- ان التعليمات التي يمكن للمعالج تميزها تعرف **بمجموعه التعليمات**.
- ٥- هنالك وسيلتين لاغنى لواحدة منها عن الأخرى للتعامل مع المعالج وهما ١- **المكونات البرمجية ٢- المكونات المادية**.
- ٦- **البرنامج** هو عبارة عن مجموعة من **التعليمات المتسلسلة المرتبة منطقيا** مكتوبة بلغة برمجة معينة تقوم بتوجيه المعالج لأداء وظيفة ما أو عمل معين.
- ٧- **البرنامج** هو مجموعة من **الشفرات الثنائية** المخزونة في الذاكرة في انتظار ان يقوم المعالج بتنفيذها
- ٨- **التعليمات** هي الشفرات الثنائية التي تعطى للمعالج وعلى أثرها يقوم المعالج بتنفيذ عمل معين
- ٩- **لغة البرمجة** هي لغة توظف لكتابة **التعليمات المخونة للبرنامج** الذي سيتم تنفيذه بواسطة **المعالج**
- ١٠- **لغة الالة** هي لغة متكونة من **الواحدات والاصفار** التي يتم ارسالها بسهولة عبر **إشارات كهربائية** ليتعامل معها **المعالج** وهي اللغة الوحيدة التي يفهمها **الحاسوب** ويوظفها **للإتصال بين الوحدات الداخلية المختلفة وتعد اللغة الداخلية له**.
- ١١- اعتمدت لغة الالة في كتابة برمجيات **الجيل الأول من الحواسيب**.
- ١٢- تختلف لغة الالة من معالج الى اخر حسب ١- **نوعه وطرازه ٢- تركيبه الداخلي**
- ١٣- التعليمات المكتوبة بلغة الالة يمكن للمعالج ان ينفذها **بسرعة عالية جدا**
- ١٤- صعوبة فهم اي خطأ أو متابعته أو تصحيحه في البرامج المكتوبة بلغة الالة
- ١٥- في لغة **الآلة** شكل البرنامج لا يعطي اي دلالة على الغرض منه بخالف البرامج المكتوبه بلغات البرمجة الأخرى
- ١٦- في لغة الالة من السهل ان يقع المبرمج في الكثير من **الاطء** في أثناء كتابة البرنامج ومن الصعب **استخراجها**
- ١٧- حاول المبرمجون التغلب على مشاكل **لغة الالة** وذلك باعتماد النظام **الست عشري**.
- ١٨- **لغة التجميع** هي لغة تعتمد **شفرات رمزية** سهلة التذكر بدلا من **الشفرات الرقمية** التي كانت معتمدة في لغة الالة
- ١٩- ان لغة التجميع تشابه لغة الالة، لان اللغتين من اللغات **منخفضة المستوى** وهذا لا يعني انها لغات ضعيفة، وانما يعني انها **مرتبطة بل معالج مباشرة**.
- ٢٠- من الشفرات الرمزية المستخدمه في لغة التجميع مثل (add, mov)
- ٢١- تتكون التعليمات في لغة التجميع من **الاسم الرمزي و المعاملت**.
- ٢٢- التعليمات المشهورة في لغة التجميع وهي ١- **تعليمات النقل MOV ٢- تعليمات الجمع ADD**.
- ٢٣- من عيوب لغة التجميع مقارنة مع لغة الالة هي **الفترة المستغرقة في التحويل الى برنامج الهدف**. وهذه المدة تعتمد على زمن تنفيذ **المعالج لمجموعة من التعليمات** المكتوبة التي يحتوي عليها البرنامج.
- ٢٤- **المجمع** هو عبارة عن برنامج خاص يقوم **بتحويل** البرنامج المكتوب بلغة التجميع ذي **الشفرات الحرفية** الى برنامج بلغة الالة ذي **الشفرات الثنائية**.
- ٢٥- **برنامج المصدر** هو البرنامج المكتوب بلغة **التجميع**
- ٢٦- **برنامج الهدف** هو البرنامج المكتوب بلغة **الالة**
- ٢٧- **مؤقت النظام** هي ساعة خاصة توجد في كل حاسوب وظيفتها ارسال نبضات كهربائية صغيرة الى المعالج الذي بدوره يقوم بتوظيف هذه النبضات للتحكم في العمليات التي ينفذها
- ٢٨- اذا كان المعالج هو بمنزلة **القلب** لجهاز الحاسوب فان الساعة هي بمنزلة **جهاز تنظيم ضربات القلب**.
- ٢٩- **دورة الساعة** هي دورة تستعمل لارسال نبضات كهربائية صغيرة الى المعالج الذي بدوره يقوم بتوظيف تلك النبضات للتحكم في العمليات التي ينفذها وتكون من حافتين **الحافة الصاعدة والحافة النازلة** اذ ان كل العمليات التي يجريها المعالج يتم التحكم بها عن طريقهما
- ٣٠- **دورة الالة** هي المدة الزمنية المستغرقة لاي عملية قراءة او كتابة يقوم بها **المعالج**.
- ٣١- **دورة التعليمات** هي المدة الزمنية التي تستغرقها **السلسلة المتكاملة** من الإجراءات او العمليات لتنفيذ تعليمات معينة وهي ليست ثابتة وانما تتغير بحسب نوع **التعليمات**.
- ٣٢- **طور العنوان** ويرمز له بل رمز  $T_0$  ويمثل بداية جلب **التعليمات** اذ يحتوي عداد الراجح PC على عنوان التعليمات المراد تنفيذها ووضع العنوان في **مسجل عنوان الذاكرة MAR**

٣٣- **طور الزيادة** يرمز له بـ  $T_1$  ويتم زيادة عداد البرامج بواحد ليكون لدينا مؤشر لموقع التعليم التالية ويضع المعالج العنوان الموجود في مسجل MAR على **ناقل العناوين** ليتم تحديد موقع الذاكرة المطلوب ينقل محتوى ذلك العنوان عبر **ناقل البيانات** الى **مسجل الذاكرة العازلة MBR** الذي يقوم بتخزين شفرة التعليم التي تم جلبها من الذاكرة لحين الانتهاء من تنفيذها وقبل نقلها الى مسجل التعليم IR

٣٤- **طور الذاكرة** : يرمز له بـ  $T_2$  ويتم نقل محتوى **مسجل الذاكرة العازلة MBR** الى **مسجل التعليم IR** ليتم بعد ذلك فك شفرته وتنفيذه.

٣٥- ان نقل البيانات ضمن المعالج وبين المعالج والذاكرة يجب ان يكونا **متزامنين** لضمان ان تكون البيانات المطلوبة لتنفيذ كل تعليمة متوافرة عندما يصل تدفق التنفيذ لنقطة مناسبة.

٣٦- دورة التعليم وتتضمن دورتين رئيسيتين هما ١- **دورة جلب التعليم** ٢- **دورة تنفيذ التعليم**.

٣٧- تتكون دورة الجلب من ثلاثة اطوار هم ١- **طور العنوان** ٢- **طور الزيادة** ٣- **طور الذاكرة**

٣٨- في طور الزيادة يقوم المعالج الدقيق بنقل محتوى الموجود في **مسجل عنوان الذاكرة MAR** الى **مسجل الذاكرة العازلة MBR**.

٣٩- التعليم halt تخبّر المعالج بـ **وقف زيادة عداد البرامج والاستفسار عن التعليم التالية**.

٤٠- تقسم دورة التعليم على أربع مراحل هي: **دورة الجلب و دورة التنفيذ و دورة المقاطعة والتوقف**.

٤١- في دورة جلب التعليم وفي أحد أطوارها يتم نقل محتوى المسجل الذاكرة عبر **ناقل البيانات** الى مسجل MBR

٤٢- تقسم نواقل النظام على : نواقل داخلية ونواقل خارجية

٤٣- من العوامل المؤثرة في سرعة المعالج : **مجموعة التعليمات وتردد المعالج او تردد ساعة النظام وسرعة النواقل والذاكرة المخزنة والحرارة والتبريد الحراري**.

٤٤- مجال العنوان لناقل عنوان 16bit يكون من ٠٠٠٠ الى FFFFH

٤٥- ان سرعة الناقل تعتمد على **تردد الناقل وعرضه**.

٤٦- التعليم (الايجاز) المكونة للبرنامج هي **الشفرات الثنائية** التي تعطى للمعالج وعلى اثرها يقوم المعالج بتنفيذ عمل معين.

٤٧- البرامج المكتوبة بلغة الالة تأخذ وقتاً طويلاً في إدخالها الى الذاكرة.

٤٨- في المعالجات ذات المروحة الداخلة في الرقاقة، اذا توقفت المروحة عن العمل فأن المعالج يحمي نفسه وذلك **بانقاص تردده الى (25 mhz)** الى ان يتم استبدال المروحة.

٤٩- ان وحدة قياس كمية الحرارة المتولدة في المعالج هي **السييليزية**.

٥٠- الأوامر عبارة عن **شفرات ثنائية** تطلب من المعالج تنفيذ عملية معينة.

٥١- تكون **المعاملات اما بيانات واما عناوين في الذاكرة**.

٥٢- **تعليمية النقل** تستعمل هذه التعليمية لنسخ المعطيات الموجودة في **معامل المصدر الى معامل الهدف**.

٥٣- **تعليمية الجمع** تستعمل هذه التعليمية **لجمع البيانات الموجودة في معامل الهدف مع البيانات الموجودة في معامل المصدر ومن ثم تخزين في معامل الهدف**.

٥٤- **تخبّر تعليمية الجمع ADD** المعالج بان يقوم بجمع معاملي المصدر والهدف ووضع النتيجة في معامل الهدف.

٥٥- **تخبّر تعليمية النقل MOV** المعالج بان يقوم بنقل (وفي الحقيقة نسخ) معامل المصدر الى معامل الهدف.

٥٦- البنية الأساسية للحاسوب تقسم الى ثلاثة أجزاء وهي ١- **وحدة المعالجة المركزية** ٢- **الذاكرة بأنواعها** ٣- **أجهزة الادخال والإخراج**.

٥٧- يتصل المعالج مع وحدات الذاكرة والادخال والإخراج عبر مجموعة من الاسلاك تعرف **بالنواقل (buses)**.

٥٨- يتعرف المعالج على وحدات الادخال والإخراج والذاكرة وذلك عن طريق **تخصيص عناوين محددة لها**.

٥٩- لابد من ان العنوان المخصص لجهاز ما ان يكون **وحيدا**. فلا يسمح بعنوانة جهازين **بالعنوان نفسه**.

٦٠- يوضع العنوان على ناقل العناوين بـ **النظام الثنائي**.

٦١- يتبادل المعالج البيانات مع الأجهزة الاخرى عن طريق **ناقل البيانات**

٦٢- يحدد **ناقل التحكم** رغبة المعالج بإرسال المعلومات إلى الجهاز أو العكس، وذلك عن طريق **إشارات القراءة والكتابة**

٦٣- في حالة عدم وجود التعليمية HALT سيتابع المعالج تعديل قيمة **عداد البرنامج وجلب التعليمات**.

٦٤- يوجد في داخل كل حاسوب دائرة خاصة تسمى **بمؤقت النظام**.

٦٥- تستعمل دائرة **مؤقت النظام** لإرسال نبضات صغيرة الى المعالج.

٦٦- كل العمليات التي يجريها المعالج يتحكم بيها اما بواسطة الحافة الصاعدة او الحافة النازلة.

٦٧- دورة الساعة هي نبضة الكترونية واحدة من المعالج.

٦٨- تتضمن كل دورة عددا من الخطوات كل خطوة منها تسمى بالطور.

٦٩- تقوم وحدة السيطرة المنطقية بدورة جلب التعليمات.

٧٠- في هذا طور الذاكرة يتم نقل محتوى سجل الذاكرة العازلة MBR الى سجل التعليمات IR

٧١- في الطور الأول  $T_3$  يذهب محتوى سجل التعليمات الى محلل شفرة التعليمات.

٧٢- في الطور الثاني  $T_4$  تسمح وحدة التحكم بجلب محتوى السجل B ويتم عادة اثناء منتصف هذا الطور

٧٣- في الطور الثالث  $T_5$  تقوم وحدة الحساب والمنطق بجمع محتوى السجل B مع المرخم A وفي منتصف الطور يتم تحميل (خزن

النتيجة في المرخم A

٧٤- تقاس سرعة المعالج بـ الزمن الذي تستغرقه النبضة الكهربائية لتقوم بالمرور دورة كاملة داخل الترانزستورات الموجودة

بالمعالج بحيث يتم في هذا الزمن تنفيذ الامر الذي تلقاه المعالج وتقاس بالميكروهرتز اي عدد النبضات التي تمر في

الترانزستورات في الثانية كلما زادت سرعة المعالج زادت سرعة الحاسوب وكفاءته.

٧٥- ما العوامل التي تجعل معالج ما يكون اسرع من معالج اخر ١- مجموعة التعليمات ٢- تردد المعالج او تردد مولد النبضات ٣-

سرعة النواقل ٤- الذاكرة المخزنة ٥- الحرارة وتبريد الحرارة.

٧٦- هنالك نوعان من التقانات المعتمدة في تصميم المعالج هما ١- تقانة مجموعة التعليمات المعقدة. ٢- تقانه مجموعة

التعليمات المختصرة.

٧٧- هنالك عدة وسائل لتبريد المعالجات الحديثة منها ١- المبرد الحراري ٢- مروحة التبريد ٣- مبرد بالتبريد.

٧٨- يصنع المبرد الحراري من الالمنيوم لانه موصل جيد للحرارة.

٧٩- ان احد أسباب ارتفاع درجة حرارة المعالج هو وجود الاوساخ داخل المبرد الحراري مما يمنع الهواء من المرور فيه.

٨٠- المبرد الحراري هو عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة.

٨١- مروحة التبريد عملها هو دفع الهواء بين الاعمدة المعدنية للمبرد الحراري.

٨٢- مبرد بالتبريد هو جهاز على شكل شريحة مربعة الشكل يوضع على سطح المعالج ويعمل بالكهرباء ويقوم بسحب الحرارة من سطح

المعالج الى السطح الاخر.

٨٣- هنالك أنواع أخرى لتبريد المعالج وبعض هذه الطرائق ما زالت تثير الاستفسار ومنها ١- التبريد بالماء ٢- التبريد بالنيتروجين

الساثل ٣- استعمال الضغوطات

٨٤- من الاعراض الجانبية التي تسببها درجات الحرارة المرتفعة هي ١- تصر من عمر المعالج وتبطل أدائه وتتسبب بأخطاء في

الحسابات ٢- يعيد الحاسوب تشغيل نفسه دون سبب.

٨٥- كلما كانت فولتية المعالج ومعماريتها أقل كلما كانت الحرارة الناتجة أقل. لذا تنتج المعالجات المختلفة كميات مختلفة من

الحرارة

٨٦- هنالك بعض المعالجات مثل (Pentium overdrive) لديها مروحة داخلية في الرقاقة.

٨٧- بعض اللوحات الام تزود بمقاييس للحرارة لقياس درجة حرارة المعالج.

٨٨- اذا كان المعالج تردده ٢٠٠ ميكا هرتز فانه قادر على عمل ٢٠٠ مليون دورة في الثانية. (وزاري)

٨٩- ان الحرارة الناتجة من مرور التيار الكهربائي في الترانزستورات تولد حرارة وكلما كانت فولتية المعالج ومعماريتها اقل كلما

كانت الحرارة الناتجة اقل

٩٠- يتصل المعالج مع وحدات الذاكرة والادخال والاخراج عبر النواقل وهي مجموعه من الاسلاك وهي ٣ أنواع ١- ناقل البيانات

٢- ناقل العناوين ٣- ناقل التحكم.

٩١- من العوامل المؤثرة فر سرعة المعالج هي ١- تردد المعالج ٢- المبرد الحراري ٣- الذاكرة المخزنة.

٩٢- برمجة الحواسيب بالنظام الثنائي مباشرة عملية شاقة يصعب على الانسان القيام بها بسبب العيوب التي تتضمنه.

٩٣- من الأجزاء الإضافية في الحاسوب التي قد يتصل بها المعالج للحصول على البيانات او اظهار النتائج هي وحدات الادخال

والإخراج.

٩٤- كلما زادت سرعة المعالج زادت سرعة الحاسوب وكفاءته.

٩٥- مجموعة التعليمات مع البنية الداخلية للمعالج تؤثر بنحو واضح في أداء المعالج.

## جميع اسئلة الفصل الثاني

س ١ - كيف يتم تثبيت البرمجيات على جهاز الحاسوب.

- ١- يتم تثبيت البرمجيات على جهاز الحاسوب الشخصي الحديث عن طريق الوسائل الأكثر شيوعا مثل الأقراص الليزرية CD او تحميله عن طريق الانترنت فيتم تخزين الشفرة (code) التي يتألف منها البرنامج واية ملفات مرتبطة على القرص الصلب.
- ٢- وهذه الشفرة تتألف من سلسلة تعليمات تقوم بأداء مهام معينة، وكذلك البيانات المرتبطة بهذه التعليمات، تبقى الشفرة هناك في القرص الصلب حتى يقوم المستعمل بطلب تنفيذ البرنامج وحينئذ جزء من هذه الشفرة يتم تحميله الى ذاكرة الحاسوب.


س ٢ - ما هي الوظيفة الرئيسية للمعالج الحقيقي. 

ج- هو معالجة وتنفيذ مجموعة من التعليمات المحددة بحيث يتم تنفيذ كل تعليمة عند إعطاء الشفرة الخاصة بها.

س ٣ - كيف يتم التعامل مع المعالج.

يتم التعامل مع المعالج عبر وسيلتين لا غنى لواحدة منهم.

- ١- المكونات البرمجية : وتعتمد على البرمجة بلغة الالة الخاصة بالمعالج الذي يتم التعامل معه. ان كل معالج له لغة الة خاصة به.
- ٢- المكونات المادية : وتشمل هذه الوسيلة على كيفية توصيل المعالج على الاطراف المحيطة به. مثل (الذاكر، ووحدات الادخال والإخراج) واستعمال المعالج في التطبيقات المختلفة مثل (دوائر التحكم).

س ٤ - ما العيوب التي تتضمنها لغة الالى. وكيف حاول المبرمجون التغلب عليها. 

العيوب

- ١- البرامج المكتوبة بلغة الالة تأخذ وقتا طويلا في إدخالها للذاكرة لانها تكتب بتا بعد بت.
- ٢- صعوبة فهم أي خطأ او متابعتها او تصحيحه في البرامج المكتوبة بلغة الالة.
- ٣- شكل البرنامج لا يعطي أي دلالة على الغرض منه بخلاف البرامج المكتوبة بلغات أخرى.
- ٤- من السهل ان يقع المبرمج في الكثير من الاغلاط اثناء كتابة البرنامج ومن الصعب استخراجها.

كيف حاول المبرمجون التغلب على بعض العيوب

- ١- حاول المبرمجون التغلب على بعض هذه العيوب عن طريق اعتماد النظام الست عشري بدلا من النظام الثنائي خطيرة أكثر فاعلية في تمثيل لغة الالة، فتم تقليل الأخطاء. ولاكن ضلت هنالك مشكلة وهي استمرار التعامل مع ارقام صماء كخشرات للوامر لا تحمل أي دلالة عن ماذا يفعل هذا الامر او ذلك.
- ٢- عمل المبرمجون على تطوير فكرة يتم عن طريقها فهم المقصود من كل امر من الأوامر بحيث يتم إعطاء كل امر شفرة مكونة من ثلاثة او أربعة احرف في الأكثر على ان تكون هذه الاحرف مختصرة من الاحرف الابدجية التي تدل تقريبا على ما يقوم به المعالج عند تنفيذ الامر، فمثلا امر الجمع يكون ADD التي هي اختصار لكلمة جمع (addition) وامر الطرح يكون SUB الذي يمثل اختصارا لكلمة طرح (subtraction) وهكذا مع بقية الأوامر.

س ٥ - ما هي عيوب برنامج المجمع.

ج- الفترة المستغرقة في التحويل الى برنامج الهدف وهذه المدة تعتمد على زمن تنفيذ المعالج لمجموعه التعليمات المكتوبة التي يحتوي عليها البرنامج

## س ٦ - ما هي عيوب لغة التجميع.

ج- من اهم عيوب لغة التجميع مقارنة مع لغة الالة هي الفترة المستغرقة في التحويل الى برنامج الهدف وهذه المدة تعتمد على زمن تنفيذ المعالج لمجموعه التعليمات المكتوبة التي يحتوي عليها البرنامج

## وزارة

## س ٧ - ماهي التعليمات المشهورة للاستعمال في لغة التجميع.

١- تعليمة النقل MOV ج- تستعمل هذه التعليمة لنسخ المعطيات الموجودة في معامل المصدر الى معامل الهدف.

وتأخذ الصيغة الآتية : MOV destination, source

٢- تعليمة الجمع ADD ج- تستعمل هذه التعليمة لجمع البيانات الموجودة في معامل الهدف مع البيانات الموجودة في معامل المصدر ومن ثم تخزين في معامل الهدف.

وتأخذ الصيغة الآتية : ADD destination, source

التعليمة HALT تخر المعالج بزيادة عداد البرنامج.. والاستفسار عن التعليمة التالية.

## س ٨ - البنية الداخلية للمعالج وطريقة عملها.

- ينفذ المعالج البرنامج المخزون في الذاكرة وتؤمن وحدات الادخال والايخراج وسائل اتصال مع المعالج
- يتصل المعالج مع وحدات الذاكرة والادخال والايخراج عبر النواقل وهي مجموعه من الاسلاك وهي ٣ أنواع ١- ناقل البيانات
- ٢- ناقل العناوين ٣- ناقل التحكم.
- يتعرف المعالج ع وحدات الادخال والايخراج والذاكرة بتخصيص عناوين محددة لها ولا بد من ان يكون وحيدا قال يسمح بعنونه جهازين بالعنوان نفسه
- يضع العنوان على ناقل العناوين بالنظام الثنائي وتقوم دوائر تفكيك الشفرة Decoder بتحديد الجهاز المقصود
- يتبادل المعالج البيانات مع الاجهزة عن طريق البيانات ,يحدد ناقل التحكم رغبة المعالج بارسال المعلومات الى الجهاز او بالعكس عن طريق اشارات القراءة والكتابة (Read/Write)
- تحدد نواقل البيانات والعناوين امكانيات المعالج وقدرته

## س ٩ - كيف يتعرف المعالج على وحدات الادخال والايخراج والذاكرة.

- ١- يتعرف المعالج ع وحدات الادخال والايخراج والذاكرة بتخصيص عناوين محددة لها ولا بد من ان يكون وحيدا قال يسمح بعنونه جهازين بالعنوان نفسه
- ٢- تقوم دوائر تفكيك الشفرة Decoder بتحديد الجهاز المقصود
- ٣- بعد ذلك يتبادل المعالج البيانات مع الاجهزة عن طريق البيانات
- ٤- يحدد ناقل التحكم رغبة المعالج بارسال المعلومات الى الجهاز او بالعكس عن طريق اشارات القراءة والكتابة

## وزارة

## س ١٠ - ما هي وظيفة مؤقت النظام (دورة الابعاز)(ساعة النظام)

مؤقت النظام : هي ساعة خاصة توجد في كل حاسوب وظيفتها ارسال نبضات كهربائية صغيرة الى المعالج الذي بدوره يقوم بتوظيف هذه النبضات للتحكم في العمليات التي ينفذها.

فكل العمليات التي يجريها المعالج يتم التحكم بها اما بواسطة الحافة الصاعدة او الحافة النازلة لنبضة النظام.



تابع قناة التليكرام



تابع قناة اليوتيوب

دورة الالة	دورة التعليم
هي المدة الزمنية المستغرقة لاي عملية قراءة او كتابة يقوم بها المعالج	هي المدة الزمنية التي تستغرقها السلسلة المتكاملة من الإجراءات او العمليات لتنفيذ تعليمة معينة
كل دورة الة تتراوح ما بين ٣ في الأقل الى ٥ دورات في الساعة	كل دورة تعليمية تتراوح ما بين دورة الة واحدة و٥ دورات في بعض المعالجات
لا تتضمن ذلك	تتضمن دورتين هما دورة الجلب ودورة التنفيذ

س ١٢ - كيف تقاس سرعة المعالج.

ج- نقاس بالزمن الذي تستغرقه النبضة الكهربائية لتتوهم بالمرور دورة كاملة داخل الترانزستورات الموجودة في المعالج.

س ١٣ - ما هي اهم العوامل التي تجعل معالج ما يكون اسرع من معالج اخر.

- ١- **مجموعة التعليمات** : هي شفرة مبنية داخل المعالج تخبره كيف ينفذ واجباته ولايمتلك مستعمل المعالج القدرة على التحكم بمجموعة التعليمات فهي مبنية داخله ولايمكنه تحديثها فالبنية الداخلية تحدد كم عدد الدورات والنبضات التي يحتاج اليها المعالج لتنفيذ تعليمة معينة
- ٢- **تردد المعالج او تردد مولد النبضات** : هو تردد الساعة التي يعمل عليها المعالج فكلما كان تردد الساعة اعلى كلما أصبح بإمكان المعالج عمل اشياء اخر في وقت اقل وتقاس **بالميكاهيرتز**
- ٣- **سرعة الناقل** : ان الناقل السريع يضمن توصيل البيانات بالسرعة التي تجعل المعالج لا يكون الا في حالة انتظار ويعد كل من تردد الناقل وعرضه مهما

**معادلة سرعة الناقل** : سرعة الناقل (بت/ثانية) = عرض الناقل (بت) X تردده (هيرتز)

- ٤- **الذاكرة المخبئة** : وهي ذاكرة صغيرة تشبه ذاكرة الوصول العشوائي الا انها اسرع منها واصغر وتوضع على ناقل النظام بين المعالج
- ٥- **الحرارة وتبيد الحرارة** : اذا ازدادت درجة الحرارة فأنها تقصر من عمر المعالج وتبطئ ادائه وتسبب باغلاق في الحسابات وقد يعيد الحاسب تشغيل نفسه من دون سبب.
- ان الحرارة الناتجة من مرور التيار الكهربائي في الترانزستورات تولد حرارة وكلما كانت فولتية المعالج ومعماريته اقل كلما كانت الحرارة الناتجة اقل

س ١٤ - ما الاختلاف الأساسي بين حواسيب CISC وحواسيب RISC

RISC	CISC
١ - تعتمد تقنية التعليمات المختصرة.	١ - تتضمن هذه التقنية مئات التعليمات لتغطية كل الحالات الممكنة.
٢ - اعتمدت بعد أواخر العقد ١٩٨٠	٢ - يحتاج المعالج الى مئات الالاف من الترانزستورات. مما يجعل تصميمها معقد.
٣ - تقليل عدد التعليمات من المئات الى نحو ٤٠ تعليمة	٣ - تعتمد تقنية التعليمات المعقدة.
٤- يتم استغلال بقية الترانزستورات لتحسين قدرة المعالج وكفاءته	٤ - كانت معتمدة حتى أواخر العقد ١٩٨٠
٥ - قدرة المعالج والكفاءة اعلى وكلفة اقل.	٥ - يحتاج الى وقت طويل وكلفة عالية.

س ١٥ توضع الذاكرة المخبئة داخل المعالج وفي ذلك فائدتان.

- ١- السرعة
- ٢- تبرز في حالة تركيب اكثر من معالج على اللوحة الام لان المعالج له الذاكرة العشوائية الخاصة به فلا تتراحم المعالجات على الذاكرة المخبئة.

الوسائل -- < ١- المبرد الحراري ٢- مروحة التبريد ٣- مبرد بالتير ٤- التبريد بالنيروجين السائل ٥- طريقة استعمال الضاغطات  
٦- طريقة التبريد بالماء.

- ١- **المبرد الحراري** : عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة، الا ان بعضها شبه دائري يخرج منها بنحو عمودي عدد كبير من الاعمدة المعدنية وفائدته لانتشار الحرارة الناتجة من المعالج بين القضبان العمودية ذات المساحة السطحية الكبيرة فتقوم بتبديد الحرارة
- ٢- **مروحة التبريد** : عملها دفع الهواء بين الاعمدة المعدنية للمبرد الحراري بحيث يمكن تبديد قدر اكبر من الحرارة.
- ٣- **مبرد بالتير** : جهاز على شكل شريحة مربعة الشكل يوضع على سطح المعالج ويعمل بالكهرباء ويقوم بسحب الحرارة من سطح المعالج الى السطح الاخر وتقوم بالتبريد بكفاءة عالية ولكنها عالية الثمن لهذا قل استعمالها

س ١٧ - ما هي الصفات التي يجب ان يتمتع بها المبرد الحراري.

- ١- يصنع المبرد الحراري من اللامنيوم لانه موصل جيد للحرارة
- ٢- في المبرد الحراري يجب ان يكون مدخل الهواء ابعد ما يمكن عن المخرج | حتى لا يعود الهواء الساخن الخارج من المبرد للدخول مرة ثانية.
- ٣- يجب ان يكون المبرد الحراري ملتصقا بسطح المعالج تماما.



س ١٨ - وضح بالشرح كيف تؤثر الحرارة في سرعة المعالج ؟ ، واذكر مع الشرح وسيلتين من الوسائل المعتمدة لتبديد حرارة المعالج.

ج- اذا ازدادت درجة الحرارة فأنها تقصر من عمر المعالج وتبطئ ادائه وتسبب باغلاق في الحسابات وقد يعيد الحاسب تشغيل نفسه من دون سبب.

ان الحرارة الناتجة من مرور التيار الكهربائي في الترانزستورات تولد حرارة وكلما كانت فولتية المعالج ومعماريته اقل كلما كانت الحرارة الناتجة اقل

- ١- **المبرد الحراري** : عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة، الا ان بعضها شبه دائري يخرج منها بنحو عمودي عدد كبير من الاعمدة المعدنية وفائدته لانتشار الحرارة الناتجة من المعالج بين القضبان العمودية ذات المساحة السطحية الكبيرة فتقوم بتبديد الحرارة
- ٢- **مبرد بالتير** : جهاز على شكل شريحة مربعة الشكل يوضع على سطح المعالج ويعمل بالكهرباء ويقوم بسحب الحرارة من سطح المعالج الى السطح الاخر وتقوم بالتبريد بكفاءة عالية ولكنها عالية الثمن لهذا قل استعمالها

س ١٩ - على ما تعتمد حرارة المعالج في أثناء العمل.

١- كفاءة المبرد الحراري. ٢- كمية الحرارة التي ينتجها المعالج. ٣- درجة حرارة علبه النظام.

س ٢٠ - ما هو عمل مروحة التبريد ؟ او ما هي طرق السيطرة على حرارة المبرد الحراري في أجهزة الحاسوب.

- ١- عملها هو دفع الهواء بين الاعمدة المعدنية للمبرد الحراري بحيث يمكن تبديد قدر اكبر من الحرارة.
- ٢- وقد يستعمل المبرد الحراري من دون مروحة تبريد، وهذا يقلل التكلفة ويجل المعالج غير معرض للتلف بسبب توقف المروحة عن العمل، ولكن استعمال المروحة يجعل التبريد افضل.
- ٣- بعض اللوحات الام تزود بمقاييس للحرارة لقياس درجة حرارة المعالج.





س ٢١ - فسر الآتي :. المعالج من نوع (بنتيوم) لديها مروحة داخلية في الرقاقة، اذا حصل وعطبت هذه المروحة ماذا يحدث.

ج- المعالج يحمي نفسه بانقاص تردده الى (25 MHz) الى ان يتم استبدال المروحة.

س ٢٢ - هناك أنواع أخرى تثير الاستفسار من طرائق تبريد المعالج. عددها مع الشرح

- ١- **التبريد بالماء** : اذ ستعمل الماء بطريقة مشابهة لتلك المعتمدة لتبريد السيارات. اذا تعتمد الطريقة على تمرير الماء داخل المبرد الحراري، او يمكن التخلص من المبرد الحراري واستعمال الماء فقط عن طريق علبه صغيرة يمر فيها الماء.
- ٢- **التبريد بالنيوتروجين السائل** : تعتمد هذه الطريقة في مختبرات الشركات المصنعة للمعالجات وبظروف خاصة لاختبار قدرة المعالج.
- ٣- **التبريد بالضاغطات** : وهي طريقة مشابهة لفكرة استعمال الضاغطات في أجهزة التبريد العامة المستعملة في المنازل والمؤسسات، ولكنها بالتأكيد اصغر حجماً، ونظراً لاستهلاكها للكهرباء وكلفتها العالية فهي غير محبذة.

وزارة

س ٢٤ - عدد اطوار دورة الجلب مع الشرح. مهم جداً.

- ١- **طور العنوان**  
ج- ويرمز له بل رمز  $T_0$  ويمثل بداية جلب التعليمه اذ يحتوي عداد الراجح PC على عنوان التعليمه المراد تنفيذها ووضع العنوان في مسجل عنوان الذاكرة MAR
- ٢- **طور الزيادة**  
ج- يرمز له بـ  $T_1$  ويتم زيادة عداد البرامح بواحد ليكون لدينا مؤشر لموقع التعليمه التاليه ويضع المعالج العنوان الموجود في مسجل MAR على ناقل العناوين ليتم تحديد موقع الذاكرة المطلوب ينقل محتوى ذلك العنوان عبر ناقل البيانات الى مسجل الذاكرة العازلة MBR الذي يقوم بتخزين شفرة التعليمه التي تم جلبها من الذاكرة لحين الانتهاء من تنفيذها وقبل نقلها الى مسجل التعليمه IR
- ٣- **طور الذاكرة**  
ج- يرمز له بـ  $T_2$  وفي هذا الطور يتم نقل محتوى مسجل الذاكرة العازلة MBR الى مسجل التعليمه IR ليتم بعد ذلك فك شفرته وتنفيذه.

س ٢٥ - عدد اطوار دورة التنفيذ مع الشرح.

- ج- تحتوي دورة التنفيذ على ثلاثة اطوار تعتمد انتقالات السجل في اثناء دورة التنفيذ على التعليمه المراد تنفيذها لنفرض ان في نهاية دورة الجلب كان سجل التعليمه IR يحتوي على ADD A,B
- ١- **في الطور الأول  $T_3$**  يذهب محتوى سجل التعليمه الى محلل شفرة التعليمه.
- ٢- **وفي الطور الثاني  $T_4$**  تسمح وحدة التحكم بجلب محتوى سجل B ويتم عادة اثناء منتصف هذا الطور.
- ٣- **وفي الطور الثالث  $T_5$**  تقوم وحدة الحساب والمنطق بجمع محتوى السجل B مع المرمك A وفي منتصف هذا الطور يتم تحميل النتيجة في المرمك A.

س ٢٦ - كيف تقاس سرعة المعالج.

- ج- تقاس سرعة المعالج بالزمن الذي تستغرقه النبضة الكهربائية لتقوم بالمرور دورة كاملة داخل الترانزستورات الموجودة بالمعالج بحيث يتم في هذا الزمن تنفيذ الامر الذي تلقاه المعالج وتقاس بالميكاهرتز.

س ٢٧ - على ماذا تعتمد كمية العمليات الحسابية في المعالج.

- ١- بنية المعالج
- ٢- والجيل الذي ينتمي اليه.



## الأوامر البرمجية والمعادلات الرياضية

MOV C, 55 H ; ضع القيمة 55 H في السجل C  
 MOV D, C ; انسخ محتويات السجل C إلى السجل D (D=C=55 H)  
 MOV A, D ; انسخ محتويات السجل D إلى السجل A (A=D=55 H)  
 MOV B, C ; انسخ محتويات السجل C إلى السجل B (B=C=55 H)

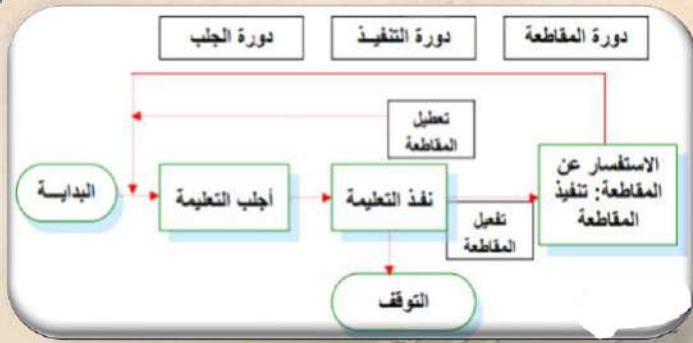
MOV A, 25 H ; ضع القيمة 25 H في السجل A  
 MOV B, 34 H ; ضع القيمة 34 H في السجل B  
 ADD A, B ; A=A+B

الشرح	البيانات	الشفرة
نقل القيمة 21H إلى السجل A	21H	B0H
جمع القيمة 42H إلى السجل A	42H	04H
جمع القيمة 12H إلى السجل A	12H	04H

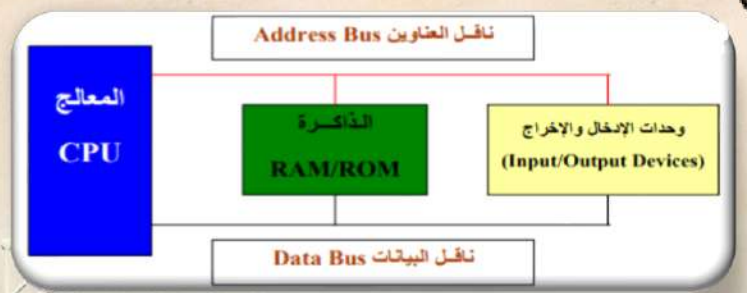
الشرح	محتويات العنوان	عنوان الذاكرة
شفرة نقل القيمة إلى السجل A	B0	1400
القيمة المنقولة	21	1401
شفرة جمع قيمة مع السجل A	04	1402
القيمة المضافة	42	1403
شفرة جمع قيمة مع السجل A	04	1404
القيمة المضافة	12	1405
شفرة التوقف	F4	1406



# جميع رسومات الفصل الثاني



دورة التعليمات مع دورة المقاطعة



مخطط معماري لأجزاء الحاسوب الأساسية



خطوات دورة التعليمات

العلاقة ما بين المعالج والذاكرة الرئيسية في أثناء دورة التعليمات



سير البيانات في أثناء عملية تنفيذ البرنامج وتخزين البيانات

## حل أسئلة الفصل الثاني

### س ١ - التعاريف

- ١- **لغة الالة** : هي اللغة المكتونة من الواحدات والاصفار التي يتم ارسالها بسهولة عبر الإشارات الكهربائية وهي اللغة الوحيدة التي يفهمها الحاسوب ويوظفها للاتصال بين مكوناته الداخلية وتعد اللغة الداخلية له.
- ٢- **لغة التجميع** : هي لغة تستخدم الشفرات الرمزية بدلا من الشفرات الثنائية المستخدمة في لغة الالة ومثال على هذه الشفرات هي (mov , add) وتعتبر لغة منخفضة المستوى لانها تشبه لغة الالة.
- ٣- **برنامج المجمع** : هو عبارة عن برنامج يقوم بتحويل البرنامج المكتوب بلغة التجميع ذي الشفرات الحرفية الى برنامج مكتوب بلغة الالة ذي الشفرات الثنائية.
- ٤- **البرنامج** : هو عبارة عن مجموعة من التعليمات المتسلسلة والمرتببة منطقيا والمكتوبة بلغة برمجية معينة تستخدم لتوجيه المعالج لاداء وظيفة ما او عمل معين.
- ٥- **دورة الالة** : هي المدة الزمنية التي يستغرقها المعالج لاي عملية قراءة او كتابة.
- ٦- **الذاكرة المخبأة** : هي ذاكرة تشبه الذاكرة العشوائية لكنها اصغر واسرع وتقع بين المعالج والذاكرة العشوائية وحين يطلب المعالج البيانات نفسها اكثر من مرة تقوم الذاكرة المخبأة بحفظ البيانات الأكثر طلبا من المعالج مما يجعلها في متناول اليد حين يطلبها.

### س ٢ - ماهي عيوب لغة الالة

- ١- البرنامج المكتوب بلغة الالة يأخذ وقتا طويلا في إدخاله الى الذاكرة لانه يكتب بت بعد بت.
- ٢- شكل البرنامج النصي لا يعطي أي دلالة على ما يقوم به هذا الامر او ذلك.
- ٣- صعوبة فهم أي خطأ او متابعتة او تصحيحه في البرامج المكتوبة بلغة الالة.
- ٤- من السهل ان يقع المبرمج في الكثير من الاغلاط أثناء كتابة البرنامج ومن الصعب استخراجها.

### س ٣ - ما هي الاختلافات الاساسية بين حواسيب (CISC) و حواسيب (RISC)

مجموعة التعليمات المختصرة risc حواسيب	مجموعة التعليمات المعقدة cisc حواسيب
١ - تعتمد تقنية التعليمات المختصرة.	١ - تتضمن هذه التقنية مئات التعليمات لتغطية كل الحالات الممكنة.
٢ - اعتمدت بعد أواخر العقد ١٩٨٠	٢ - يحتاج المعالج الى مئات الالاف من الترانزستورات. مما يجعل تصميمها معقد.
٣ - تقليل عدد التعليمات من المئات الى نحو ٤٠ تعليمة	٣ - تعتمد تقنية التعليمات المعقدة.
٤- يتم استغلال بقية الترانزستورات لتحسين قدرة المعالج وكفاءته	٤ - كانت معتمدة حتى أواخر العقد ١٩٨٠
٥ - قدرة المعالج والكفاءة اعلى وكلفة اقل.	٥ - يحتاج الى وقت طويل وكلفة عالية.

### س ٤ - ما الغرض من استخدام الاتي :

- ١- **المجمع** : هو برنامج يقوم بتحويل البرامج المكتوبة بلغة التجميع ذي الشفرات الرمزية الى برمج مكتوبة بلغة الالة ذي الشفرات الثنائية.
- ٢- **مؤقت النظام** : تقوم بارسال نبضات صغيرة الى المعالج والي بدوره يوظفها للتحكم بالعمليات التي ينفذها.

### س ٥ - الفراغات

- ١- التعليمة HALT تخبر المعالج **بوقف زيادة عداد البرامج و الاستفسار عن التعليمة التالية.**
- ٢- تقسم دورة التعليمة الى اربع مراحل هي **دورة الجلب و دورة التنفيذ و دورة المقاطعة و التوقف.**
- ٣- في دورة جلب التعليمة وفي أحد أطوارها يتم نقل محتوى المسجل الذاكرة **عبر ناقل البيانات** الى المسجل MBR.
- ٤- من العوامل المؤثرة في سرعة المعالج : **مجموعة التعليمات و التبديد الحراري و الذاكرة المخبأة و تردد المعالج.**

دورة الالة	دورة التعليم
هي المدة الزمنية المستغرقة لاي عملية قراءة او كتابة يقوم بها المعالج	هي المدة الزمنية التي تستغرقها السلسلة المتكاملة من الإجراءات او العمليات لتنفيذ تعليمة معينة
كل دورة الة تتراوح ما بين ٣ في الأقل الى ٥ دورات في الساعة	كل دورة تعليمية تتراوح ما بين دورة الة واحدة و ٥ دورات في بعض المعالجات
لا تتضمن ذلك	تتضمن دورتين هما دورة الجلب ودورة التنفيذ

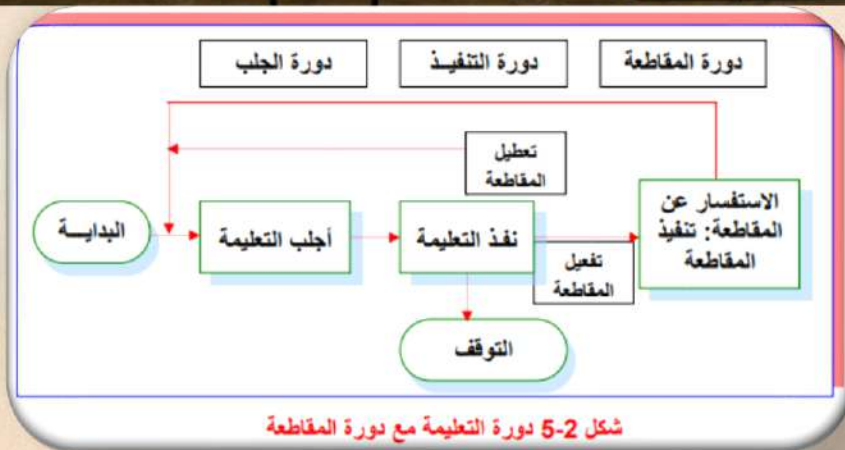
س ٧ - وضح بالشرح كيف تؤثر الحرارة في سرعة المعالج ؟ واذكر مع الشرح وسيلتين من الوسائل المعتمدة لتبريد حرارة المعالج

- ج- اذا ازدادت درجة الحرارة فأنها تقصر من عمر المعالج وتبطئ اداؤه وتسبب باغلاق في الحسابات وقد يعيد الحاسب تشغيل نفسه من دون سبب.
- ان الحرارة الناتجة من مرور التيار الكهربائي في الترانزستورات تولد حرارة وكلما كانت فولتية المعالج ومعمارته اقل كلما كانت الحرارة الناتجة اقل
- ٣- **المبرد الحراري** : عبارة عن شريحة من المعدن تلتصق بسطح المعالج مربعة الشكل او مستطيلة عادة، الا ان بعضها شبه دائري يخرج منها بنحو عمودي عدد كبير من الاعمدة المعدنية وفائدته لانتشار الحرارة الناتجة من المعالج بين القضبان العمودية ذات المساحة السطحية الكبيرة فتقوم بتبريد الحرارة
- ٤- **مبرد بالتيار** : جهاز على شكل شريحة مربعة الشكل يوضع على سطح المعالج ويعمل بالظهرباء ويقوم بسحب الحرارة من سطح المعالج الى السطح الاخر وتقوم بالتبريد بكفاءة عالية ولكنها غالية الثمن لهذا قل استعمالها

س ٨ - صح وخطا وضح الخطا

- ١- تعد لغة الترميز من اللغات منخفضة المستوى، لأنها لغة ضعيفة لا تدعم الكثير من التعليمات الضرورية. **✗** لأنها ترتبط بالمعالج بشكل مباشر.
- ٢- تقوم التعليم MOV بنقل محتويات معالج المصدر إلى معالج الهدف، بحيث يصبح محتوى معالج المصدر خاليا من المحتويات (صفرا) **✗** لا بل تقوم بنسخ محتويات معالج المصدر الى الهدف وليس نقلها.
- ٣- ان كفاءة أداء الحاسوب تعتمد بنحو رئيس على سرعة المعالج الذي بدوره يتأثر بعوامل متفرقة ما بين المكونات المادية والبرمجيات التي يستعملها الحاسوب. **✓**
- ٤- دورة التعليم ثابتة ولا تتغير بتغير المعالج. **✗** ليست ثابتة وانما تتغير حسب المعالج.
- ٥- مبرد بالتيار من الوسائل الناجحة لتبريد المعالج والمستعملة بكثرة لكفاءتها. **✗** هوة مبرد خفوء لكن لا يستخدم بشكل واسع بسبب تكلفته العالية.
- ٦- وحدة قياس الحرارة المتولدة من المعالج هي الكالفن. **✗** السليزية.
- ٧- تميز لغة الالة ولغة التجميع بتعاملها المباشر مع المكونات المادية للمعالج. **✓**

س ٩ - وضح بالرسم دورة التعليم مع وجود دورة المقاطعة



شكل 2-5 دورة التعليم مع دورة المقاطعة

# الفصل الثالث

## طرائق انتقال المعلومات



## تعريف الفصل الثالث

١. **الناقل (bus)** : هو عبارة عن مسار اتصال يربط جهازين او اكثر , والسمة الرئيسية للنقل هو انه وسيلة نقل مشتركة.
٢. **ناقل البيانات (data bus)** : وهو عبارة عن ممر باتجاهين , لانه يرسل المعلومات ويستقبلها , ويتألف نقل البيانات من ( 8 , 16 , 32 , 64 , 128 ) او حتى اكثر من الخطوط المنفصلة.
٣. **ناقل التحكم (control bus)** : عبارة عن مجموعة من الخطوط دورها القيام بضبط الاحداث بطريقة تزامنية والتحكم في وحدات الذاكرة ووحدات الادخال والإخراج من طرف المعالج.
٤. **ناقل العناوين (address bus)** : وهو ناقل يستخدم للدلالة على مصدر البيانات او جهتها التي على ناقل البيانات.
٥. **البت (bit)** : هو شحنة كهربائية يقوم المعالج بنقلها و تخزينها والتعامل معها بحسب المطلوب.
٦. **ناقل النظام (system bus)** : هو الناقل الذي يربط الأجزاء الرئيسية للحاسوب (المعالج , والذاكرة , ووحدات الادخال والاخراج) الذي يتكون عادة من خمسين الى مئات من الخطوط المنفصلة.
٧. **ذاكرة القراءة فقط (ROM)** : وهي ذاكرة قابلة للقراءة فقط , تستعمل لتخزين البرنامج الذي سيتبعه المعالج , والبرمجة تكون خارجية من طرف المستعمل. 
٨. **ذاكرة الوصول العشوائي (RAM)** : وهي ذاكرة قابلة للقراءة والكتابة , وتستعمل من طرف المعالج لتخزين بيانات مؤقتة غير دائمة.
٩. **وحدة ادخال (input unit)** : تستعمل من طرف المعالج الدقيق للحصول على بيانات من الأجهزة الخارجية الموصلة مع هذه الوحدة. 
١٠. **وحدة اخراج (output unit)** : تستعمل من طرف المعالج الدقيق لأرسال البيانات الى الأجهزة الخارجية الموصلة مع هذه الوحدة.
١١. **التخزين المؤقت** : وهي عبارة عن حلقة وصل بين دائرتين ينتج عن اتصالهما بعض المشاكل.
١٢. **الماسك** : وهو احد أنواع العوازل ويكون عبارة عن قلاب (flip flop) من النوع D يستعمل في التطبيقات التي لها خاصية مسك المعلومة على خرجها رغم فقدانها على الدخل. 
١٣. **البوابات ثلاثية المنطق** : وهي احدى أنواع العوازل المستخدمة في الحماية من القصر الكهربائي الذي يحدث بسبب تحميل اكثر من جهاز على خطوط النواقل نفسها. 
١٤. **الطريقة التتابعية** : وهي احدى طرق انتقال المعلومات في المعالجات وفيها يتم ارسال البيانات من الأجهزة الخارجية واليها على خط لا يرسل الا بت واحد في نبضة الزمن نفسها ولكي يتم نقل ٨ بت فهناك حاجة الى ٨ نبضات زمن مما يجعلها طريقة بطيئة.
١٥. **الطريقة المتوازية** : وهي احدى طرق انتقال المعلومات في المعالجات الدقيقة ويتم في هذه الطريقة ارسال المعلومات من الحاسوب على اكثر من خط واحد ويكون عدد خطوطها مساوي لعدد خطوط ناقل البيانات.
١٦. **الطريقة التوافقية** : وهي من اسهل طرق انتقال البيانات بين الأجزاء الداخلية للحاسوب والمعالج حيث تعتمد على نبضة الزمن فقط. 
١٧. **الطريقة غير التوافقية** : وهي طريقة تعتمد على خط الاستعداد فقط ويجب في هذه الطريقة انتظار قيمة خط الاستعداد تصبح ١ حتى يتم انتقال المعلومات
١٨. **الطريقة شبه التوافقية** : وهي طريقة تعتمد على نبضة الزمن وخط الاستعداد ويجب ان يكون هنالك وقت انتظار لحين ان تصبح قيمة خط الاستعداد ١ بين نبضة ونبه أخرى حتى يتم انتقال المعلومات.
١٩. **طريقة الاستجواب او طريقة الأجهزة المحيطة او طريقة تصافح الايدي** : وهي طريقة يقوم فيها المعالج بطرق أبواب جميع الأجهزة المحيطة ويتفسر منها هل هنالك خدمة يحتاجها ذلك الجهاز لكي يقوم المعالج بادائها.
٢٠. **طريقة المقاطعة** : وهي طريقة تكون عادة على شكل إشارة يقوم الجهاز المقاطع بارسالها الى احد اطراف المعالج وحين يقوم المعالج باكتشاف هذه الإشارة يقوم على الفور بتنفيذ خدمة المقاطعة الى الجهاز المقاطع.
٢١. **٧٤٣٧٤** : وهو عبارة عن عازل ذو ثمانية بتات وتتكون هذه الشريحة من ٨ قلابات من النوع (D flip-flop) وتستعمل هذا الشريحة في المعالج ٨٠٨٥ لغرض فصل ناقل العناوين.



## تعاليل الفصل الثالث

- ١- **علل - المعالج كقطعة الكترونية غير قادر على القيام باي وظيفة منفردا.**
١. **ذاكرة القراءة فقط (ROM):** وهي ذاكرة قابلة للقراءة فقط , تستعمل لتخزين البرنامج الذي سيتبعه المعالج , والبرمجة تكون خارجية من طرف المستعمل.
٢. **وحدة ادخال (input unit):** تستعمل من طرف المعالج الدقيق للحصول على بيانات من الأجهزة الخارجية الموصلة مع هذه الوحدة.
٣. **وحدة اخراج (output unit):** تستعمل من طرف المعالج الدقيق لأرسال البيانات الى الأجهزة الخارجية الموصلة مع هذه الوحدة.
٤. **وحدة الحساب والمنطق (ALU)** وحدة السيطرة المنطقية (CU) : وهما وحدتان داخليتان يمثلان معا المعالج الدقيق وفيها يتم تطبيق كل تعليمات البرنامج.
٥. **ذاكرة الوصول العشوائي (RAM):** وهي ذاكرة قابلة للقراءة والكتابة , وتستعمل من طرف المعالج لتخزين بيانات مؤقتة غير دائمة.
- ٢- **علل - تقوم نظم الحاسوب بتوفير أنواع مختلفة من النواقل.**  
**وذلك لتجنب حدوث احدى المشكلتين**  
**احدهما: يجب التأكد من انه في أي لحظة لا يتم نقل أي معلومة الا لجهاز واحد.**  
**الأخرى: يجب التأكد من انه عند اتصال المعالج باي واحد من الأجهزة الطرفية لن تشوش الأجهزة الأخرى او تتداخل في عملية الاتصال.**
- ٣- **أجهزة ادخال البيانات الى المعالج التي تتطلب وجود بوابه ثلاثية المنطق بعد الماسك لتخون بمنزلة عازل بين ناقل البيانات وخرج الماسك.**  
ج- لان الماسك وحدة لايمكن توصيله على ناقل البيانات مباشرة لان خرجها اما ٠ او ١ اي ثنائي المنطق ولذلك يوضع بعد الماسك بوابة ثلاثية المنطق بحيث يوصل خرج الماسك على ناقل البيانات عندما يكون خط تنشيط البوابة ثلاثية المنطق فعالا.
- ٤- **الماسك وحدة لا يمكن توصيله على ناقل البيانات.**  
ج- لان خرج الماسك اما ٠ او ١ اي ثنائي المنطق ولذلك يوضع بعد الماسك بوابة ثلاثية المنطق بحيث يوصل خرج الماسك على ناقل البيانات عندما يكون خط تنشيط البوابة ثلاثية المنطق فعالا.
- ٥- **الطريقة المتوازية اسرع من الطريقة التتابعية في ارسال المعلومات ؟**  
ج- لان المتوازية ترسل البيانات ع اكثر من خط واحد وعدد الخطوط = عدد خطوط ناقل البيانات للحاسوب على العكس من التتابعية فانها ترسل على خط واحد ولايرسل على هذا الخط الا Bit واحد في وحدة الزمن نفسها (Clock)
- ٦- **يجب على المبرمج ان يضع امرا معيننا في بداية برنامج خدمة المقاطعة.**  
ج- لكي يمنع المعالج من خدمة أي مقاطعة الى ان ينتهي من الخدمة الحالة التي دخل فيها.
- ٧- **يخزن عنوان الامر الذي عليق الدور في التنفيذ في محددس في خدمه المقاط**  
ج- حتى يمكن العودة اليه عند الانتهاء من خدمة المقاطعة كما ويتم تخزين أي سجل يخشى من تغيير محتوياته في اثناء خدمة المقاطعة.
- ٨- **لماذا يتم استعمال الشريحة ٧٤٣٧٤ في المعالج ٨٠٨٥.**  
ج- لغرض فصل ناقل العناوين.

## وظائف الفصل الثالث

- ١- **ناقل البيانات.**  
ج- يقوم بحمل البيانات من المعالج واليه.
- ٢- **ناقل العناوين.**  
ج- تستخدم خطوط ناقل العناوين لدلالة على مصدر البيانات او جهتها التي على ناقل البيانات. على سبيل المثال اذا كان المعالج يرغب بقراءة بيانات عبارة عن كلمة (8, 16 OR 32 BIT) من الذاكرة فسيضع عنوان الكلمة المطلوب نقلها على خطوط ناقل العناوين.



ج- القيام بضبط الاحداث بطريقة تزامنية والتحكم في وحدات الذاكرة ووحدات الادخال والايخراج من طرف المعالج.

٤- لعاذا يتم استعمال الشريحة ٧٤٣٧٤ في المعالج ٨٠٨٥.

ج- لغرض فصل ناقل العناوين.

٥- وظيفة البوابات ثلاثية المنطق.

ج- يتم استخدامها كعازل للحماية من القصر الكهربائي.

٦- وظيفة الذاكرة العشوائية RAM

ج- تستعمل من طرف المعالج لتخزين بيانات مؤقتة غير دائمة

٧- وظيفة ذاكرة القراءة فقط ROM

ج- تستعمل لتخزين البرنامج الذي سيتبعه المعالج

٨- وظيفة وحدة الادخال

ج- تستعمل من طرف المعالج الدقيق للحصول على بيانات من الأجهزة الخارجية الموصلة مع هذه الوحدة.

٩- وظيفة وحدة الإخراج

ج- تستعمل من طرف المعالج الدقيق لارسال البيانات مالىالأجهزة الخارجية الموصلة مع هذه الوحدة.

## بعض فراغات الفصل الثالث

١- ان من اهم النشاطات الأساسية في نظام أي معالج دقيق هو حركة انتقال المعلومات بين المعالج و الأجزاء الداخلية في

الحاسوب. مثل الذاكرة والسجلات ووحدة الحساب والمنطق.

٢- ان من اهم النشاطات الأساسية في نظام أي معالج دقيق هو حركة انتقال المعلومات بين المعالج و الأجزاء الداخلية في

الحاسوب. مثل (لوحة المفاتيح او الشاشة او الطابعة)

٣- مبدأ عمل المعالج يقوم على التعامل مع البيانات على شكل كلمة (word).

٤- البايت (bits) هي عبارة عن واحدات و اصفار.

٥- كل بت يعد شحنة كهربائية.

٦- ذاكرة القراءة فقط هي ذاكرة قابلة للقراءة فقط . تستعمل لتخزين البرنامج الدائم.

٧- ذاكرة الوصول العشوائي وهي ذاكرة قابلة للقراءة والكتابة، وتستعمل من قبل المعالج لتخزين برامج مؤقتة غير دائمة.

٨- وحدة الادخال تستعمل من طرف المعالج الدقيق وللحصول على بيانات من الأجهزة الخارجية الموصلة مع هذه الوحدة.

٩- وحدة الإخراج تستعمل من طرف المعالج الدقيق لارسال بيانات الى الأجهزة الخارجية الموصلة مع هذه الوحدة.

١٠- وحدة الحساب والمنطق و وحدة السيطرة المنطقية وهما وحدتان داخليتان يمثلان المعالج الدقيق.

١١- وترتبط هذه الأجزاء فوق مع بعض عن طريق النواقل.

١٢- يتكون الناقل الواحد عادة من مجموعة من الخطوط المتوازية. التي تقوم بنقل قيمة الجهد على كل سلك (0V) او (5V).

١٣- تحتوي نظم الحاسوب على عدد مختلف من النواقل بعضها يكون احادي الاتجاه وبعضها الاخر يكون ثنائي الاتجاه.

١٤- النواقل هي وسيلة نقل مشتركة.

١٥- يسمى الناقل الذي يربط الأجزاء الرئيسية للحاسوب (المعالج، الذاكرة، وحدات الادخال والايخراج) بناقل النظام.

١٦- تصنف الخطوط على أي ناقل على ثلاثة مجموعات وفقا لنوع وظيفتها مثل ( ناقل البيانات و ناقل العناوين و ناقل التحكم).

١٧- الماسك عبارة عن قلب Flip-Flop وغالبا ما يكون من النوع D

١٨- الطريقة شبه التوافقية هي احدى طرائق نقل المعلومات بين المعالج والاجزاء الداخلية للحاسبة تعتمد على نبضة التوقيت CK

١٩- تسمى طريقة الاستجواب بـ(طريقة الأجهزة المحيطة) و (طريقة تصافح الايدي)

٢٠- الطريقة المتوازية هي احدى طرق انتقال المعلومات في المعالجات وفيها يتم ارسال البيانات من الحاسوب على اكثر من خط واحد

٢١- الطريقة التوافقية هي اسهل وايسر الطرائق في نقل البيانات بين الاجزاء الداخلية للحاسوب والمعالج وتعتمد على نبضة التزامن CK

٢٢- في الطريقة المتوازية عدد الخطوط = عدد خطوط ناقل البيانات للحاسوب الذي يتعامل معه.

٢٣- يتم استعمال البوابات ثلاثية المنطق في الحماية من القصر الكهربائي(الشورت سيركت).

٢٤- النقل بالطريقة التزامنية يستعمل عادة في التطبيقات التي تحتاج الى سرعة عالية جدا في نقل البيانات.

٢٥- الطريقة غير التوافقية (غير المتزامنة) تعتمد على خط الاستعداد RL ولا تعتمد على نبضة التزامن CK

## جميع أسئلة الفصل الثالث

س - ١ ما هي خصائص كل من ذاكرة RAM و ROM

ذاكرة ROM	ذاكرة RAM
١- هي ذاكرة قراءة وكتابة. ٢- تستعمل من طرف المعالج لتخزين بيانات مؤقتة غير دائمة.	١- هي ذاكرة قابلة للقراءة فقط. ٢- تستعمل لتخزين البرنامج الذي سيتبعه المعالج. ٣- البرمجة تكون خارجية من طرف المستعمل.

س ٢ - مما يتكون الناقل.

ج- يتكون الناقل عادة من مجموعة من الخطوط المتوازية التي تقوم بنقل قيمة الجهد على كل سلك (0V) او (5V) او حالة القيمة المنطقية ٠ او ١.

وزاري

س ٣ - ما هي أنواع النواقل في نظم الحواسيب؟ اذكرها وأشرحها باختصار. وزاري ٢٠١٦

- ١- **ناقل البيانات** :- يقوم بحمل البيانات من المعالج واليه.
  - ❖ كلما كان عدد خطوط ناقل البيانات أكثر كلما كان أفضل وزيادة الا ان زيادة المسارات تؤدي الى زيادة كلفة المعالج وبالتالي الحاسوب.
  - ❖ عبارة عن ممر باتجاهين لانه يرسل المعلومات ويستقبلها ويتألف ناقل البيانات من 8,32,64,128 او حتى أكثر من الخطوط المنفصلة، عدد الخطوط يسمى بعرض ناقل البيانات وهو عامل رئيس في تحديد الأداء العالم للنظام فتقاس سرعة المعالج بعرض ناقل البيانات.
  - ❖ يرمز لخطوط او اسلاك ناقل البيانات بـ (D0,D1,D2,D3,D4,D5,D6,D7) اذا كان المعالج يستعمل ثمانية خطوط.
- ٢- **ناقل العناوين** :- تستخدم للدلالة على مصدر البيانات او جهتها التي على ناقل البيانات.
  - ❖ على سبيل المثال اذا كان المعالج يرغب بقراءة بيانات عبارة عن كلمة (8,16 OR 32 BIT) من الذاكرة فسيضع عنوان الكلمة المطلوب نقلها على خطوط ناقل العناوين.
  - ❖ أي مكان يريد المعالج ان يتعامل معه لابد ان يقوم المعالج بتحديد عنوان لهذا المكان، والذي يتم وضعه بصورة شفيرة مكونة من الوحدات والاصفار بواسطة المعالج على **ناقل العناوين**.
  - ❖ يحدد ممر العناوين الجهاز الذي يتعامل مع المعالج وبالتالي تسمح زيادة عدد خطوط العنونة بزيادة عدد الأجهزة الخارجية أي (يحدد عدد خطوط العناوين للمعالج عدد المواقع التي يمكنها الاتصال به)
  - ❖ عدد المواقع =  $2^x$  اذا ان X هي عدد خطوط العناوين.
  - ❖ معالج حاسوب IBM AT يمتلك ٢٤ خط عنونه و ١٦ خط للبيانات فسعة الذاكرة هي ( $2^{24} = 16MB$ )
  - ❖ يرمز لخطوط ناقل العناوين او اسلاكه بـ (A1,A2,A3.....A15) اذا كان المعالج يستعمل ١٦ خطا علما ان ناقل العناوين هو ممر ذو اتجاه واحد من المعالج الى الوحدات الأخرى.
- ٣- **ناقل التحكم** :- عبارة عن مجموعة من الخطوط دورها القيام بضبط الاحداث بطريقة تزامنية والتحكم في وحدات الذاكرة ووحدات الادخال والإخراج من طرف المعالج. **وزاري**

وزاري

س / ما هي خطوط التحكم الرئيسية في ناقل التحكم ؟ وضحها.

- ١- **خط قراءة الذاكرة MEMR** : يقوم المعالج بتنشيطه في حالة القراءة من الذاكرة سواء كانت RAM او ROM
- ٢- **خط كتابة في الذاكرة MEMW** : يقوم المعالج بتنشيطه في حالة الكتابة في الذاكرة RAM
- ٣- **خط قراءة ادخال IOR** : يكون فعال عندما يكون المعالج في حالة استقبال معلومات من بوابة الادخال
- ٤- **خط كتابة في بوابة اخراج IOW** : يكون فعال عندما يكون المعالج في حالة ارسال معلومات من بوابة الإخراج

س ٤ - حدد النواقل أحادية الاتجاه والنواقل ثنائية الاتجاه في الحالتين :

- ١- ناقل العناوين احادي الاتجاه يقوم بنقل الإشارات من المعالج الى الأجهزة الطرفية.
- ٢- ناقل العناوين ثنائي الاتجاه يقوم بنقل الإشارة الخارجة من المعالج الى الأجهزة الطرفية في ازمه معينة او العكس صحيح.

س 0 - ما هي المشاكل لربط المعالج مع أكثر من جواز؟ وكيف يتم التغلب عليها.

- 1- **احدهما** : يجب التأكد من انه في أي لحظة لا يتم نقل أي معلومة الا لجهاز واحد.
- 2- **الأخرى** : يجب التأكد من انه عند اتصال المعالج باي واحدة من الأجهزة الطرفية لن تشوش الأجهزة الأخرى او تتداخل في عملية الاتصال.
- **ولحل المشكلتين** : تقوم نظم الحاسوب بتوفير أنواع مختلفة من النواقل لتجنب المشكلات.

س 1 - وضح أهمية ناقل التحكم. 

- ❖ لو كان معالج ما يريد ارسال الرقم 34H الى البايث الذي عنونه E100H
  - ❖ لكي يقوم المعالج بالمهمة سيضع العنوان E100H على ناقل العناوين وبذلك تصبح الذاكرة التي تحتوي هذا البايث نشطة (فعالة) وعلى استعداد للتعامل مع المعالج.
  - ❖ يقوم المعالج بوضع البيانات 34H على ناقل البيانات فيتلقها البايث المعني ويسجل فيه.
- المشكلة** التي ستظهر هي ان المعالج عندما قام بتنشيط شريحة الذاكرة التي تحتوي على هذا البايث لم يخبر الشريحة عما اذا كان سيرسل اليها معلومات ام سيستقبل مهنا أي هل سيكتب فيها ام سيقرا مهنا؟
- هنا تظهر أهمية خط ناقل التحكم :- الذي يخرج من المعالج ليخبر الجهاز الذي سيتعامل معه المعالج ان الرقم (34H) هو حالة ارسال أي يجب ان تكون إشارة ناقل التحكم هي (MEMW) أي كتابة الى الذاكرة.

س / ما هو التخزين المؤقت عرفه واعطي مثال على ما يقوم به.

- التخزين المؤقت** : وسيط يكون حلقة وصل بين شيتين (دائرتين مثلا) ينتج من اتصالهما المباشر بعض المشكلات اذ يحدث في الدوائر الالكترونية عند تحميل احدهما على الاخرى فلو كانت دائرة المصدر غير قادرة على ادارة دائرة الحمل او تحميلها بسبب ان دائرة الحمل تحتاج الى الكثير من التيار الذي لاتستطيع دائرة المصدر توفيره فالذي سيحدث ان جهد خرج دائرة المصدر يضمحل او يتلاشى وتكون غير قادرة على ادارة الحمل.
- مثال - في المعالج تكون جميع خطوطه الخارجة منه توصل على الكثير من الدوائر او الشرائح الالكترونية (كالذاكرة RAM و ROM) على التوازي وهذه الشرائح تمثل احمالا و على المعالج الوفاء بحاجاته من التيار فعندما يكون خط العنوان الخارج من المعالج يحمل قيمه واحد high فالشرائح **ستسحب** تيارا من المعالج لايده من توفيره. وعندما يكون خط العنوان الخارج من المعالج يحمل قيمة **صفر Low** فالشرائح **ستصرف** تيارا ولايده من ان يكون المعالج قادرا على صرفها. اي يجب على شريحة المعالج ان توفر تيارا للشرائح الخارجية في حالة High وكذلك صرف التيار في حالة LOW وبعد حساب مجموع التيارات المطلوب توفيرها او صرفها من المعالج سيتم اتخاذ قرار بالحاجة الى العازل ام لا.

س / ما الأسباب الموجبة لاستعمال العوازل ما بين الدوائر الالكترونية.

1. اذا كانت الاحمال من التيار ليست اقل مما يستطيع المعالج توفيره وبكمية كافية كعامل امان
2. اذا كانت المسافة طويلة بين الحمل والمعالج بحيث تظهر الحاجة لاستعمال اسلاك طويلة
3. المعالجات التي تعتمد فكرة المزج الزمني (اذ ان خطوطها تحمل اشارة العناوين لمدة معينه من الزمن ثم بعدها تحمل اشارة بيانات اذ لايد من اجراء عملية عزل لاشارة البيانات ولاشارة العناوين)

س / ماهي أنواع التخزين المؤقت اذكرها مع الشرح لكل نوع منها.

- يرتبط المعالج بالاجهزة الخارجية بمجموعه من النواقل وتكون الاشارة الخارجة من الاجهزة اما صفرا واما واحد فلذلك فان الخط  $D_0$  من ناقل البيانات ربما يكون عليه صفرا خرج من RAM وفي الوقت نفسه يكون عليه واحد خرج من ROM وجهد الواحد 2.4V والجهد الصفرة 0.4V ووجود هذين الجهدين على الخط نفسه وفي الوقت نفسه يعني قصرا كهربائيا (شورت سيركت) مما يؤدي الى تخریب لمرحلة الخرج في احد الجهازين ولحل هذه المشكلة يجب استعمال احد انواع التخزين المؤقت :

### أنواع التخزين المؤقت

الماسك 2-

البوابات ثلاثية المنطق 1-

## ١ - البوابات ثلاثية المنطق.

ج- وتتميز بأن لها طرفا ثالثا خاصا بالتحكم في الخرج بحيث اذا كان هذا الطرف فعالا فأن البوابة ثلاثية المنطق يأخذ حالة جديدة غير معروفة في البوابات ثنائية المنطق وهي ان الخرج لا يكون صفرا ولا واحدا وانما يكون مفتوحا Circuit Open او مقاومة عالية جدا. بعد اضافة الترانزستورات T5, T6, T7 التي تعمل كمفاتيح يتم التحكم بالدائرة الالكترونية للبوابات ثلاثية المنطق عن طريق خط التنشيط Enable.

- ❖ فأذا كان عاليا H فان T7 يكون ON مما يجعل T5, T6 كل منهما OFF وبالتالي تعمل كبوابة ثنائية المنطق.
  - ❖ اما اذا كان خاملا L فان T7 يكون OFF مما يجعل T5, T6 كل منها ON وبالتالي T1, T2 تكون OFF وهكذا فان الخرج يكون غير موصول لا على الأرضي ولا على الجهد Vcc ولكن يكون كما لو كان مفتوحا Open Circuit او مقاومة عالية جدا.
- ماهي الوظيفة من البوابات ثلاثية المنطق.

ج- يتم استعمالها في الحماية من القصر الكهربائي الذي يحدث بسبب توصيل كثر من جهاز على خطوط النواقل أنفسها فأن جميع الاجهزة التي ستوصل على ناقل البيانات للمعالج يجب ان تكون مرحلة الخرج فيها عبارة عن بوابات ثلاثية المنطق وعن طريق خطوط التنشيط لكل جهاز سيجعل المعالج جميع الاجهزة في حاله خمول اي ان خرجها سيكون كما لو كان غير موصول على الناقل الى جهاز واحد وهو الجهاز الذي يتعامل معه المعالج في تلك اللحظة واما بقية الاجهزة فستكون منفصلة عن ناقل البيانات نتيجة ان الخط التنشيط الخاص بها غير فعال.

### س / ماهي أنواع البوابات ثلاثية المنطق اذكرها.

- ١- بوابات يكون خرجها مثل دخلها تماما اذا كان خط التنشيط فعالا.
- ٢- بوابات يكون خرجها عكس دخلها تماما اذا كان خط التنشيط فعالا.
- ٣- بوابات خط تنشيطها فعال عندما = ٠.
- ٤- بوابات خط تنشيطها فعال عندما = ١.

٢ - الم اس ك

### س / ماهو الماسك وماهي وظيفته ولماذا لا يمكن توصيله مباشرة على ناقل البيانات؟

**الماسك :** عبارة عن قلاب Flip-Flop وغالبا ما يكون من النوع D بحيث ان المعلومة التي على طرف الدخل D تنتقل الى الخرج Q بعد وجود نبضة على طرف التزامن CK تبقى المعلومة الموجودة على الخرج كما هي لا تتغير حتى لو تغير الدخل D طالما انه لم تعط اي نبضة تزامن أخرى.

### ■ علل - الماسك وحده لا يمكن توصيله على ناقل البيانات؟

ج- لان خرج الماسك اما ٠ او ١ اي ثنائي المنطق ولذلك يوضع بعد الماسك بوابة ثلاثية المنطق بحيث يوصل خرج الماسك على ناقل البيانات عندما يكون خط تنشيط البوابة ثلاثية المنطق فعالا.

### س / طرائق انتقال المعلومات بين الأجزاء الداخلية للحاسوب؟

ج- ان المعالج يحتاج الى التواصل مع الاجزاء الاخرى للحاسوب سواء كانت داخلية او خارجية وهذا الاتصال يتم عن طريق ثلاثة نواقل داخلية (ناقل البيانات وناقل التحكم وناقل العناوين)

### س / تتمثل الية النقل بطريقتين رئيسيتين يتم بها نقل المعلومات في المعالجات وهي:

- ١- النقل المتتابع للمعلومات.
- ٢- النقل المتوازي للمعلومات.



س / ما الفرق بين الطريقة التتابعية والطريقة المتوازية في نقل المعلومات.

الطريقة المتوازية	الطريقة التتابعية
❖ يتم ارسال البيانات من الحاسوب على اكثر من خط احد.	❖ يتم ارسال البيانات من الاجهزة الخارجية واليها على خط واحد.
❖ عدد هذه الخطوط = عدد خطوط ناقل البيانات للحاسوب الذي يتعامل معه وبالتالي سترسل على هذه الخطوط جميع البتات بنبضة زمن (Clock) واحدة.	❖ لايرسل على هذا الخط الا Bit واحدة في وحدة الزمن نفسها (Clock)
❖ ولكي يتم ارسال معلومه من 8bit فهناك حاجة لثمانية خطوط متوازية بحيث ترسل كل بت على خط منفصل من هذه الخطوط وسترسل جميع هذه البتات بنبضة زمن (Clock) واحدة	❖ لكي يتم ارسال معلومه من 8 bit فهناك حاجة لزمن مقداره ثماني نبضات تزامن لكي يتم ارسال المعلومة
❖ الطريقة المتوازية اسرع من الطريقة التتابعية في ارسال المعلومات	❖ الطريقة التتابعية ابدا من الطريقة المتوازية مس ارسال المعلومات.

س / عدد طريق نقل المعلومات بين المعالج والاجزاء الداخلية للحاسبة؟ وشرح واحدة منها. **وراري**

١- الطريقة التوافقية. ٢- الطريقة غير التوافقية. ٣- الطريقة شبه التوافقية.

### الطريقة التوافقية (المتزامنة).

ج- **الطريقة التوافقية** : هي اسهل وايسر الطرائق في نقل البيانات بين الاجزاء الداخلية للحاسوب والمعالج وتعتمد على **نبضة التزامن CK** فتكون سرعة انتقال البيانات معتمدة على سرعة النبضات.

س / كيف تحدث عملية النقل المتزامن للبيانات؟ (( او يجي بغير صيغة وهي (ماذا يحدث عند انشاء نقل متزامن في الطريقة التوافقية لنقل البيانات)) **وراري**

ج- وتعتمد على ان المستلم والمرسل للقطعتين اللتين يتم الاتصال بينهما لنقل المعلومات يجب ان يعملتا متزامنين ولانشاء نقل متزامن للبيانات بالطريقة التوافقية او التزامنية يحدث الاتي:

- ١- يقوم المرسل بارسال رموز متزامنه الى المستلم.
  - ٢- المستلم يقرأ نموذج البت المتزامن ويقارنه ببت متزامن معروف.
  - ٣- في حالة التطابق بين النماذج المرسل والمستلم يبدأ الاخير بقراءة البيانات من خط البيانات.
  - ٤- نقل البيانات يستمر الى ان يتم اكمال قراءة كتلة من البيانات المستلمة.
  - ٥- في حالة نقل كتل بيانات كبيرة فان الرموز المتزامنه ربما يتم اعادة ارسالها دوريا لضمان التزامن.
- **النقل بالطريقة التزامنية يستعمل عادة في التطبيقات التي تحتاج الى سرعة عالية جدا في نقل البيانات.**

### الطريقة غير التوافقية (غير المتزامنة).

ج- تعتمد على **خذ الاستعداد RL** ولا تعتمد على **نبضة التزامن CK** وفيها تنتظر البيانات الى ان تبج قيمة خط الاستعداد واحدا للدلالة على إمكانية البدء بنقل المعلومات او صفرا فلا يكون هنالك أي نقل للمعلومات.

س / وضح الية النقل غير المتزامن للبيانات؟

ج- وفيها يتم نقل البيانات على شكل رمز واحد كل مرة والمستلم يقوم بفحص بتات التزامن التي تكون موجودة بداية كل رمز ينفذ نهاية التزامن لخط النقل ونهايته.

- ١- يتم وضع بت التزامن في بداية الرمز المراد نقله ويسمى بت البداية bit Start اما البت الي يوضع في النهاية يسمى بت التوقف Stop bit
- ٢- بتات الرمز الذي يتم نقله توضع بين بت البداية وبت التوقف.

- ٣- بت البداية يدخل او يخرج في البداية بينما البت ذو القيمة الادنى للرمز LSB وما تبقى من بتات الرمز والبت ذو القيمة الاعلى MSB وبت التكافؤ Parity Bit وبت التوقف اجمعها تأتي بالتتابع.
- ٤- ان بداية نقل البيانات وتوقفها يعتمد على قيمة بت البداية التي تمثل قيمة خط الاستعداد فأن كانت القيمة ا يعبر عنه Space فهذا يعاي البدء بعملية النقل اما كون بت التوقف قيمته ٠ ويعبر عنه Mark فهذا يعاي التوقف عن نقل البيانات.

الطريقة شبه التوافقية (شبه المتزامنة).

ج- هي احدى طرائق نقل المعلومات بين المعالج والاجزاء الداخلية للحاسبة تعتمد على **نبضة التوقيت CK** الموجودة داخل الحاسوب و على **خط الاستعداد RL** وفيها لكي تنقل المعلومات بين نبضة ونبضة اخرى لابد من وجود وقت انتظار حتى يصبح خط الاستعداد قيمته واحدا (يعطي نبضة توقيت اخرى) وعندما يبدأ نقل البيانات.

وراري

س / عدد طرائق انتقال المعلومات بين المعالج والأجهزة الطرفية.

١- طريقة الاستجواب.

٢- طريقة المقاطعة.

### طريقة الاستجواب.

س / اشرح طريقة عمل الاستجواب في نقل المعلومات بين الحاسوب والأجهزة الطرفية. (هذا تعريف الاستجواب بنفس الوقت)

ج- تسمى بطريقة الأجهزة المحيطة وبطريقة تصفح الايدي ولايؤثر الاختلاف بالتسميات في مضمون الطريقة. تعتمد طريقة الاستجواب على ان يقوم المعالج بطرق أبواب جميع الأجهزة المحيطة بالتتابع او يستفسر منها هل هناك خدمة يحتاج اليها ذلك الجهاز لكي يقوم المعالج بتنفيذها. له فأن كانت الاجابة بنعم فالمعالج ينفذ هذه الخدمة له من دون انتظار. اما اذا كانت الاجابة بالنفي فالمعالج ينتقل للجهاز التالي له ويوجه الاستفسار السابق نفسه وهكذا الى ان يصل المعالج الى آخر جهاز وبعد اخر جهاز يعود المعالج الى اول جهاز ويكرر العملية الى ما لانهاية.

■ على ماذا تعتمد طريقة الاستجواب.

- ١- المعالج يجوز البيانات على ناقل البيانات ويرسل إشارة تدل على ذلك نحو وحدة الادخال والإخراج.
- ٢- بعد استلام وحدة الادخال والإخراج لاشارة البيانات تقوم بقراءة البيانات وترسل بدورها إشارة نحو المعالج لتخبره بذلك.

س / ماهي مميزات طريقة الاستجواب اذكرها.

١- سهولة البرمجة.

٢- لا تحتاج الى الكثير من التجهيزات (الهاردوير).

س / ماهي عيوب طريقة الاستجواب اذكرها.

- ١- ان المعالج يكون مخصصا لوظيفة خدمة هذه الاجهزة ولا يستطيع الانفكاك منها.
- ٢- لا يستطيع المبرمج الاستفادة من المعالج في اي اغراض أخرى.
- ٣- يعد اهدارا لفعالية المعالج اذا كان عدد الاجهزة التي يقوم المعالج بالمرور عليها قليلا.
- ٤- اذا كان عدد الاجهزة كبيرا تسبب التأخير على بعض الاجهزة التي تحتاج الى خدمته على مدد متقاربه.
- ٥- على الاجهزة الانتظار لحين ان يأتي دورها كما وليس من حقها ان تقاطع المعالج وتطلب الخدمه الفورية في ادالات الضرورية

### طريقة المقاطعة.

**طريقة المقاطعة** : هي احدى طرائق انتقال المعلومات بين المعالج والاجهزة الطرفية وفي هذه الطريقة لا يذهب المعالج الى الاجهزة ويترك بابها ليعرض عليها خدماته فأن ارادت اعطى وان أبت يذهب لجهاز آخر لا بل ان سيخون المعالج مشغولا بتنفيذ برنامج معين يكون لانهائي فان احتاج احد الاجهزة لخدمة من المعالج فأنه سيقاطعه ويطلب منه الخدمه فيقوم المعالج بتنفيذ هذه الخدمة للجهاز المقاطع وبعد الانتهاء من هذه يعود المعالج لتنفيذ البرنامج الاساسي من حيث انتهى قبل المقاطعة.

س / ماهي مميزات طريقة المقاطعة اذكرها.

- ١- ان الاجهزة المقاطعة تستطيع مقاطعة المعالج في اي وقت تريد وليس عليها الانتظار.
- ٢- اذا حدثت وتمت المقاطعة في الوقت نفسه اكثر من جهاز فأن المعالج يخدمها بحسب اولويات تحدد له من المستعمل مسبقا.

س / اين يتم استعمال طريقة المقاطعة؟ اعط امثلة على استخدام هذه الطريقة. وزاري

- ١- الاجهزة الخارجية كالطابعة مثلا يمكنها ان تقاطع المعالج وترسل اي معلومات او تستقبلها.
- ٢- يمكن في اي وقت مقاطعة اي برنامج يتم تنفيذه اذا كان هذا البرنامج ينفذ بطريقة غلط.
- ٣- يمكن للعمليات الصناعية التي يتم مراقبتها بواسطة المعالج ان تقاطعه في أي لحظة طوارئ تحدث للعملية الصناعية.

س / عند إعطاء إشارة مقاطعة لاي معالج ماذا سيحدث؟

- ١- الامر الحالي يتم اكمال تنفيذه بواسطة المعالج.
- ٢- عنوان الامر الذي عليه الدور في التنفيذ (محتويات عداد البرنامج) تخزن في المكدس Stack حتى يمكن العودة اليه عند الانتهاء من خدمة المقاطعة.
- ٣- كل اشارة مقاطعه لها عنوان خاص مصاحب لها. يتم وضع هذا العنوان عن طريق المعالج في عداد البرنامج اذ يقفز المعالج الى هذا العنوان ويبدأ في تنفيذ البرنامج الذي يكون هو اول امر فيه ويسمى برنامج خدمة المقاطعة وتتم كتابته عن طريق المستعمل.
- ٤- بعد الانتهاء من برنامج خدمة المقاطعة يعود المعالج الى البرنامج الاصيل ليستأنف تنفيذه من مكان المقاطعة نفسه بالا ستعانه بالعنوان الذي تم تخزينه في المكدس كما في الخطوه الثانية.

س / ما الفرق بين طريقة الاستجواب وطريقة المقاطعة؟ وزاري

ت	طريقة الاستجواب	طريقة المقاطعة
١	تحتاج الى برمجيات فضلا عن المكونات المادية حتى يتم معرفة عنوان الجهاز الذي يقوم بالمقاطعة	لا تحتاج الى البرمجيات فحسب
٢	يكون ضياع وقت الحاسبة قليلا جدا لانه عندما يكون الجهاز جاهزا يقاطع الحاسوب	تحتاج الى برنامج حتى تتم معرفة الجهاز اذا كان مشغولا ام لا وهذا يحتاج وقت
٣	يجب ان يتم حفظ قيمة السجلات فيها قبل الذهاب الى وحدة المعالجة المركزية Push-Pop في برنامج حزمة الجهاز بواسطة ايعاز	لا حاجة لذلك

س / ماهي الأمور التي تأخذ بالحسبان عند اختيار الشريحة التي ستستعمل كعازل؟ وزاري

- ١- ان يكون العازل قادر على الايفاء بالتزامات التيار المطلوبة للاعمال
- ٢- ان يكون المعالج قادر على ادارة جميع العوازل المركبة ع خطوطه
- ٣- يجب ان لا تؤثر العوازل على طبيعة الاشارة التي يتم نقلها
- ٤- يجب ان يناسب العازل طبيعة الاشارة التي ستمر من خلاله



## حل أسئلة الفصل الثالث

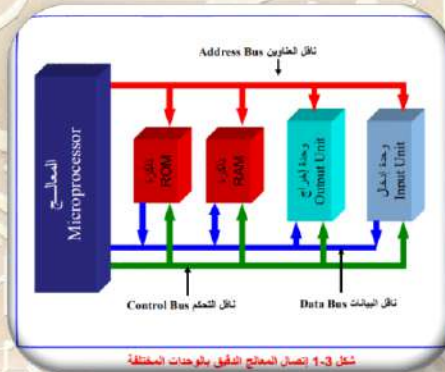
### س ١ - التعريف

- ١- **الطريقة التتابعية** : وهي احد طرق انتقال المعلومات بين مكونات المعالج الدقيق حيث يتم في هذه الطريقة نقل بت واحد من خلال خط نقل واحد خلال نبضة زمن يعني لكي يتم نقل ٨ بتات يحتاج الى ٨ نبضات زمن لنقلها.
- ٢- **الطريقة المتوازية** : وفي هذه الطريقة يتم انتقال المعلومات من الحاسوب الى اكثر من خط واحد وعدد الخطوط = عدد خطوط ناقل البيانات.
- ٣- **الطريقة التوافقية** : هي من اسهل الطرق لانتقال المعلومات بين مكونات الحاسوب والمعالج حيث يتم فيها بالاعتماد على نبضة الزمن فقط.
- ٤- **الطريقة شبه التوافقية** : وهي طريقة يتم من خلالها استخدام خط الاستعداد ونبضة الزمن ويجب وجود انتظار حيث يتم انتظار خط الاستعداد يصبح واحد بين كل نبضة ونبضة لكي يتم نقل المعلومات.
- ٥- **طريقة الاستجواب** : وهي الطريقة التي يقوم من خلالها المعالج بطرق أبواب جميع الأجهزة التي حوله ويسألها هل يوجد لديها خدمة لكي ينفذها لها.
- ٦- **طريقة المقاطعة** : وهي الطريقة التي تكون عادة على شكل إشارة يرسلها الجهاز المقاطع الى المعالج على احد اطرافه فيقوم المعالج باكتشاف الإشارة وتنفيذ خدمة المقاطعة.

### س ٢ - ما هي أنواع النواقل في نظم الحاسوب اذكرها وشرحها باختصار.

- ١- **ناقل البيانات** : هو عبارة عن ممر باتجاهين لانه يرسل المعلومات ويستقبلها وهو يقوم بحمل المعلومات من المعالج واليه.
- ٢- **ناقل العناوين** : وهو النقال المسئول عن معرفة ما هي مصدر البيانات او جهتها على ناقل البيانات.
- ٣- **ناقل التحكم** : وهو عبارة عن مجموعة من الخطوط التي تقوك بضبط الاحداث بطريقة تزامنية والتحكم بالذاكرة ووحدات الإدخال والإخراج من طرف المعالج.

### س ٣ - ارسم مخططا يوضح طريقة اتصال المعالج الدقيق بالأجهزة المختلفة عر استعمال النواقل ؟



### س ٤ - حدد النواقل أحادية الاتجاه والنواقل ثنائية الاتجاه في الحالتين (ناقل البيانات , ناقل العناوين) ؟

- ٣- ناقل العناوين احادي الاتجاه يقوم بنقل الإشارات من المعالج الى الأجهزة الطرفية.
- ٤- ناقل العناوين ثنائي الاتجاه يقوم بنقل الإشارة الخارجة من المعالج الى الأجهزة الطرفية في ازمه معينة او العكس صحيح.

### س ٥ - إذا كان ناقل العناوين في حاسوب ما مكونا من ١٦) خطا، فما الحجم الأقصى للذاكرة التي يستطيع الحاسوب الدخول اليها.

عدد المواقع =  $2^X$  اذا ان X هي عدد خطوط العناوين.

معالج حاسوب IBM AT يمتلك ٢٤ خط عنونه و ١٦ خط للبيانات فسعة الذاكرة هي ( $2^{16} = 64MB$ )



- ١- خط قراءة الذاكرة MEMR : يقوم المعالج بتنشيطه في حالة القراءة من الذاكرة سواء كانت RAM او ROM
- ٢- خط كتابة في الذاكرة MEMW : يقوم المعالج بتنشيطه في حالة الكتابة في الذاكرة RAM

س ٧ - ما هي أسباب استخدام العوازل ما بين الدوائر الالكترونية.

- ١- اذا كانت احمال التيار اخطر مما يستطيع المعالج توفيره.
- ٢- في المعالجات التي تستخدم فكرة المزج الزمني بين نواقلها.
- ٣- اذا كانت المسافة طويلة ما بين المعالج والحمل.

س ٨ - ما هي وظيفة الشريحة ٧٤٣٧٤ المضافة الى المعالج ٨٠٨٥ بالتفصيل.

ج- تستعمل لغرض فصل ناقل العناوين.

س ٩ - كيف تحدث عملة النقل المتزامن للبيانات.

- ١- يقوم المرسل بإرسال رموز متزامنة الى المستلم.
- ٢- يقوم المستلم بقراءة نموذج البت ومقارنته مع الموجود مسبقا.
- ٣- في حالة تطابق النموذج يبدأ المستلم بقراءة البيانات.
- ٤- تستمر عملة نقل البيانات حته يتم قراءة كتلة من البيانات المستلمة.
- ٥- اذا كانت كتلة البيانات المرسله كبيرة يتم ارسالها اكثر من مرة لضمان عملية التزامن.

س ١٠ - وضح الية النقل الغير متزامن للبيانات.

- ١- يتم وضع بت التزامن في بداية الرمز المراد نقله.
- ٢- بتات الرمز الذي يتم نقله يوضع بين بت البداية وبت التوقف.
- ٣- بت البداية يدخل او يخرج في البداية بينما بت التكافؤ وبت الأدنى والاعلى والتوقف تأتي جميعها بالتتابع.

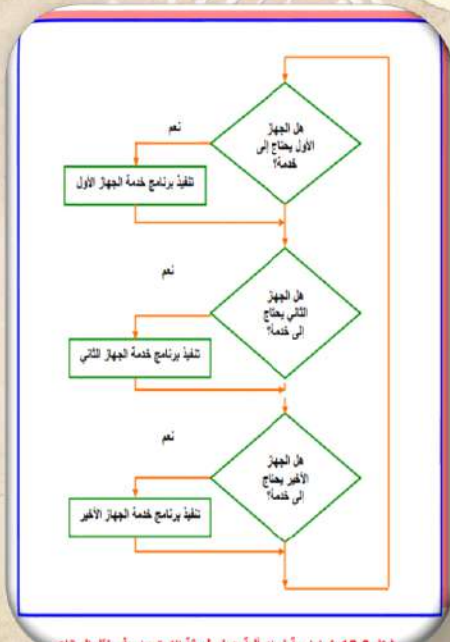
س ١١ - ارسم خوارزمية لبيان الية عمل طريقة الاستجواب في نقل البيانات.

س ١٢ - على ماذا تعتمد طريقة الاستجواب.

- ١- المعالج يجهز البيانات على ناقل البيانات ويرسل إشارة تدل على ذلك نحو وحدة الادخال والإخراج.
- ٢- بعد استلام وحدة الادخال والإخراج لاشارة البيانات تقوم بقراءة البيانات وترسل بدورها إشارة نحو المعالج لتخبره بذلك.

س ١٣ - عند إعطاء إشارة مقاطعة لاي معالج ما الذي يحدث؟ وازري

- ١- يتم اكمال تنفيذ الامر التي كان ينفذ من قبل المعالج.
- ٢- تخزين عنوان الامر التالي الجاهز للتنفيذ في المكس عن طريق المعالج.
- ٣- تحتوي كل دورة مقاطعة على عنوان خاص بها يتم نقله الى عداد البرامج عبر المعالج.
- ٤- بعد اكمال عملية المقاطعة يرجع المعالج الى البرنامج الأصلي ليستأنف تنفيذه عن طريق العنوان المخزن..



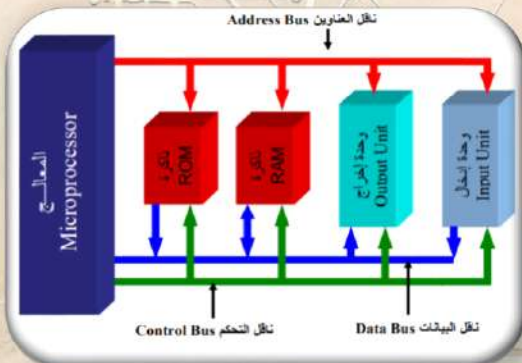
شكل 16-3 خوارزمية لبيان الية عمل طريقة الاستجواب في نقل البيانات

طريقة المقاطعة	طريقة الاستجواب
تحتاج برمجيات ومكونات مادية لمعرفة عنوان المقاطع.	تحتاج الى مكونات مادية فقط.
وقت ضياع الحاسبة قليل جدا لانه يقاطع الحاسوب عندما يكون جاهز.	تحتاج وقت طويل لانها تحتاج الى برنامج لمعرفة اذا كان الجهاز مشغول ام لا.
يتم حفظ السجلات قبل الدخول الى وحدة المعالجة المركزية.	لا تحتاج الى حفظ السجلات.

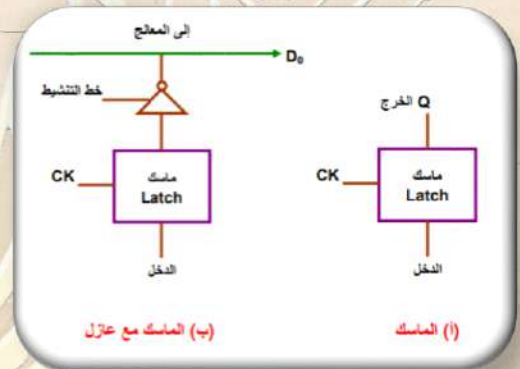
س ١٥ - اين يتم استعمال المقاطعة؟

- ١- في الاجهزة الطرفية مثل الطابعة ولوحة المفاتيح.
- ٢- مقاطعة أي برنامج الذي تم تنفيذه بشكل خطأ.
- ٣- في العمليات الصناعية التي تتم مراقبتها بواسطة المعالجات.

## جميع رسومات الفصل الثالث



اتصال المعالج الدقيق بوحدات مختلفة



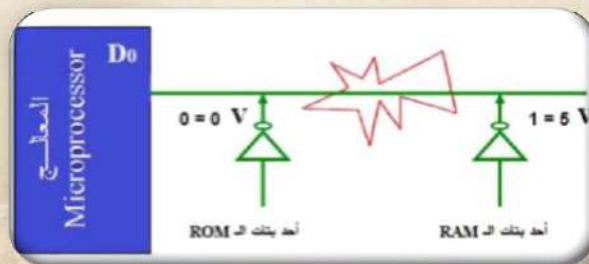
الماسك



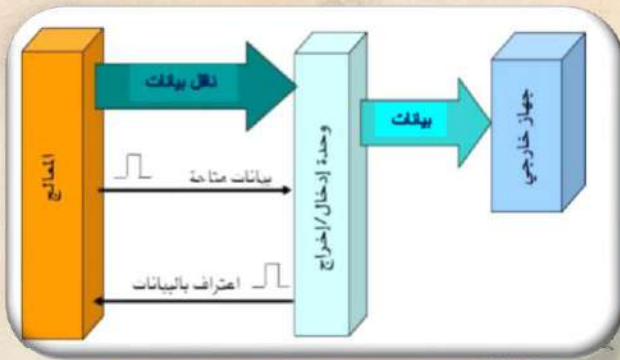
واجهة الاتصال غير المتزامن



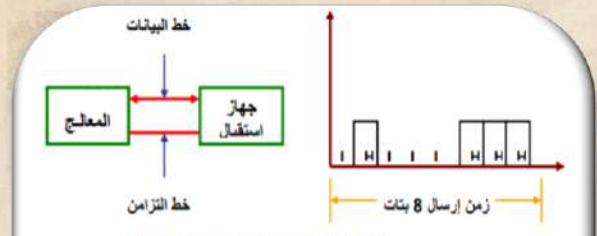
واجهة الاتصال المتزامن



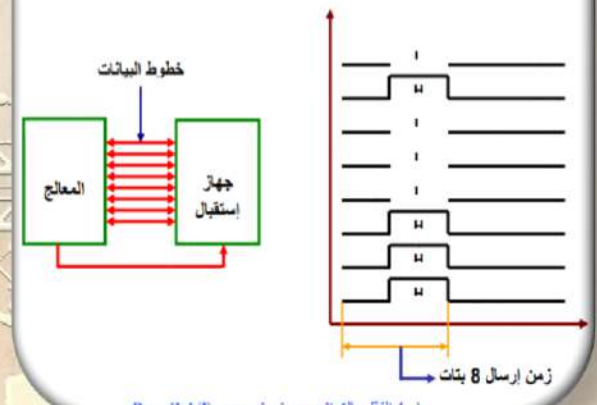
قصر كهربائي على الخط D<sub>0</sub>



اليه عمل طريقة الاستجواب في نقل البيانات

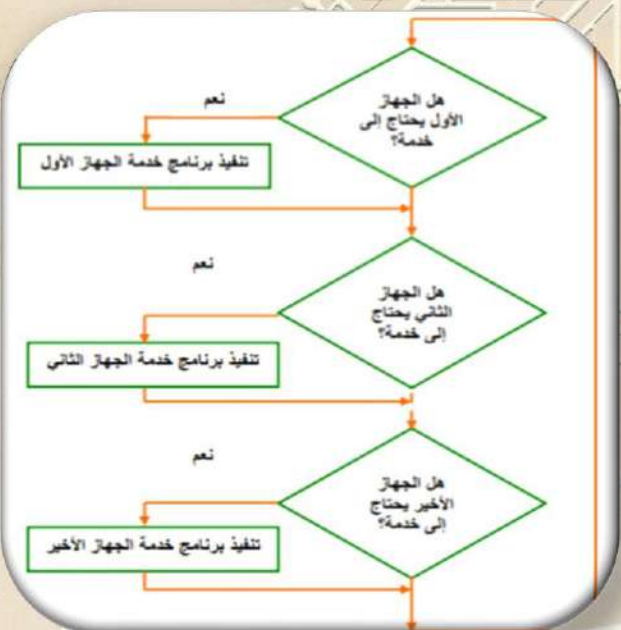


Serial Transmission النقل التسلسلي (أ)



Parallel Transmission النقل بالتوازي (ب)

نقل المعلومات بالطريقة المتوازية والتتابعية



خوارزمية لبيان اليه عمل طريقة الاستجواب في نقل البيانات



اليه عمل طريقة المقاطعة في نقل البيانات



# الفصل الرابع

## الدواء



## تعريف الفصل الرابع

- (١) **منظومة الحاسوب** : مجموعة من الأدوات المكونات المادية والمكونات البرمجية (برامج التشغيل والانظمة مثل وندوز وغيرها) التي تساعد المستعملين في انجاز مهمة معالجة البيانات وحل المسائل الرياضية.
- (٢) **الأنظمة الرقمية** : سلسلة من العمليات الدقيقة تنجزها الأنظمة على البيانات المخزونة في سجلاتها.
- (٣) **الأوامر** : عبارة عن شفرات ثنائية Binary code تطلب من المعالج الدقيق تنفيذ عملية معينة كجمع رقمين ADD وخذن معلومه STA وتحميل معلومة LDA والشكل العام للأوامر في لغة التجميع. **وزاري**
- (٤) **حقل العنوان** (العلامة) : يستعمل في حالة تفريع لهذا الأمر كأعطاء عنوانٍ لأمر محدد أو إعطاء اسم لبرنامج فرعي وللإعلان اسماء المتغيرات ويخضع لشروط تكوين الاسماء في لغة التجميع.
- (٥) **حقل تعليمة الأمر** : هو الاختصار الرمزي لاسم العملية **OpCode** ويتكون من حرفين إلى ثمانية احرف ويحتوي على شفرة الأمر المطلوب تنفيذها من قبل المعالج ويجب ان تكون من التعليمات المعروفة سيقوم بتحويلها إلى لغة الآلة كـ (MOV) وكلها معرفة في برنامج المعالج أو ايعاز (شبه تعليمية) فلا يتم تحويله للغة الآلة ولكنه يامر المجمع Assembler بالقيام بشيء محدد. **وزاري**
- (٦) **حقل المعاملات** : وهو الحقل الذي يحتوي على مسجلات ومتغيرات وثوابت التي سيتم تنفيذ الأمر الحالي عليها ويمكن ان يحتوي على قيمتين أو قيمة واحدة أو لا يحتوي على أي قيمة على الاطلاق وذلك حسب الأمر المستعمل في حالة الحقل ذات العاملين توضع فاصلة بينهما يكون المعامل الأول هو الذي سيتم تخزين النتيجة فيه ويسمى بالهدف وهو احد السجلات واما المعامل الثاني فيحتوي على المصدر ولا يتم تغيير قيمته بعد تنفيذ الأمر الحالي.
- (٧) **حقل التعليقات والملاحظات** : هي ملاحظات من قبل المبرمج وتعليقات على الأمر الحالي وتوضح وظيفة الأمر يستعمل للوصف أو التعليق ولتوثيق البرنامج وهو حقل اختياري (اذ يمكن ان نهمله) في جميع الأوامر.
- (٨) **موجهات المجمع** : وهي ايعازات إلى المجمع الذي يامر بعملية التجميع للقيام ببعض العمليات مثل تخصيص جزء محدد من الذاكرة لمتغير محدد وتوليد برنامج فرعي. **وزاري**
- (٩) **العنونة** : هو تنظيم الذاكرة وتسهيل ادارتها عن طريق تقسيمها إلى اجزاء ووضع عناوين محددة لكل جزء بحيث يسهل تحميل البرامج في الذاكرة. **وزاري**
- (١٠) **العنونة الفورية** : وفي هذه العنونة التعليمية تحتوي على المعامل كجزء منها. أي إن حقل العنوان يحتوي على المعامل نفسه، ولكن من مساوي هذه الطريقة ان قيمة المعامل ثابتة ولا بد من الرجوع إلى البرنامج في كل مرة عندما نرغب في تغيير قيمة المعامل. **وزاري**
- (١١) **العنونة المباشرة** : وهي أكثر طرائق العنونة انتشارا، ويتم فيها الحصول على العنوان الفعلي من العنوان المبين في التعليمه مباشرة، أي إن حقل العنوان يحتوي على عنوان موقع الذاكرة الذي يخزن المعامل. **وزاري**
- (١٢) **العنونة غير المباشرة** : وفي هذه العنونه العنوان الفعلي هو محتوى موقع الذاكرة المعنون بواسطة التعليمه. أي إن موقع الذاكرة المعنونة بواسطة العنوان المبين في التعليمه يحتوي على عنوان موقع الذاكرة الذي يخزن فيه المعامل، فالحصول على المعامل لا بد من الرجوع إلى الذاكرة مرتين. **وزاري**
- (١٣) **العنونة المؤشرة** : وفي هذه العنونه للحصول على العنوان الفعلي يجب جمع العنوان المبين في التعليمه مع محتوى سجل خاص يسمى بسجل التأشير **Index Register**. **وزاري**
- (١٤) **العنونة النسبية** : وفي هذه العنونه للحصول على العنوان الفعلي، يجب جمع العنوان المبين في التعليمه مع العنوان المخزون في عداد البرنامج حيث هذه الطريقة تشابه طريقة العنونة المؤشرة من حيث طريقة العمل ولكن تختلف عنها باستخدام عداد البرنامج بدلا من سجل التأشير. **وزاري**

## جميع أسئلة الفصل الرابع

س / ماهي الأوامر.

**الأوامر :** عبارة عن شفرات ثنائية Binary code تطلب من المعالج الدقيق تنفيذ عملية معينة كجمع رقمين ADD وخرن معلومه STA وتحميل معلومة LDA والشكل العام للامر في لغة التجميع.

Label : Operation Operand (s); Comment

ان جميع حقول الايعاز او التعليمة هي حقول اختيارية اي ان لها حالات متعددة تختلف باختلاف نوع التعليمة او الامر والحقول الاختيارية يمكن ان تتواجد في بعض التعليمات وتختفي في اخرى بحسب الحاجة اليها. يتم الفصل بين الحقول بواسطة مفتاح TAB او المسطرة SPACE

س / ما هو حقل العنوان اشرحه بالتفصيل.

**حقل العنوان (العلامة) :** يستعمل في حالة تفريع لهذا الامر كأعطاء عنوان لامر محدد أو إعطاء اسم لبرنامج فرعي وللإعلان أسماء المتغيرات ويخضع لشروط تكوين الأسماء في لغة التجميع.

١- يتكون الاسم من الحروف A إلى Z.

٢- يتضمن الاسم الأرقام 0 إلى 9.

٣- يتضمن الاسم الرموز الخاصة مثل @#\$.

يمكن ان يكون بطول ٣١ حرفا وغير مسموح وجود مسافات بداخل الحقل ولايستعمل الا في بداية الاسم ولايبدأ برقم ولايتم التفريق بين الحروف الكبيرة والصغيرة.

س / ماهو حقل المعاملات اشرحه بالتفصيل.

**حقل المعاملات :** وهو الحقل الذي يحتوي على مسجلات ومتغيرات وثوابت التي سيتم تنفيذ الامر الحالي عليها ويمكن ان يحتوي على قيمتين او قيمة واحدة او لا يحتوي على اي قيمة على الاطلاق وذلك حسب الامر المستعمل في حالة الحقول ذات العاملين توضع فاصلة بينهما يكون المعامل الأول هو الذي سيتم تخزين النتيجة فيه ويسمى بالهدف وهو احد السجلات واما المعامل الثاني فيحتوي على المصدر ولا يتم تغيير قيمته بعد تنفيذ الامر الحالي.

س / اشرح حقل التعليقات.

**حقل التعليقات والملاحظات :** هي ملاحظات من قبل المبرمج وتعليقات على الامر الحالي وتوضح وظيفة الامر يستعمل للوصف او التعليق ولتوثيق البرنامج وهو حقل اختياري (اذ يمكن ان نهمله) في جميع الأوامر.

س / ما هي الفروقات بين حقل التعليمة وحقل الملاحظات.

حقل الملاحظات	حقل التعليمة
هي ملاحظات من قبل المبرمج وتعليقات على الامر الحالي	يحتوي على شفرة الامر المطلوب تنفيذها من قبل المعالج
توضح وظيفة الامر يستعمل للوصف او التعليق ولتوثيق البرنامج	عندما تكون من التعليمات المعروفة سيقوم بتحويلها الى لغة الالة ك(تعليمة النقل موف او تعليمة اجمع ادد) وكلها معرفة في برنامج المعالج
هو حقل اختياري في جميع الأوامر. MOV CX,0 ; move 0 to CX	أما اذا كان ايعازا (شبه تعليمة) فلا يتم تحويله للغة الالة ولكنه يأمر المجمع Assembler بالقيام بشئ محدد يتكون من حرفين الى ٨ احرف

## س / هنالك نوعان رئيسيان من التعليمات في لغة التجميع :

1- الأوامر او التعليمات (instructions): اذ يقوم ال-Assembler بتحويلها الى لغة الالة. لاحظ عزيزي الطالب في المثال الاتي :

**Start: MOV C, 5 ;initialize counter**

▼ ▼ ▼ ▼ ▼

حقل الملاحظات	(وضع رقم 5 في C) الأمر عنوان الامر
	(يوضح أن 5 هي القيمة الابتدائية للعداد)

2- وهي أيعازات إلى المجمع (Assembler) الذي يأمر بتنفيذ عملية التجميع للقيام ببعض العمليات الممددة، مثل تخصيص جزء معد من الذاكرة لمتغير مودد وتوليد برنامج فرعي، **ومثال على تلك اليعازات:**

**Main Proc** وهذا اليعاز يقوم بتعريف برنامج فرعي (إجراء باسم Main)

## س / تصنف الأوامر (التعليمات) في لغة التجميع على أساس النوع.

ج- تصنف التعليمات بنحو رئيس الى أربعة أصناف وظيفية واسعة الاستخدام لعدة مجاميع من الأوامر تشمل :

1- **عمليات معالجة البيانات والعمليات التي تجرى في الذاكرة.**

ج- تشمل اوامر نسخ البيانات او نقلها، اوامر التحميل والخرن تحمل هذه الاوامر القيم ونقل البيانات فوراً بين الذاكرة ومسجلات عامة الاغراض مثل اوامر Pop, Push, Mov و اوامر سلسلة نصية String وهي خاصة للتعامل مع سلسلة نصية من احماد مختلفة مثل Movs, Lods, Stos و اوامر الادخال والايخراج مثل IN, OUT.

2- **عمليات المنطقية وحسابية.**

ج- وتشمل الاوامر المنطقية، الحسابية، الازاحة، الدوران فالوامر الحسابية تقوم بالعمليات الحسابية للقيم في المسجلات (Add, Sub, Mul, Div, Dec, Cmp) والوامر المنطقية تقوم بالعمليات المنطقية (Not, Xor, OR, And) و اوامر الازاحة والدوران مثل (Ret, Call, Imp).

3- **عمليات ضبط الانسياب.**

ج- مثل اوامر التحكم او التنقل في البرنامج مثل اوامر القفز والتفرع التي تغير برنامج ضبط الانسياب، من الأمثلة على هذه الاوامر (Ret, Call, Imp).

4- **عمليات تحكم المعالج.**

ج- وتشمل اوامر التحكم بالمعالج اوامر خاصة بالمقاطعة أو التوقف مثل (Halt, Interrupt)

س / يتم تصنيف الأوامر تبعاً لصيغة الامر حيث انت كل امر له قسمان :

احدهما يشير لنوع العملية المطلوب تنفيذها في المعالج (شفرة العملية Op code)

والآخر يشير الى البيانات المطلوب اجراء العمليات عليها (المعامل Operand)

ويتخذ المعالج اشكالا متعددة.

1- قيمة فورية مباشرة او ثابتة.

2- موقع محدد في الذاكرة (٣٠٠).

3- احد مسجلات المعالج A,B,D

4- منافذ الادخال والايخراج I/O ports

تابع قناة التليگرام



س / كل امر له حجم خاص به وهو يصف الى اربع مجاميع وهي :

١	أوامر بحجم بت واحد.	يحوي العملية والمعامل في نفس البت.	مثل الأوامر التي ليس لها معامل. <b>PUT, GET, BRK,HLT</b>
٢	أوامر بحجم ٢ بت.	اول بت تحدد العملية والثانية تحدد المعامل.	مثل الأوامر لها معامل واحد. <b>JUMP, LDA, DIV, MUL, INS, NOT</b>
٣	أوامر بحجم ٣ بت.	اول بت تحدد العملية والبتين التاليان يحددان عنوان المعامل بحجم ١٦ بت.	مثل الأوامر التي لها معاملين. <b>OR, AND, SUB, ADD, MOV, CMP</b>
٤	أوامر بحجم ٤ بت.	اول بت يحدد العملية و٣ بت الأخرى تحدد عنوان المعامل بحجم ٢٤ بت.	مثل الأوامر التي لها ثلاثة معاملات. <b>ADD, SHLD</b>

وزارة

س / ماهي العنونه اشرحها مع ذكر انواع العنونه والشرح لكل نوع.

**العنونة :** هو تنظيم الذاكرة وتسهيل ادارتها عن طريق تقسيمها الى اجزاء ووضع عناوين محددة لكل جزء بحيث يسهل تحميل البرامج في الذاكرة.

- ١- **العنونة الفورية :** وفي هذه العنونه التعليمية تحتوي على المعامل كجزء منها. أي إن حقل العنوان يحتوي على المعامل نفسه، ولكن من **مساوي هذه الطريقة** ان قيمة المعامل ثابتة ولا بد من الرجوع الى البرنامج في كل مرة عندما نرغب في تغيير قيمة المعامل.
- ٢- **العنونة المباشرة :** وهي أكثر طرائق العنونة انتشارا، ويتم فيها الحصول على العنوان الفعلي من العنوان المبين في التعليمية مباشرة، أي إن حقل العنوان يحتوي على عنوان موقع الذاكرة الذي يخزن المعامل.
  - **من مساوي العنونة المباشرة.**
  - ج- ان عدد مواقع الذاكرة محدود، فإذا كان حقل العناوين يتكون من مواقع ثنائية عددها N فإنه يمكن عنونة N موقعا فقط، ويمكن حل هذه المشكلة بعدة طرائق منها:
    - ١- زيادة حجم حقل العناوين وبالتالي حجم التعليمية، الا ان هذا يتطلب زيادة حجم موقع الذاكرة.
    - ٢- تخصيص أكثر من موقع ذاكرة لتخزين التعليمية، وتستخدم هذه الطريقة في الحواسيب المايكروية.
- ٣- **العنونة غير المباشرة :** وفي هذه العنونه العنوان الفعلي هو محتوى موقع الذاكرة المعنون بواسطة التعليمية. أي إن موقع الذاكرة المعنونة بواسطة العنوان المبين في التعليمية يحتوي على عنوان موقع الذاكرة الذي يخزن فيه المعامل، فالحصول على المعامل لا بد من الرجوع الى الذاكرة مرتين.
  - **أي ان من مساوي هذه العنونة.**
  - ج- للحصول على المعامل لا بد من الرجوع الى الذاكرة مرتين.
- ٤- **العنونة المؤشرة :** وفي هذه العنونه للحصول على العنوان الفعلي يجب جمع العنوان المبين في التعليمية مع محتوى سجل خاص يسمى بسجل التآشير Index Register.
  - **من مساوي هذه العنونة.**
  - ج- ضرورة إجراء عملية الجمع للحصول على العنوان الفعلي وهذا يتطلب دائرة خاصة بالجمع.
  - **من مزايا هذه الطريقة.**
  - ج- بالمقارنة مع العنونة غير المباشرة، هي الرجوع الى الذاكرة مرة واحدة بدلا من مرتين.
- ٥- **العنونة النسبية :** وفي هذه العنونه للحصول على العنوان الفعلي، يجب جمع العنوان المبين في التعليمية مع العنوان المخزون في عداد البرنامج حيث هذه الطريقة تشابه طريقة العنونة المؤشرة من حيث طريقة العمل ولكن تختلف عنها باستخدام عداد البرنامج بدلا من سجل التآشير.

**ملاحظة مهمة جدا / يجب حفظ الشرح الخاص بكل طريقة عنونة لانها تأتي على شكل مقارنة**



## حل أسئلة الفصل الرابع

س ١ - ما هي اهم الفروقات بين حقل التعليمه وحقل الملاحظات؟

حقل التعليمه	حقل الملاحظات
يحتوي على شفرة الامر المطلوب تنفيذها من قبل المعالج	هي ملاحظات من قبل المبرمج وتعليقات على الامر الحالي
عندما تكون التعليمات المعروفة سيقوم بتحويلها الى لغة الالة مثل تعليمه النقل وكلها معرفة في برنامج المعالج	توضح وظيفة الامر يستعمل للوصف او التعليق ولتوثيق البرنامج
أما اذا كان ايعازا (شبه تعليمه) فلا يتم تحويله للغة الالة ولكنه يأمر المجمع بالقيام بشئ محدد	هو حقل اختياري في جميع الأوامر.
يتكون من حرفين الى ٨ احرف	MOV CX,0 ; move 0 to CX

س ٢ - اشرح باختصار عمليات معالجة البيانات والعمليات التي تجرى على الذاكرة؟

ج- تشمل أوامر نسخ البيانات واوامر التحميل والذخن.

س ٣ - ما هي ام الفروقات بين العنونة المباشرة والعنونة الفورية؟

العنونة المباشرة.	العنونة الفورية.
وهي أكثر طرائق العنونه انتشارا، ويتم فيها الحصول على العنوان الفعلي من العنوان المبين في التعليمه المباشرة،	وفيهما التعليمه تحتوي على المعامل كجزء
حقل العنوان يحتوي على عنوان موقع الذاكرة الذي يخزن المعامل	حقل العنوان يحتوي على المعامل نفسه
من مساوي هذه الطريقة، ان عدد مواقع الذاكرة المعنونه محدود، فإذا كان حقل العناوين يتكون من مواقع ثنائية عددها فإنه يمكن عنونة موقعا فقط.	من مساوي هذه الطريقة، ان قيمة المعامل ثابتة ولا بد من الرجوع الى البرنامج في كل مرة عندما نرغب تغيير قيمة المعامل.

س ٤ - اشرح العنونة المؤشرة مع الرسم؟

ج- وفي هذه العنونه للحصول على العنوان الفعلي يجب جمع

العنوان المبين في التعليمه مع محتوى سجل خاص

يسمى بسجل التأشير Index Register

س ٥ - اشرح العنونة النسبية مع الرسم؟

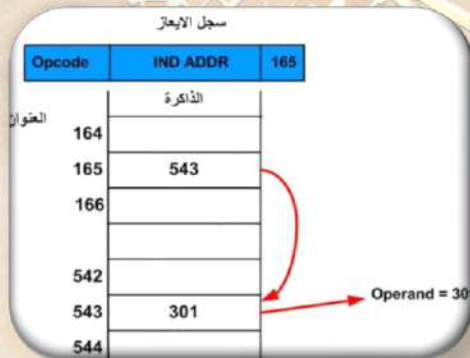
ج- وهي تشبه العنونة المؤشرة من حيث العمل لكنها تستخدم

عداد البرامج بدلا من سجل التأشير للحصول على العنوان الفعلي.

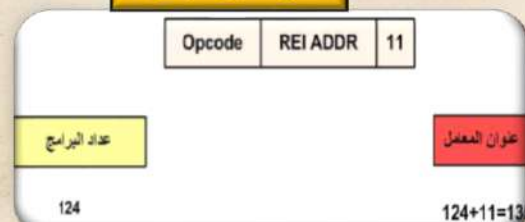
س ٦ - اشرح العنونة غير المباشرة مع الرسم؟

ج- وفيها يكون العنوان الفعلي هو محتوى موقع الذاكرة المعنون

بواسطة التعليمه وللحصول على التعليمه يجب الرجوع للذاكرة مرتين.



العنونة غير المباشرة

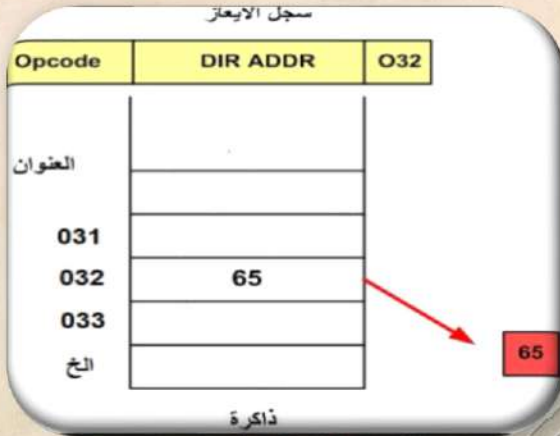


اليه الحصول على العنوان الفعلي في العنونة النسبية

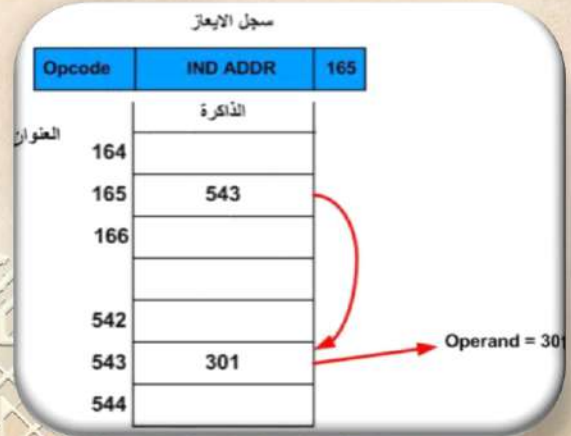


اليه الحصول على العنوان الفعلي في العنونة المؤشرة

## جميع رسومات الفصل الرابع



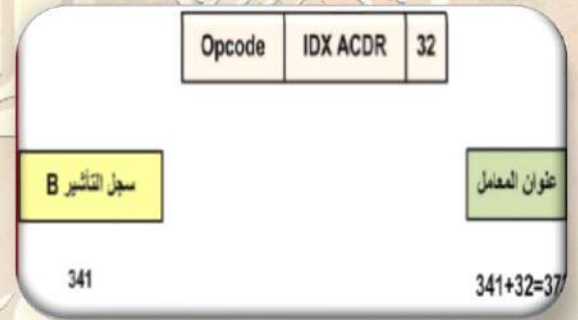
اليه عمل العنونة المباشرة



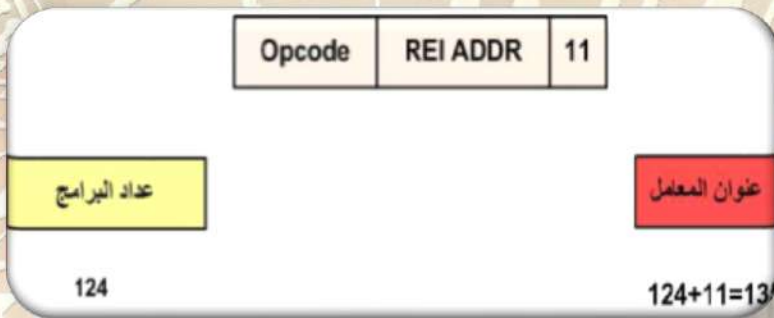
عمل العنونة غير المباشرة



معمارية نظام الحاسوب



اليه الحصول على العنوان الفعلي في العنونة المؤشرة

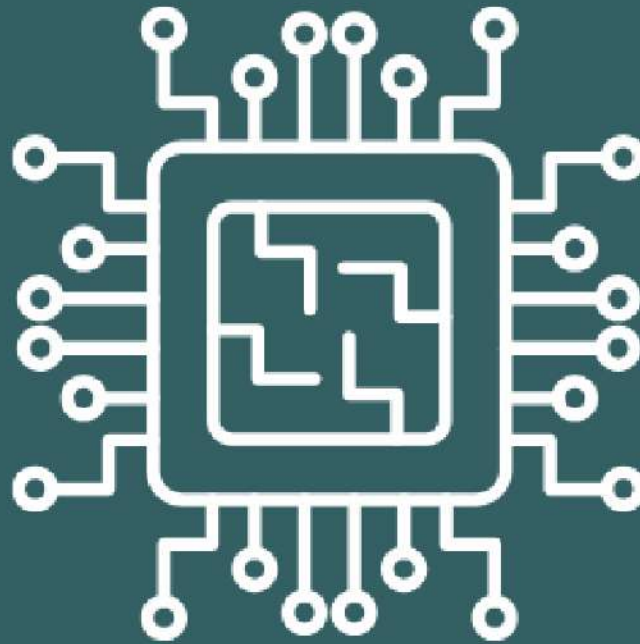
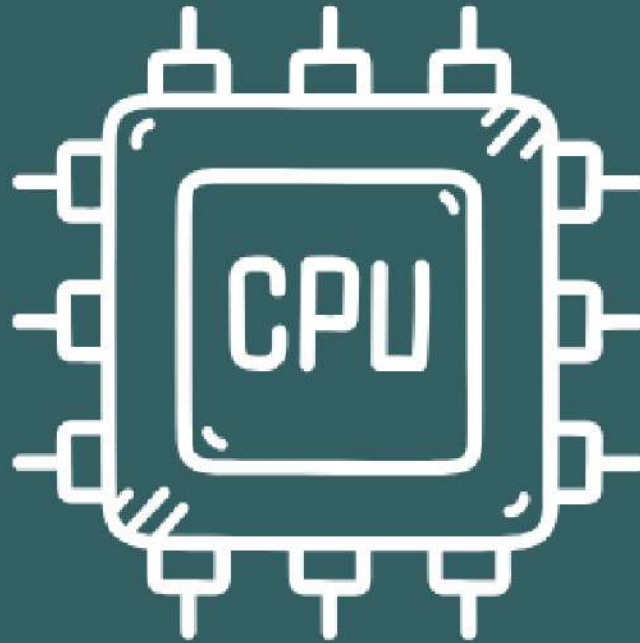


اليه الحصول على العنوان الفعلي في العنونة النسبية



# الفصل الخامس

المعالجان 8085 و 8080



## تعريف الفصل الخامس

- ١- المعالج (٨٠٨٠) : وهو ثاني معالج مصغر ٨ بتات كان امتدادا ونسخة مدعمة للتصميم السابق ٨٠٠٨ وقد تم تصنيع المعالج ٨٠٨٠ باستعمال ترانزستور من النوع NMOS ذو الحمل المعزز غير المشعب والذي يتطلب ١٢ فولت إضافيا ومزود ٥- فولت. **وزاري**
- ٢- المعالج (٨٠٨٥) : جاء المعالج ٨٠٨٥ لتعزيز وحدة المعالج الدقيق ٨٠٨٠، حيث يستعمل ٨٠٨٥ ايعازات معالج ٨٠٨٠ نفسها، ويعمل على امدادات طاقة بمقدار ٥+ فولت.

## جميع اسئلة الفصل الخامس

**وزاري**

س / يمكن تلخيص المواصفات الفنية للمعالج الدقيق ٨٠٨٠ بالنقاط الآتية :

- ١- عبارة عن معالج ذو ٨ بتات
- ٢- اقصى تردد اشتغال يتراوح بين ٢ MHz الى ٤ MHz
- ٣- ذاكرة داخلية سعة ٦٤ KB
- ٤- عبارة عن دائرة متكاملة ذات ٤٠ طرفا على شكل صفيين
- ٥- فيه ناقل عنوان ذو ١٦ بتا وناقل بيانات ذو ٨ بتات
- ٦- يمتلك المعالج ٧ سجلات ذات ٨ بتات وهي (A, B, C, D, E, H & L)
- ٧- السجل A هو المركم ذو ٨ بتات اما بقية السجلات فيمكن ان تستعمل كثلاثة سجلات على شكل ازواج ذات ١٦ بتا (BC, DE, HL)
- ٨- وفيه أيضا سجل عنوان للذاكرة ذو ١٦ بتا وعداد برنامج ذو ١٦ بتا

**وزاري**

ولكل معالج له معمارية خاصة اذ تتكون معمارية المعالج الدقيق ٨٠٨٠ من :

- سجل المصفوفة ومنطق العنوان
- وحدة الحساب والمنطق
- سجل الامر وقسم السيطرة
- ناقل بيانات عازل ثنائي الاتجاه، ثلاثي الحالة.

س / مجموعة من الأسئلة مهمة جدا - ممكن تجي فراغات

- يحتوي المعالج ٨٠٨٠ على ستة مخارج للتزامن والتحكم هي : (INTE , HLDA , WR , WAIT , DBIN , SYNC)
- يحتوي المعالج ٨٠٨٠ على ٤ مداخل للتحكم هي : (RESET, INT, HOLD, READY)
- يحتوي على أربعة اطراف للتغذية الكهربائية (GND, +١٢, +٥, -٥)
- يوجد مدخلان لنبضات الساعة (Φ2, Φ1)

س / الإشارات الموجودة في المعالج الدقيق ٨٠٨٠ ووصفها

خطوط العنوان من	خطوط العنوان من
خطوط العنوان من A0 الى A15	يتم تعيين خطوط العنوان الستة عشر من A0 الى A15. خطوط عنوان ثلاثية الحالة، ام ان تكون ذات حالة منطقية عالية واما منخفضة واما حالة المقاومة العالية، تستعمل حالة المقاومة العالية للسماح للأجهزة الأخرى الموصلة على المعالج ٨٠٨٠ للسيطرة على العنوان DMA (الوصول المباشر الى الذاكرة) عند اجراء العمليات المنطقية والحسابية.
خطوط البيانات من D0 الى D7	يتم تعيين خطوط البيانات الثنائية من D0 الى D7 بيانات الخطوط هي خطوط ثنائية الاتجاه تستعمل لادخال البيانات واخراجها وتستعمل أيضا لظهور الناتج في اثناء الدورة الأولى من أي عملية يتم اجراؤها، خطوط البيانات تكون ثلاثية الحالة.
خط SYNC	إشارة SYNC تكون عالية في غضون الفترة الأولى من كل نبضة ثنائية لكل دورة، الإخراج SYNC تسمح بتزامن الحالة المنطقية مع البيانات الموجودة على خطوط البيانات.
خط DBIN	يشير خط DBIN الى ان المعالج ٨٠٨٠ هو على استعداد لقراءة البيانات عبر خطوط البيانات، اما من الذاكرة من جهاز I/O ، ويمكن استعمال DBIN لتمكين ادخال البيانات.

خط WR	يكون خط WR منخفضا عندما تكون البيانات الداخلة مستقرة، مشيرًا إلى أن ٨٠٨٠ على استعداد لكتابة البيانات إلى الذاكرة أو جهاز I/O ويمكن استعمال WR لتمكين الكتابة.
خط READY	عند وضع خط READY في الحالة المنخفضة فإنه يؤدي إلى وضع ٨٠٨٠ في حالة الانتظار، ويقوم بإضافة نبضات بحسب الحاجة إلى تمديد دورة الزمن على النحو المطلوب في إجراء العمليات المنطقية الخارجية.
خط WAIT	تكون حالة خط WAIT مرتفعة في غضون طلب الانتظار التي تسببها حالة خط READY
خط INT	يكون خط INT في مستوى عالٍ، ليسمح بالمقاطعة الخارجية لـ ٨٠٨٠
خط INTE	يصبح خط INTE عاليًا إلى أن يتم إنهاء المقاطعات بواسطة ٨٠٨٠، ويصبح INTE منخفض عند انتهاء المقاطعة.
خط RESET	عند وضع مدخل RESET في مستوى منخفض لمدة لا تقل عن زمن ثلاث نبضات يؤدي إلى إعادة تعيين عداد البرنامج وتصفير جميع المسجلات.
خط HOLD	عند وضع خط HOLD في حالة مستوى عالٍ، يتسبب في توقف ٨٠٨٠ عن إجراء العمليات، في حالة استعمال HOLD فإنه يتسبب في وضع ناقل العناوين وناقل البيانات في حالة المقاومة العالية. إن تحديد حالة الناقل ضرورية في حالة استعمال DMA.
خط HLDA	يصبح خط HLDA عاليًا عند انتهاء HOLD، فيقوم بتحويل ناقل النظام إلى حالة المقاومة العالية.

#### س / الأطراف الخارجية للمعالج الدقيق ٨٠٨٥

يمتاز المعالج ٨٠٨٥ عن المعالج ٨٠٨٠ بخاصية المزج الزمني إذ إن كل من ناقل العناوين وناقل البيانات يستعملان نفس الخطوط AD0-AD7 بحيث إن الإشارة الموجودة على هذه الخطوط تكون إشارة عناوين في بداية كل دورة أمر ثم تكون بعد ذلك إشارة بيانات. ويتم التعرف على نوع الإشارة على الخطوط الثمانية AD0-AD7 عن طريق الطرف (ALE) والذي يسمى **بمنشط ماسك العنوان** على الطرف ٣٠ فعندما تكون قيمة هذا الخط فان الإشارة على الخطوط تمثل عناوين، وعندما تكون قيمة الخط فانها تمثل بيانات.

#### س / وظيفة اطراف المعالج ٨٠٨٥

- X1,X2 (مدخل): يستعملان لتوصيل مود نبضات توقيت خارجية، وذلك لتحديد تردد نبضات الساعة الداخلية أو توصيل للبلورة.
- Reset Out (مخرج): تبين انه حدث تصفير للمعالج.
- SOD (مخرج): يدل على ان البيانات في حالة اخراج بصورة متسلسلة عبر جهاز خارجي.
- SID (مدخل): يدل على ان البيانات في حالة دخول متسلسل من جهاز خارجي.
- TRAP (مدخل): بداية المقاطعة ولا يمكن منعها.
- RST 5.5 , RST 6.5 , RST 7.5 (مدخل): إعادة للبدء بالمقاطعة.
- INTR (مدخل): طلب مقاطعة ويستعمل عمومية ويمكن السماح او عدم السماح بالمقاطعة.
- INTA (مخرج): الموافقة على المقاطعة وذلك لإدخال تعليمات إعادة بدء أو تعليمات استدعاء.
- AD0 – AD7 (مداخل وخارج): خطوات نقل ثنائية الاستعمال، إذ تستعمل لنقل العناوين و البيانات.
- A8 -- A15 (مخارج): خطوط العناوين التي تحمل الإشارات الثماني ذات القيمة العليا، إذ تكون الإشارات الثمانية الأخرى على الخطوط AD7 – AD0.
- S0,S1 (مخرج): تمثل هذه المخارج إشارات تحكم تقوم بإخطار الوحدات الأخرى بنوع العمل الذي يقوم به المعالج الدقيق بحسب الجدول التالي:



الحالة	S0	S1
HALT	0	0
WRITE	1	0
READ	0	1
FETCH	1	1



- ALE (مخرج): وهي إشارة ذات ثلاث حالات لبيان إشارة العنوان موجود على خطوط العناوين و البيانات ليتم خزنها.

- **WR** (مخرج) : إشارة كتابة تبين أن البيانات موجودة على خطوط البيانات، وسيتم كتابتها في مكان من الذاكرة أو جهاز الإدخال أو الإخراج.
- **RD** (مخرج) : إشارة قراءة تبين أن محتويات الذاكرة أو جهاز الإدخال أو الإخراج سيتم قراءتها، وإن خطوط البيانات جاهزة لنقل البيانات.
- **IO/M** (مخرج) : يبين ما إذا كانت عملية القراءة أو الكتابة إلى الذاكرة أو إلى جهاز الإدخال أو الإخراج.
- **READY** (مدخل) : جاهزة وهي إشارة تدخل على المعالج الدقيق لاختباره بأن الوحدات الأخرى جاهزة لاستقبال أو إرسال البيانات.
- **RESET IN** (مدخل) : وهي إشارة تقوم بإعادة ضبط المعالج (تصغير)، ويجعل عداد البرامج يساوي صفراً.
- **CLK(OUT)** (مخرج) : وهي مخرج نبضات التوقيت (التزامن) لإشارات التحكم.
- **HLDA** (مخرج) : الموافقة على طلب الإمساك.
- **HOLD** (مدخل) : وهي إشارة تقوم باختبار المعالج الدقيق بأن جهازاً آخر يريد استعمال خطوط العناوين والبيانات.
- **Vcc** : مصدر كهربائي ذو جهد +5V.
- **Vcc** : طرف ارضي.

## حل أسئلة الفصل الخامس

س / ١ اذكر مقدار الجهود (الفولتيات) التي يعمل بها المعالج الدقيق ٨٠٨٠ والسرعة التي يعمل بها.

ج- يعمل على +12V إضافياً ومزود بـ 5V - - - ويعمل بسرعة (?????????????)

س / ٢ اذكر خمسة من الخواص الفنية للمعالج اذكر خمسة من الخواص الفنية للمعالج ٨٠٨٠ ؟

- ١- عبارة عن معالج ذو ٨ بتات
- ٢- أقصى تردد اشتغال يتراوح بين ٢ MHz الى ٤ MHz
- ٣- ذاكرة داخلية سعة 1٤ KB
- ٤- عبارة عن دائرة متكاملة ذات ٤٠ طرفاً على شكل صفيين
- ٥- فيه ناقل عنوان ذو ١٦ بتاً وناقل بيانات ذو ٨ بتات

س / ٣ ما مكونات معمارية المعالج ٨٠٨٠ ؟

- سجل المصفوفة ومنطق العنوان
- وحدة الحساب والمنطق
- سجل الامر وقسم السيطرة
- ناقل بيانات عازل ثنائي الاتجاه، ثلاثي الحالة.

س / ٤ اذكر مدخلات ناقل التحكم ومخرجاته؟

- يحتوي المعالج ٨٠٨٠ على ستة مخارج للتزامن والتحكم هي : (INTE HLDA , WR , WAIT , DBIN , SYNC)
- يحتوي المعالج ٨٠٨٠ على ٤ مداخل للتحكم هي : (RESET,INT,HOLD,READY)
- يحتوي على أربعة اطراف للتغذية الكهربائية (0,-, +٥, +١٢, GND)
- يوجد مدخلان لنبضات الساعة (Φ1 , Φ2)

س / ٥ ماهي وظائف الأطراف التالية في المعالج ٨٠٨٠ ؟ (INT,INTE,RESET,READY,DBIN)

**DBIN** : يشير خط DBIN الى ان المعالج ٨٠٨٠ هو على استعداد لقراءة البيانات عبر خطوط البيانات، اما من الذاكرة من جهاز I/O , ويمكن استعمال DBIN لتمكين ادخال البيانات.

**READY** : عند وضع خط READY في الحالة المنخفضة فانه يؤدي الى وضع ٨٠٨٠ في حالة الانتظار، ويقوم بإضافة نبضات بحسب الحاجة إلى تمديد دورة الزمن على النحو المطلوب في إجراء العمليات المنطقية الخارجية.


**RESET** : عند وضع مدخل RESET في مستوى منخفض لمدة لا تقل عن زمن ثلاث نبضات يؤدي الى إعادة تعيين عداد البرنامج وتصفير جميع المسجلات.

**INTE** : يصبح خط INTE عاليا الى ان يتم انهاء المقاطعات بواسطة ٨٠٨٠, ويصبح INTE منخفض عند انتهاء المقاطعة.

**INT** : يكون خط INT في مستوى عال, ليسمح بالمقاطعة الخارجية لـ ٨٠٨٠.

س ٦ / ما الفرق بين طرف الإمساك HOLD طرف الإنتظار WAIT.

WAIT	HOLD
تكون حالة خط WAIT مرتفعة في غضون طلب الانتظار التي تسببها حالة خط READY	عند وضع خط HOLD في حالة مستوى عال, يتسبب في توقف ٨٠٨٠ عن اجراء العمليات, في حالة استعمال HOLD فانه يتسبب في وضع ناقل العناوين وناقل البيانات في حالة المقاومة العالية. ان تحديد حالة النواقل ضرورية في حالة استعمال DMA.

س ٧ / ما المقصود بخاصية المزج الزمني في المعالج ٨٠٨٥ ؟ 

يمتاز المعالج ٨٠٨٥ عن المعالج ٨٠٨٠ بخاصية المزج الزمني اذ ان كل من ناقل العناوين وناقل البيانات يستعملان نفس الخطوط AD0-AD7 بحيث ان الإشارة الموجودة على هذه الخطوط تكون إشارة عناوين في بداية كل دورة أمر ثم تكون بعد ذلك إشارة بيانات. ويتم التعرف على نوع الإشارة على الخطوط الثمانية AD0-AD7 عن طريق الطرف (ALE) والذي يسمى **بمنشط ماسك العنوان** على الطرف ٣٠ فعندما تكون قيمة هذا الخط فان الإشارة على الخطوط تمثل عناوين, وعندما تكون قيمة الخط فانها تمثل بيانات.

س ٨ / ما هي وظيفة الأطراف التالية في المعالج الدقيق ٨٠٨٥ ؟ (SID, INTA, X1, X2, ALE)

- ١ **X1, X2** (مدخل): يستعملان لتوصيل مود نبضات توقيت خارجية, وذلك لتحديد تردد نبضات الساعة الداخلية او توصيل للبلورة.
- ٢ **INTA** (مخرج): الموافقة على المقاطعة وذلك لإدخال تعليمات اعادة بدء أو تعليمات استدعاء.
- ٣ **ALE** (مخرج): وهي إشارة ذات ثلاث حالات لبيان إشارة العنوان موجود على خطوط العناوين والبيانات ليتم خزنها.
- ٤ **SID** (مدخل): يدل على ان البيانات في حالة دخول متسلسل من جهاز خارجي.

س ٩ / ماهي اطراف المقاطعة في المعالج ٨٠٨٥ ؟ عددها مع الشرح.

س ١٠ / وضح بصورة جدول الإشارات الخاصة بالطرفين S0, S1 في المعالج 8085 ؟ 

S1	S0	الحالة
0	0	HALT
0	1	WRITE
1	0	READ
1	1	FETCH



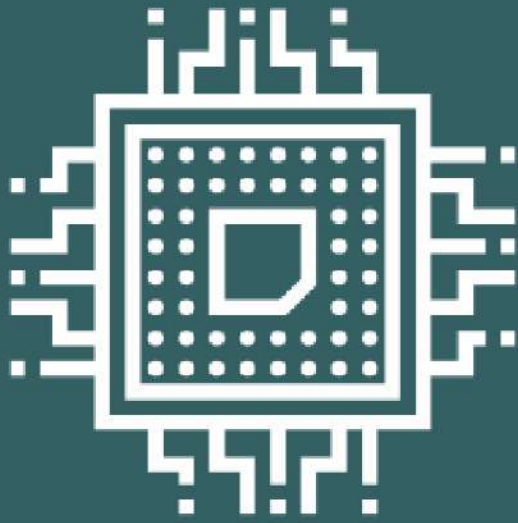
تابع قناة التليجرام



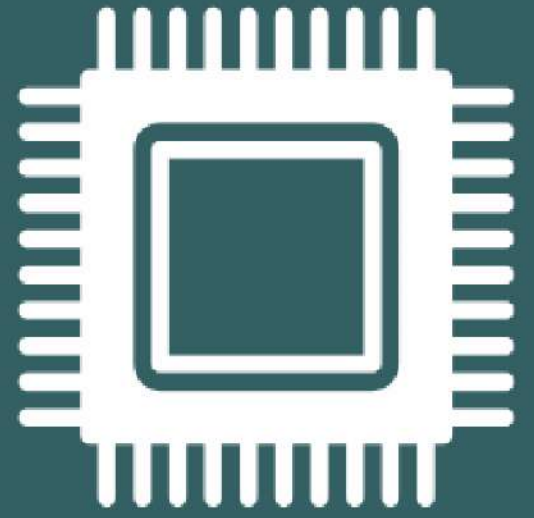
تابع قناة اليوتيوب

# الفصل السادس

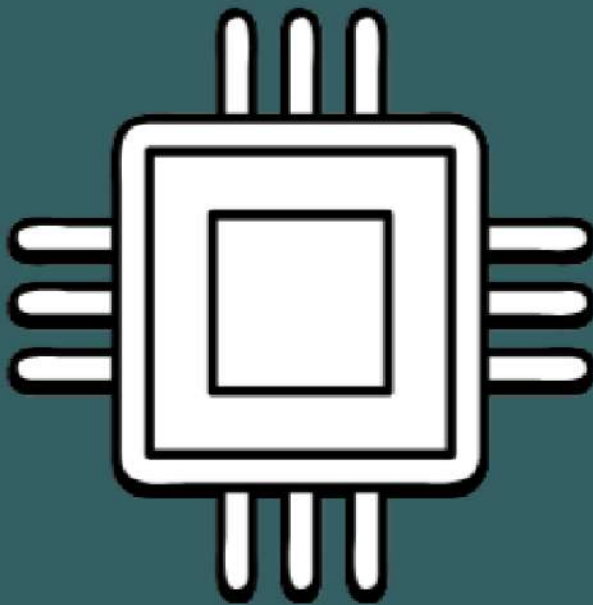
## أجيال المعالجات الدقيقة



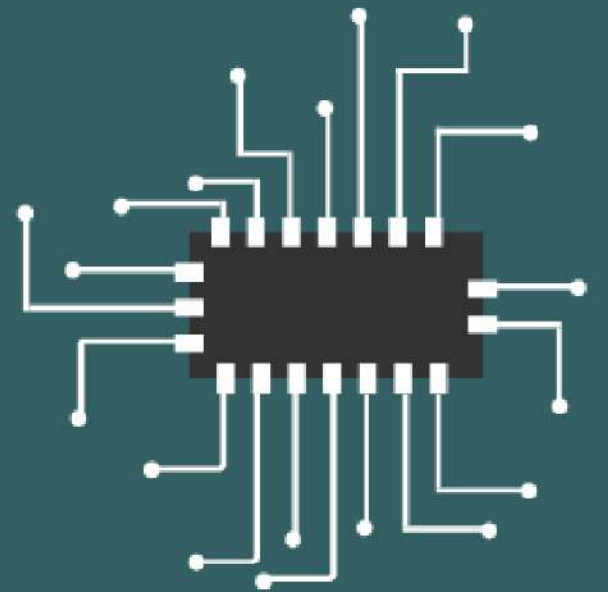
بنتيوم 2



بنتيوم 1



بنتيوم 4



بنتيوم 3



## تعريف الفصل السادس

- 1- **تقنية تعدد المعالجات** : ويقصد بها استخدام أكثر من معالج دقيق ضمن منظومة الحاسوب الواحد ونظام تشغيلي قادرا على دعم أكثر من معالج دقيق وتوزيع المهام بيسر وانتظام فيما بينهم، وتشارك المعالجات في هذه الأنظمة في **الذاكرة الرئيسية** و **وحدات الإدخال والإخراج** بالنسبة لمنظومة الحاسوب.
- 2- **تقنية تعدد الانوية** : ويقصد بها هو استخدام أكثر من معالج دقيق (نواة) ضمن شريحة معالج واحدة. **وزاري**
- 3- **تقنية الذاكرة المخبأة** : هي ذاكرة صغيرة الحجم وسريعة جدا توجد داخل المعالج الدقيق أو خارجه بين المعالج الدقيق والذاكرة الرئيسية والهدف الرئيسي من استخدامها هو **خزن البيانات الأكثر طلبا من المعالج**. **وزاري**
- 4- **تقنية تعدد البرامج** : ويقصد بها هي معالجة متوازية لبيانات ومعطيات عدة برامج تحصل في المعالج الدقيق نفسه خلال فترة زمنية واحدة. **وزاري**
- 5- **المشاركة الزمنية** : يقصد بها إشراك أكثر من جهاز في استخدام بيانات الحاسوب وبرمجياته بشكل متزامن عن طريق تقسيم وقت المعالج الدقيق بين الاجهزة. **وزاري**

## جميع أسئلة الفصل السادس

### س / اشرح المعالج بنتيوم I

هذه المعالجات تعتمد على طريقة القوائم المنخفضة RISC لزيادة سرعة تنفيذ الأوامر فيه الى 300 MIPS للمعالج الذي يعمل بنبضات ساعة مقدارها 200MHz بدلا من 54 MIPS للمعالجات التي سبقتها والتي تعمل بنبضات ساعة مقدارها 66MHz. ولا بد من الإشارة الى ان المدى العنواني للإدخال والإخراج للمعالج بنتيوم 64 kB للبوابات ذات 8 بتات، او 32 kB للبوابات ذات 16 بت او 16 kB للبوابات ذات 32 بت، اذ يمكن للمعالج التعامل مع كل هذه الأنواع مع بعضها.

### س / اهم المواصفات الفنية لهذا النوع من المعالجات (بنتيوم II) **وزاري**

- 1- اثنان من الأنسيابيات Pipelines، إحداهما: لتنفيذ الأوامر التي تتعامل مع البيانات الحقيقية.
- 2- خاصية توقع أوامر التفرغ مثل القفز والنداءات على البرامج الفرعية، التي يكون لها دخل كبير في إسرار التعامل مع الذاكرة المخبأة.
- 3- ذاكرة مخبأة خاصة بالتعامل مع البيانات، وأخرى خاصة بالتعامل مع الأوامر.
- 4- مسار البيانات الخارجي يكون 64 bit.
- 5- حالة تشغيل جديدة وهي حالة توفير القدرة Power Saving Mode.

### س / اشرح المعالج بنتيوم II

ج- انتج هذا المعالج في عام 1997 ، واتي بعدد من التغيرات عن المعالج السابق (بنتيوم I) وهي :

- 1- زادت الذاكرة المخبأة مستوى أول L1 الى 32 kB، واستخدمت ذاكرة الكاش مستوى ثاني L2 بسعة 512 kB.
- 2- سرعة الساعة الداخلية له وصلت الى 450 MHz مع ناقل بسرعة 100MHz.
- 3- تم وضع المعالج والمستوى الثاني من الكاش ومبرد الحرارة معا على لوحة واحدة موصلة بفتحة SLOT (شق) على اللوحة الام.
- 4- ان المعالج بنتيوم الثاني يعمل على 2.8V.

ج- انتج هذا المعالج في عام 1999 بواسطة شركة انتل باسم Coppermine, ومن التكنولوجيا الجديدة في هذا المعالج هي :

- 1- بناؤه على عمليات دقيقة جدا بنحو 0.18 مايكرون أي نحو 500/1 من سمك شعرة راس الانسان.
- 2- تصل سرعته الى 1 GHz واكثر، وصمم بسرعات 500 GHz و 700 GHz و 733 GHz و 850 GHz و 866 GHz.
- 3- تم زيادة عدد الحواجز الخزنوية Buffers بين المعالج وناقل النظام الخاص به مما يؤدي الى زيادة تدفق البيانات.
- 4- في العام 2000 انتجت أنواع حديثة من هذا المعالج التي بلغت سرعتها 1.13 GHz واكثر.

## س / اشرح تقنية تعدد المعالجات.

- 0- ويقصد بها استخدام اكثر من معالج دقيق ضمن منظومة الحاسوب الواحد ونظام تشغيلي قادرا على دعم اكثر من معالج دقيق وتوزيع المهام بيسر وانتظام فيما بينهم، وتشارك المعالجات في هذه الأنظمة في **الذاكرة الرئيسية و وحدات الإدخال والإخراج بالنسبة لمنظومة الحاسوب.**
- 1- وفي هذه التقنية يتم استخدام **نمط المعالجة المتوازية** لعدد عمليات بمساعدة **النظام التشغيلي** بالنسبة للمعالجات الدقيقة.

## س / اشرح المعالج بنتيوم III

ج- ظهر هذا المعالج في نهاية عام 2000 ويتصف هذا المعالج باعتماده على بنائية وهيكلية جديدة، فهو بداية لجل جديد من المعالجات الذي يتميز بعدة مميزات منها :

- 1- المستوى الأول من الذاكرة المخبأة زادت لتصبح أكثر من 32 kB.
- 2- إضافة محرك تنفيذ سريع، فالشريحة تستعمل ثلاث ساعات تنفيذية منفصلة وهي: تتابعات الجزء المركزي، وتتابعات وحدة الحساب والمنطق، وأخيرا تتابعات النواقل.
- 3- هذا النوع بمستوى ثاني من الذاكرة المخبأة 512 kB التي يطلق عليها (الذاكرة المخبأة ذات النقل المتقدم) التي يبلغ معدل النقل بها الى 32 Byte في دورة الساعة الواحدة وسرعة نقل البيانات عن طريقها حوال 44.9 kB في الثانية الواحدة.
- 4- تكنو لوجيا الأمر الواد والبيانات المتعددة SIMD2 التي زودت بنحو 76 امرا جديدا التي تمسك بنحو 128 لوحتي معالجة النقط العائمة (FPU) وحساب الاعداد الصحيحة التي تدي الى سرعة معالجة الصور الفديوية والوسائل المتعددة والرسومات ثلاثية الابعاد.
- 5- ظهور اول ناقل للنظام بسرعة 400 MHz حيث يتفوق على السابق الذي تبلغ سرعته 133 MHz.
- 6- يبلغ عدد الترانزستورات المستعملة فيه نحو 42000000 ترانزستور وتبلغ ذاكرة المستوى الثالث نحو 1 MB.

## س / ماهي خصائص او ماهي مميزات تقنية تعدد المعالجات. وزارى

- 1- انجاز الوظائف المتعددة في وقت قصير وبسرعة عالية.
- 2- استخدام نمط المعالجة المتوازية بالنسبة لمنظومة الحاسوب.
- 3- المرونة العالية في تنفيذ وانجاز المهام والوظائف بسبب التكرار في المعالجة.
- 4- ارتفاع نسبة الفولتية المستهلكة بسبب استخدام اكثر من معالج ضمن نفس المنظومة.

## س / ماهي المشاكل التي تواجه تقنية تعدد المعالجات. وزارى

- 1- الحاجة الى وجود أكثر من نظام تبريد بسبب استخدام اكثر من معالج ضمن منظومة الحاسوب الواحدة.
- 2- توقف منظومة الحاسوب عن العمل في حالة حصول خلل في احد المعالجات.

ويقصد بها هو استخدام اكثر من معالج دقيق (نواة) ضمن شريحة معالج واحدة، والنواة هي المعالج نفسه بجميع مكوناته و وحداته و وظائفه بالتالي عندما نذكر النواة نحن نقصد وحدة الحساب و المنطق ووحدة السيطرة المنطقية ومجموعة السجلات حيث أن هذه الوحدات الثلاثة تؤدي وظيفتين رئيسيتين او طورين رئيسيين هما، طور جلب البيانات و طور تنفيذ التعليمات، وفي الطور الأول يقوم المعالج بجلب التعليمات المراد تنفيذها وفي الطور الثاني يقوم المعالج بتنفيذ التعليمات وتخزين ناتج العملية في احد السجلات المتخصصة وعند الانتهاء من الطور الثاني يعود للطور الأول وهكذا. وببساطة فان المعالجات متعددة الانوية هي تلك التي تملك اكثر من معالج بداخلها.

ان المعالج الذي يمتلك نواتين قدر على تنفيذ دورتين في نفس الوقت أي أنه أسرع بالضعف من معالج أحادي النواة بنفس التردد، مثال - لو أخذنا معالج بتردد 1000 GHz احادي النواة فان الزمن المستغرق لتنفيذ دورة واحدة هو 0.001 ثانية، ولكن خلال هذا الزمن سيتم تنفيذ دورة واحدة اما في المعالجات ثنائية النواة فان زمن تنفيذ دورة واحدة لن يختلف وسيبقى 0.001 ثانية ولكن سيتم تنفيذ دورتين خلال هذا الزمن وهذا يعني ان كل دورة تحتاج لنصف الزمن للتنفيذ. بل أن كل دورة ستأخذ 0.001 ثانية و لكن بسبب وجود نواتين فإن كل نواة تقوم بتنفيذ دورة خلال الزمن و بالتالي في نفس الوقت نحصل على دورتين.

- 1- تمتاز بالتعقيد من حيث التصميم والتصنيع.
- 2- تستهلك فولتية عالية نسبيا تصل الى الضعف أحيانا بسبب طبيعة عملها.
- 3- كفاءة عالية وسرعة كبيرة في تنفيذ البرامج والتطبيقات.
- 4- نظرا لارتفاع حرارة المعالج الدقيق بسبب ارتفاع الفولتية المستهلكة يفضل استخدام نظام تبريد خاص ذات كفاءة عالية لتقليل الحرارة المتولدة ضمن الشريحة الواحدة.

هي ذاكرة صغيرة الحجم وسريعة جدا توجد داخل المعالج الدقيق أو خارجه بين المعالج الدقيق والذاكرة الرئيسية والهدف الرئيسي من استخدامها هو **خزن البيانات الاكثر طالبا من المعالج.**

■ س / اذكر مستويات الذاكرة المخبأة من ناحية التوصيل مع المعالج.

- **المستوى الأول L1** - وهو المستوى الذي يكون اقرب الى المعالج من بين المستويات ويرمز له بـ L1 ويكون داخل المعالج نفسه.
- **المستوى الثاني L2** - وهو المستوى الذي يكون بعد المستوى الأول بين المستويات ويرمز بـ L2 ويكون داخل المعالج نفسه.
- **المستوى الثالث L3** - وهو المستوى الذي يكون بعد المستوى الاول و الثاني من بين المستويات ويرمز له بالرمز L3 وغالبا ما يكون خارج المعالج الدقيق.

ج- عندما يطلب المعالج بعض البيانات من إحدى اجزاء الحاسوب الأخرى مثلا من الذاكرة العشوائية RAM والتي تعد اقل سرعة من المعالج، فان المعالج عليه الانتظار حتى تنتهي الذاكرة العشوائية من عملها وترسل اليه البيانات التي طلبها وعلى هذا الاساس فإن المعالج يهدر الكثير من الوقت في انتظار وحدة الذاكرة حتى تنتهي من عملها وترسل له البيانات المطلوبة. وهنا تأتي الذاكرة المخبأة فعندما يحتاج المعالج إلى بيانات فإنه يقوم أولا بالبحث عنها داخل الذاكرة المخبأة فإذا وجدها فيأخذها من الذاكرة المخبأة وهذا أسرع بكثير طبعاً، وتسمى هذه العملية **بإصابة الهدف** وإذا لم يجد البيانات المطلوبة فتسمى **فقدان الهدف** وفي هذه الحالة يجب على المعالج طلب البيانات من الذاكرة الرئيسية والانتظار حتى يتم ارسال البيانات له.

ويقصد بها هي معالجة متوازية لبيانات ومعطيات عدة برامج تحصل في المعالج الدقيق نفسه خلال فترة زمنية واحدة، ولتنفيذ هذه التقنية تحتاج منظومة الحاسوب الى **ذاكرة رئيسية ذات حجم كبير** لان كل البرامج يتم تحميلها في الذاكرة الرئيسية تمهيدا لمعالجتها، ويتم تنفيذ العمليات بشكل مجدول حسب عمليات الإدخال والإخراج، ويفضل استخدام هذه التقنية في البرامج التي تكثر فيها عمليات الادخال والإخراج كبرامج الحجز المصرفي، وهذه التقنية تعمل على زيادة سرعة معالجة وانجز البرامج في المعالج الدقيق وبالتالي زيادة سرعة عمل منظومة الحاسوب.

ج- وذلك لان كل البرامج يتم تحميلها في الذاكرة الرئيسية تمهيدا لمعالجتها.

**المشاركة الزمنية** : يقصد بها إشترك أكثر من جهاز في استخدام بيانات الحاسوب وبرمجياته بشكل مترام عن طريق تقسيم وقت المعالج الدقيق بين الاجهزة.

ومن اهم مميزات هذه التقنية هي **لا يوجد حاجة الى ذاكرة ذات حجم كبير** لأن البرامج يتم تحميلها بشكل متعاقب الى الذاكرة الرئيسية حيث تبقى البرامج اخرى موجودة في الذاكرة الثانوية لحين إستدعائها وانتقالها الى الذاكرة الرئيسية عند حصول عملية مبادلة وانتقال من برنامج لأخر.

ويفضل استخدام المشاركة الزمنية في البرامج التي تكثر فيها **العمليات الحسابية و الجبرية** كما هو الحال في برامج البطاقات المصرفية وشبكات الانترنت التي تسمح لآلاف المستخدمين للوصول الى نفس البرنامج الموجود على اجهزة الحاسوب المركزية في نفس الوقت حيث تتجدول عمليات التنفيذ حسب الفترة الزمنية وبشكل مترام.

## حل أسئلة الفصل السادس

- 1- اثنان من الأنسيابيات Pipelines، إحداهما: لتنفيذ الأوامر التي تتعامل مع البيانات الصحيحة، والأخرى لتنفيذ الأوامر التي تتعامل مع البيانات الحقيقية.
- 2- خاصية توقع أوامر التفريغ مثل القفز والنداءات على البرامج الفرعية، التي يكون لها دخل كبير في إسرار التعامل مع الذاكرة المخبأة.
- 3- ذاكرة مخبأة خاصة بالتعامل مع البيانات، وأخرى خاصة بالتعامل مع الأوامر.
- 4- مسار البيانات الخارجي يكون 64 bit.
- 5- حالة تشغيل جديدة وهي حالة توفير القدرة Power Saving Mode.

## س ٢ / إذكر أهم المواصفات الفنية التي يمتاز بها المعالج الدقيق بنتيوم II

وزاري

- ١- زادت الذاكرة المخبأة مستوى أول L1 الى 32 kB, واستخدمت ذاكرة الكاش مستوى ثاني L2 بسعة 512 kB.
- ٢- سرعة الساعة الداخلية له وصلت الى 450 MHz مع ناقل بسرعة 100MHz.
- ٣- تم وضع المعالج والمستوى الثاني من الكاش ومبرد الحرارة معا على لوحة واحدة موصلة بفتحة SLOT (شق) على اللوحة الام.
- ٤- ان المعالج بنتيوم الثاني يعمل على 2.8V.

## س ٣ / إذكر أهم المواصفات الفنية التي يمتاز بها المعالج الدقيق بنتيوم III

- ١- بناؤه على عمليات دقيقة جدا بنحو 0.18 مايكرون أي نحو 500/1 من سمك شعرة راس الانسان.
- ٢- تصل سرعته الى 1 GHz واكثر, وصمم بسرعات 500 GHz و 700 GHz و 733 GHz و 850 GHz و 866 GHz.
- ٣- تم زيادة عدد الحواجز الخزنية Buffers بين المعالج وناقل النظام الخاص به مما يؤدي الى زيادة تدفق البيانات.
- ٤- في العام 2000 انتجت أنواع حديثة من هذا المعالج التي بلغت سرعتها 1.13 GHz واكثر.

## س ٤ / إذكر أهم المواصفات الفنية التي يمتاز بها المعالج الدقيق بنتيوم IIII

- ١- المستوى الأول من الذاكرة المخبأة زادت لتصبح أكثر من 32 kB.
- ٢- إضافة محرك تنفيذ سريع, فالشريحة تستعمل ثلاث ساعات تنفيذية منفصلة وهي: تتابعات الجزء المركزي, وتتابعات وحدة الحساب والمنطق, وأخيرا تتابعات النواقل.
- ٣- هذا النوع بمستوى ثاني من الذاكرة المخبأة 512 kB التي يطلق عليها (الذاكرة المخبأة ذات النقل المتقدم) التي يبلغ معدل النقل بها الى 32 Byte في دورة الساعة الواحدة وسرعة نقل البيانات عن طريقها حوال 44.9 kB في الثانية الواحدة.
- ٤- تكنو لوجيا الأمر الواد والبيانات المتعددة SIMD2 التي زودت بنحو 76 امرا جديدا التي تمسك بنحو 128 لوحدي معالجة النقط العائمة (FPU) وحساب الاعداد الصحيحة التي تدي الى سرعة معالجة الصور الفيديوية والوسائل المتعددة والرسومات ثلاثية الابعاد.
- ٥- ظهور اول ناقل للنظام بسرعة 400 MHz حيث يتفوق على السابق الذي تبلغ سرعته 133 MHz.
- ٦- يبلغ عدد الترانزستورات المستعملة فيه نحو 42000000 ترانزستور وتبلغ ذاكرة المستوى الثالث نحو 1 MB.

## س ٥ / عرف

- ١- **تقنية تعدد المعالجات** : ويقصد بها استخدام اكثر من معالج دقيق ضمن منظومة الحاسوب الواحد ونظام تشغيلي قادرا على دعم اكثر من معالج دقيق وتوزيع المهام بيسر وانتظام فيما بينهم, وتشارك المعالجات في هذه الأنظمة في **الذاكرة الرئيسية و وحدات الإدخال والإخراج** بالنسبة لمنظومة الحاسوب.
- ٢- **تقنية تعدد الانوية** : ويقصد بها هو استخدام اكثر من معالج دقيق (نواة) ضمن شريحة معالج واحدة.
- ٣- **تقنية تعدد البرامج** : ويقصد بها هي معالجة متوازية لبيانات ومعطيات عدة برامج تحصل في المعالج الدقيق نفسه خلال فترة زمنية واحدة.
- ٤- **المشاركة الزمنية** : يقصد بها إشترك اكثر من جهاز في إستخدام بيانات الحاسوب وبرمجياته بشكل متزامن عن طريق تقسيم وقت المعالج الدقيق بين الاجهزة.

## س ٧ / ماهي خصائص تقنية تعدد المعالجات معززا اجابتك بمخطط بسيط يبين عمل هذه التقنية ؟

- ويقصد بها هي معالجة متوازية لبيانات ومعطيات عدة برامج تحصل في المعالج الدقيق نفسه خلال فترة زمنية واحدة, ولتنفيذ هذه التقنية تحتاج منظومة الحاسوب الى **ذاكرة رئيسية ذات حجم كبير** لان كل البرامج يتم تحميلها في الذاكرة الرئيسية تمهيدا لمعالجتها, ويتم تنفيذ العمليات بشكل مجدول حسب عمليات الإدخال والإخراج.
- ويفضل استخدام هذه التقنية ي البرامج التي تكثر فيها عمليات اللدخال والإخراج كبرامج الحجز المصرفي, وهذه التقنية تعمل على زيادة سرعة معالجة وانجز البرامج في المعالج الدقيق وبالتالي زيادة سرعة عمل منظومة الحاسوب.



س ٨ / ماهو الفرق بين المعالج الذي يمتلك نواتين ومعالج يمتلك نواة واحدة.

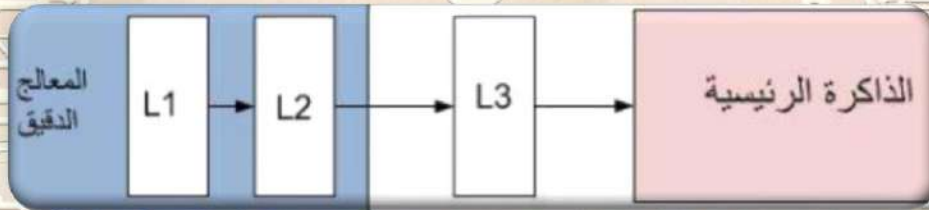
ان المعالج الذي يمتلك نواتين قدر على تنفيذ دورتين في نفس الوقت أي أنه أسرع بالضعف من معالج أحادي النواة بنفس التردد، مثال - لو اخذنا معالج بتردد 1000 GHz احادي النواة فان الزمن المستغرق لتنفيذ دورة واحدة هو 0.001 ثانية، ولكن خلال هذا الزمن سيتم تنفيذ دورة واحدة اما في المعالجات ثنائية النواة فان زمن تنفيذ دورة واحدة لن يختلف وسيبقى 0.001 ثانية ولكن سيتم تنفيذ دورتين خلال هذا الزمن وهذا يعني ان كل دورة تحتاج لنصف الزمن للتنفيذ. بل أن كل دورة ستأخذ 0.001 ثانية و لكن بسبب وجود نواتين فإن كل نواة تقوم بتنفيذ دورة خلال الزمن و بالتالي في نفس الوقت نحصل على دورتين.

س ٩ / ارسم مخطط يبين تصميم المعالج ثنائي النواة.



س ١٠ / عدد مستويات الذاكرة المخبأة ، ثم ارسم مخطط يبين هذه المستويات ؟

- ١- الذاكرة المخبأة ذات المستوى الأول التي يرمز لها بالرمز L1
- ٢- الذاكرة المخبأة ذات المستوى الثاني التي يرمز لها بالرمز L2
- ٣- الذاكرة المخبأة ذات المستوى الثالث التي يرمز لها بالرمز L3

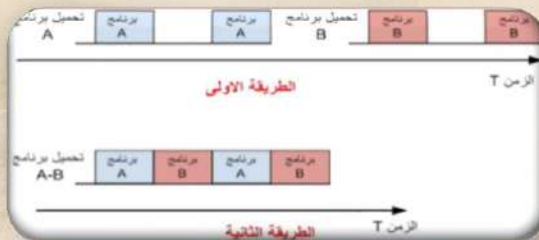


س ١١ / اشرح الية عمل الذاكرة المخبأة في منظومة الحاسوب.  وزارة

ج- عندما يطلب المعالج بعض البيانات من إحدى اجزاء الحاسوب الأخرى مثلا من الذاكرة العشوائية RAM والتي تعد اقل سرعة من المعالج، فان المعالج عليه الانتظار حتى تنتهي الذاكرة العشوائية من عملها وترسل اليه البيانات التي طلبها وعلى هذا الاساس فإن المعالج يهدر الكثير من الوقت في انتظار وحدة الذاكرة حتى تنتهي من عملها وترسل له البيانات المطلوبة. وهنا تأتي الذاكرة المخبأة فعندما يحتاج المعالج إلى بيانات فإنه يقوم أولا بالبحث عنها داخل الذاكرة المخبأة فإذا وجدها فيأخذها من الذاكرة المخبأة وهذا أسرع بكثير طبعاً، وتسمى هذه العملية **بإصابة الهدف** وإذا لم يجد البيانات المطلوبة فتسمى **فقدان الهدف** وفي هذه الحالة يجب على المعالج طلب البيانات من الذاكرة الرئيسية والانتظار حتى يتم ارسال البيانات له.

س ١٢ / اشرح آلية تنفيذ برنامجين باستخدام تقنية تعدد البرامج؟ معززا إجابتك بالرسم؟

لغرض توضيح هذه التقنية نفرض وجود برنامجين A و B يتم تنفيذهما بالطريقة الأولى بدون استخدام تقنية تعدد البرامج حيث يتم تحميل البرنامج الاول A من الذاكرة الرئيسية الى المعالج الدقيق ومن ثم معالجته وبعد ذلك يتم تحميل البرنامج الثاني B من الذاكرة الرئيسية الى المعالج الدقيق ومن ثم معالجته وهذا يستغرق وقت طويل، أما في الطريقة الثانية باستخدام تقنية تعدد البرمجة فسيتم تحميل كلا البرنامجين من الذاكرة الرئيسية الى المعالج الدقيق ليتم تنفيذهما سوياً.



تقنية المشاركة الزمنية	تقنية تعدد البرامج
<p>١- يقصد بها إشراك أكثر من جهاز في استخدام بيانات الحاسوب وبرمجياته بشكل متزامن عن طريق تقسيم وقت المعالج الدقيق بين الأجهزة</p> <p>٢- لا تحتاج الى ذاكرة ذات حجم كبير</p> <p>٣- تستخدم في البرامج التي تكثر فيها العمليات الحسابية والجبرية مثل برامج البطاقات المصرفية.</p>	<p>١- هي معالجة متوازية لبيانات ومعطيات عدة برامج تحصل في المعالج الدقيق نفسه خلال فترة زمنية واحدة</p> <p>٢- تحتاج الى ذاكرة ذات حجم كبير</p> <p>٢- تستخدم في البرامج التي تكثر فيها عمليات الادخال والإخراج كبرامج الحجز المصرفي</p> <p>٤- تعمل على زيادة سرعة معالجة وإنجاز البرامج في المعالج الدقيق وبتالي زيادة سرعة منظومة الحاسوب.</p>

